

日本特許庁  
JAPAN PATENT OFFICE

14.03.03

#

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出願年月日

Date of Application:

2003年 2月 6日

出願番号

Application Number:

特願2003-029078

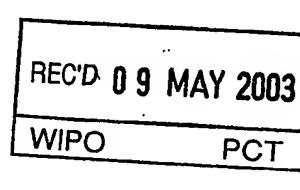
[ST.10/C]:

[JP2003-029078]

出願人

Applicant(s):

株式会社東芝

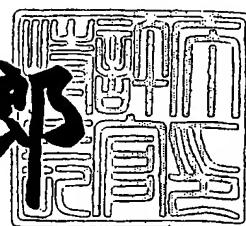


PRIORITY DOCUMENT  
SUBMITTED OR TRANSMITTED IN  
COMPLIANCE WITH  
RULE 17.1(a) OR (b)

2003年 4月 22日

特許庁長官  
Commissioner,  
Japan Patent Office

太田信一郎



出証番号 出証特2003-3029470

【書類名】 特許願  
【整理番号】 A000300409  
【提出日】 平成15年 2月 6日  
【あて先】 特許庁長官 殿  
【国際特許分類】 G11B 7/00  
【発明の名称】 情報記録媒体と情報再生装置と情報記録再生装置  
【請求項の数】 5  
【発明者】  
【住所又は居所】 神奈川県横浜市磯子区新杉田町 8 番地 株式会社東芝横浜事業所内  
【氏名】 安東 秀夫  
【発明者】  
【住所又は居所】 神奈川県横浜市磯子区新杉田町 8 番地 株式会社東芝横浜事業所内  
【氏名】 館彈 長作  
【発明者】  
【住所又は居所】 東京都青梅市新町 3 丁目 3 番地の 1 東芝デジタルメディアエンジニアリング株式会社内  
【氏名】 小島 正  
【発明者】  
【住所又は居所】 神奈川県横浜市磯子区新杉田町 8 番地 株式会社東芝横浜事業所内  
【氏名】 小川 昭人  
【発明者】  
【住所又は居所】 神奈川県横浜市磯子区新杉田町 8 番地 株式会社東芝横浜事業所内  
【氏名】 柏原 裕  
【発明者】  
【住所又は居所】 神奈川県横浜市磯子区新杉田町 8 番地 株式会社東芝横

浜事業所内

【氏名】 長井 裕士

【発明者】

【住所又は居所】 東京都港区芝浦一丁目1番1号 株式会社東芝本社事務所内

【氏名】 山田 尚志

【特許出願人】

【識別番号】 000003078

【氏名又は名称】 株式会社 東芝

【代理人】

【識別番号】 100058479

【弁理士】

【氏名又は名称】 鈴江 武彦

【電話番号】 03-3502-3181

【選任した代理人】

【識別番号】 100091351

【弁理士】

【氏名又は名称】 河野 哲

【選任した代理人】

【識別番号】 100088683

【弁理士】

【氏名又は名称】 中村 誠

【選任した代理人】

【識別番号】 100108855

【弁理士】

【氏名又は名称】 蔵田 昌俊

【選任した代理人】

【識別番号】 100084618

【弁理士】

【氏名又は名称】 村松 貞男

【選任した代理人】

【識別番号】 100092196

【弁理士】

【氏名又は名称】 橋本 良郎

【手数料の表示】

【予納台帳番号】 011567

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 情報記録媒体と情報再生装置と情報記録再生装置

【特許請求の範囲】

【請求項1】 集束光を用いて情報再生が可能もしくは情報記録が可能な情報記録媒体において、

前記情報記録媒体に記録可能なデータ及び前記情報記録媒体に記録されたデータが第1のデータ単位（ECCブロック）を有し、

前記第1のデータ単位は第2のデータ単位（セグメント）から構成され、

前記第2のデータ単位は第3のデータ単位（セクター）から構成され、

前記第3のデータ単位は第4のデータ単位（シンクデータ）から構成され、

かつ前記第1のデータ単位内でデータのエラー検出もしくはエラー訂正が可能である情報記録媒体。

【請求項2】 集束光を用いて情報の記録と再生が可能な情報記録媒体において、

情報記録媒体に記録可能なデータないしは情報記録媒体からの再生可能なデータが第1のデータ単位（ECCブロック）を有し、

前記第1のデータ単位は第2のデータ単位（セグメント）から構成され、

前記第2のデータ単位は第3のデータ単位（セクター）から構成され、

前記第3のデータ単位は第4のデータ単位（シンクデータ）から構成され、かつ

前記第1のデータ単位内でデータのエラー検出もしくはエラー訂正が可能であり、

前記情報記録媒体にはゾーン識別情報、セグメントアドレス情報、トラックアドレス情報の内、少なくともいずれかが予め記録された構造を有し、

前記ゾーン識別情報ないしはセグメントアドレス情報がウォーブル変調により記録され、

前記トラックアドレス情報が特定のフォーマットで記録された情報記録媒体。

【請求項3】 集束光を用いて情報の記録と再生が可能であり、ゾーン識別情報、セグメントアドレス情報、トラックアドレス情報の内、少なくともいずれ

かが予め記録された構造を有した情報記録媒体において、

トラックアドレス情報に対して加算処理、減算処理もしくは排他的論理和演算処理のうち少なくとも1つの処理もしくはその内の少なくとも2つの処理の組み合わせ処理によりエラー検出コードを付加した構造を有する情報記録媒体。

【請求項4】 上記情報記憶媒体に対して、上記データを記録する手段を有した請求項1または2または3に記載の情報記録装置。

【請求項5】 上記情報記憶媒体に記録された上記データを再生する手段を有した請求項1または2または3に記載の情報記録装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

この発明は、情報記録媒体（若しくは情報記憶媒体）と情報再生装置と情報記録再生装置に関するもので、特に光ディスクのデータ記録フォーマットとそのフォーマットに基づく光ディスク、その情報再生方法または情報記録方法に特徴を有する。

【0002】

【従来の技術】

光ディスクに関する文献として、以下のような文献がある。

【0003】

特許2,663,817号（文献1）…識別情報が、ランド（L）とグループ（G）で共有されランドおよびグループの中心からずれている。これは、現行のDVD-RAMディスク規格に関するもの。

【0004】

特開平04-172623号（文献2）、特開2000-11460（文献3）…グループ位置に記録マークを形成し、ランド部にアドレス用ランドプリピットを有する。これは、現行DVD-RWディスク及びDVD-Rディスクに関するもの。

【0005】

特開平11-149644号（文献4）…L（ランド）／G（グループ）に記

録を行う方法が示され、グレイコードを用いたウォーブル変調によりアドレス情報と記録する。

【0006】

【特許文献1】

特許2,663,817号

【0007】

【特許文献2】

特開平04-172623号

【0008】

【特許文献3】

特開2000-11460

【0009】

【特許文献4】

特開平11-149644号

【0010】

【発明が解決しようとする課題】

MPEG-2のフォーマットで動画が記録された再生専用のDVD-Videディスクを利用したシステムで、より“高精細”な映像を見たいというユーザー要求がある。この要求に応え、“高精細”でかつ現行以上の再生時間（135分）を確保しようとすると、情報記録媒体（光ディスク）の一層の大容量化が必要となる。

【0011】

そこで、“高精細”な映像を得る方向で、上述した文献の技術の適正を検討すると以下の通りである。

【0012】

【特許2,663,817号の技術】

1. 再生専用情報記録媒体であるDVD-ROMディスクに対して、フォーマット上の互換性が乏しい。そのため、DVD-ROMとDVD-RAMの互換性を有する再生装置または記録再生装置の回路規模と制御ファームが複雑となる。よ

って装置は、低価格化が困難であると共に性能安定性に欠ける（制御時のトラブルが発生し易い）。

## 【0013】

2. CAPA（プリピット）部に記録マーク（記録可能なデータ）を重複記録が出来ないため、記録容量を高く出来ない。

## 【0014】

[特開平04-172623号、特開2000-11460の技術]

1. グループのみに記録マーク（記録可能なデータ）を記録するため、L/G記録方法に比べて原理的に記録容量が劣る。

## 【0015】

2. シリアル記録を前提としているため、細かいデータ単位でのデータの追記や書き換えが難しく、無理に細かい単位での記録処理（Restricted Overwrite）を行うと、既に記録されたデータの一部を破壊するため、既記録データの信頼性が著しく損なわれる。

## 【0016】

[特開平11-149644号の技術]

ここではランド部の不定ビット（隣接するグループ間でビット内容が変化する場所）のウォーブル情報をラジアルプッシュブル信号で検出（文献の図1と図2）している。この検出方法を採用した場合には“トラッキング時のオフセット（中心よりずれた位置でトラッキングする）”、“情報記録媒体の傾き（ラジアルチルト）”や“再生用光学ヘッドの特性バラツキ”等が発生するとランド部の不定ビット位置でのラジアルプッシュブル信号振幅と極性が大幅にばら付く。従ってこの文献の方法では検出精度が悪く、製品としての信頼性を確保する事が非常に難しい。

## 【0017】

またこの文献では再生専用情報記録媒体と追記形情報記録媒体と書き換え可能形情報記録媒体間のフォーマット互換性については一切記載されて無いだけでなく、情報記録媒体に記録されるデータは“ECCフォーマット”／“フレーム（＝セクター（図4））”／“セグメント”の3階層しか持つておらず、再生専用

情報記録媒体との間のフォーマット互換性を確保するのは難しい。

【0018】

また、この文献では、グレイコード特性を持った各種アドレスに対してエラーチェックコードを付加していない（グレイコードに対して生成多項式で割り算をして得られるエラーチェックコードはグレイコード特性を持たないため、従来グレイコードにエラーチェックコードを付加する事は不可能と考えられていた）。したがってウォーブル信号からの再生信号で各種アドレスを判別してもその判別結果が正しいか否かの評価が行う事ができない。そのため、グレイコード特性を持った各種アドレス情報の再生信頼性が非常に低いという問題が有る。

【0019】

上記のように文献1乃至文献4の技術は、ユーザが要求しているような“高精細”な映像を得るという目的を容易に達成するのは困難である。

【0020】

さらにユーザ側では、次のような要望もある。

【0021】

現行のDVD-Videoディスクでは“字幕表示”や“ユーザー選択可能なメニュー表示”に主映像とは別に“副映像（Sub-picture）”の情報を持っている。現行のDVD-Videoディスクではこの副映像は16色しか表現できない。上述した現行のDVD-Videoディスクを越える“高精細”な映像を見たいというユーザー要求を満たすには表現色数を16色より大幅に上げるなど上記副映像の高画質化を目指したフォーマットを見直す必要が生じる。

【0022】

そこでこの発明は、上記の問題を解決するためになされたものであり、

α] 現行のDVD-Videoディスクを越える“高精細”な主映像とそれに見合った高画質が副映像の表示が可能ばかりでなく、上記高画質映像を長時間再生を可能とするための情報記録媒体の大容量化、

β] 再生専用情報記録媒体（次世代DVD-ROM）、追記形情報記録媒体（次世代DVD-R）、書き換え形情報記録媒体（次世代DVD-RAM）間でのフォーマットの高い互換性確保、

γ] 上記高画質映像とPC（パーソナルコンピュータ）データが1枚の情報記録媒体上に混在記録されることを保証する、つまり、PCデータの様な細かい単位でのデータの追記または書き換えを可能とし、細かい単位でデータの追記または書き換えを行っても既記録データの信頼性を損なう事が無い（既記録データを破壊しない）、

δ] （追記形／書き換え形）情報記録媒体に予め記録されたアドレス情報の再生に対する高信頼化、

ε] 情報記録媒体に予め記録されたウォーブル信号からの基準クロック抽出精度の向上、つまり、上記ウォーブル信号から記録時の基準クロックの同期合わせと（Phase Lock Loop処理）、情報記録媒体に記録された記録マークからの情報再生時の基準クロックの同期合わせ（Phase Lock Loop処理）を行う。

#### 【0023】

δ] 高速アクセスの保証、つまり（追記形／書き換え形）情報記録媒体に予め記録されたアドレス情報の配置頻度の確保、

η] 片面2記録層構造への拡張性を保証、つまり、片面2記録層構造にした時、一方の記録層で記録または再生をしている場合に他方の記録層の影響を受けない構造とするの条件を満足する情報記録媒体の提供と前記情報記録媒体に対して安定にデータの再生が可能な情報再生装置もしくは安定にデータの記録が可能な情報記録再生装置を提供することを目的とする。

#### 【0024】

##### 【課題を解決するための手段】

この発明は、上記の目的を達成するために、集束光を用いて情報再生が可能もしくは情報記録が可能な情報記録媒体において、情報記録媒体に記録可能なデータないしは情報記録媒体に記録されたデータが第1のデータ単位（ECCブロック）を有し、前記第1のデータ単位は第2のデータ単位（セグメント）から構成され、前記第2のデータ単位は第3のデータ単位（セクター）から構成され、前記第3のデータ単位は第4のデータ単位（シンクデータ）から構成され、かつ前記第1のデータ単位内でデータのエラー検出もしくはエラー訂正が可能であるというものである。

【0025】

## 【発明の実施の形態】

以下本発明の実施の形態を図面を参照しながら説明する。

【0026】

本明細書では追記形情報記録媒体と書き換え形情報記録媒体を総称した情報記録媒体に対しては“記録可能な情報記録媒体”と言う表現を用いる。

【0027】

## ① 本発明のポイント

本実施例の説明に先立ち、上記本発明の目的を達成するための多義に渡る本発明のポイントを下記に纏める。下記では大きな発明ポイント内容をアルファベット、例えばC) のように記述し、各大きな発明ポイントを実行するための工夫（中間レベルの本発明ポイント）内容を例えば（c14）のようにまとめ、更にその内容を実現する時に必要な細部の発明の内容を例えば（c141）のように記載した。つまり発明のポイント内容を階層構造的にまとめて記載した。

【0028】

今後の実施例説明文中で下記の各発明ポイントに対応した箇所には括弧書きで対応するアルファベット番号を記載する。

【0029】

A) 図1と図2に示すようなファイル分離またはディレクトリ（フォルダ）分離を行う。この分離手法により、従来のSD (Standard Definition) 用のObject File及び管理ファイルと、高画質映像に対応したHD (High Definition) 用のObject File及び管理ファイルとを情報記録媒体上での分離管理を可能とする。【効果】…情報記録媒体上に記録されたObject Fileと管理ファイルがSD用とHD用で分離されていると、Object Fileの再生前にどちらのファイルかが事前に判別可能となる。その結果、Object Fileの再生前にSD用かHD用のデコーダーの事前準備が可能となり、映像再生を開始するまでの準備時間が大幅に短縮され、ユーザーが見たい時にすぐに映像再生を開始できる。

【0030】

B) 副映像情報の4ビット表現と圧縮規則を特有のものとする。【効果】…副

映像も含めた高画質映像をユーザーに提供できる。

【0031】

C) 本発明では、再生専用情報記録媒体に対して複数種類の記録形式を設定可能とする。[効果] …再生専用の情報記録媒体に記録されるコンテンツ内容に応じて、媒体（データ）構造を最適化出来る。つまり

(c a) 何度でも自由に複製が可能な（それ程重要で無い）コンテンツ内容の場合、…従来と同様、各セグメント毎に繋げて（詰めて）連續にデータを記録する構造とできるようとする。

【0032】

(c b) コピー制限の対象となる重要なコンテンツ内容の場合、… 情報記録媒体上で各セグメント毎に分離配置し、その隙間（前後のセグメントの間）に“再生専用情報記録媒体の識別情報” “コピー制御情報” “暗号鍵関連情報” “アドレス情報” 等を記録可能な構造とし、情報記録媒体内のコンテンツ保護とアクセスの高速性を保証出来るようとする。このため

(c 1 1) 同一ディスク内ではフォーマットは共通とする（ディスクの途中からフォーマット変更不可）、

(c 1 2) 記録するコンテンツ内容に応じて同一ディスク内で2フォーマット混在を許す、

(c 1 3) 2種類とも共通のフォーマット領域を一部持つ（起動時にそこに読みに行く）ようにしている。

【0033】

[効果] …情報記録媒体内の全領域に渡りデータ構造が異なると、再生装置が情報記録媒体の再生を初めて開始する時にどちらで対応すれば良いか迷い、再生開始時間が必要以上に掛かってしまう。情報記録媒体の一部（Lead-inとLead-outの部分）のデータ構造を共通とする事で起動時（情報記録媒体装着直後の情報再生装置または情報記録再生装置の再生開始時）にまず最初にその部分にアクセスし、最低限必要な情報を同一フォーマットで再生が行える。従って起動時に安定かつ高速に再生を開始する事が可能となる

(c 1 4) DVD-ROMのフォーマット識別フラグ情報（2案を一部含む

か) をディスクに記録する,

(c 14 1) フォーマット識別フラグ情報を共通のフォーマット領域内に記録する,

(c 14 2) フォーマット識別フラグ情報は記録可能領域に記録する,

D) 積符号を用いたECCブロック構造を用いる、

図26と図27に示すように本発明では情報記録媒体に記録するデータを2次元状に配置し、エラー訂正用付加ビットとして行方向に対してはP I (Parity in)、列方向に対してはP O (Parity out)を付加した構造になっている。【効果】…イレイジャー訂正および縦と横の繰り返し訂正処理による高いエラー訂正能力を持つ、

(d 11) 32セクターで一つのエラー訂正単位(ECCブロック)を構成している。即ち、図26、図27に示すように本発明実施例では“0セクター”から“31セクター”までの32セクターを縦に順次並べてECCブロックを構成する構造になっている。1つのセクタは6行である。【効果】…次世代DVDにおいては現世代DVDと同じ程度の長さの傷が情報記録媒体表面に付いた場合でもエラー訂正処理で正確な情報が再生できる事を要求される。本発明実施例では高画質映像に対応した大容量化を目指して記録密度を高めた。その結果、従来の1ECCブロック=16セクターの場合にはエラー訂正で補正可能な物理的傷の長さが従来のDVDに比べて短くなる。本発明実施例のように1ECCブロックを32セクターで構成する構造にする事でエラー訂正可能な情報記録媒体表面傷の許容長さを長くできると共に現行DVDのECCブロック構造との互換性・フォーマット継続性を確保できる。

#### 【0034】

E) 同一セクター内を複数に分割し、分割された各部分毎に異なる積符号(小ECCブロック)を構成する、

図27に示すようにセクター内データを172バイト毎に左右に交互配置し、左右で別々にグルーピングされる(左右のグループに属するデータはそれぞれ“入れ子”状にインターリーブされた形になっている)。この分割された左右のグループは図27に示すように32セクター分ずつ集められて左右で小さなECC

ブロックを構成する。図27内での例えば“2-R”などの意味はセクター番号と左右グループ識別記号（例えば2番目のRight(右)側のデータ）を表している。（図27中のLはLeft(左)を表す。）

【効果】…セクター内データのエラー訂正能力を向上させる事による記録データの信頼性向上。

#### 【0035】

例えば記録時にトラックが外れて既記録データ上をオーバーライトしてしまい、1セクタ一分のデータが破壊された場合を考える。本発明実施例では1セクター内の破壊データを2個の小ECCブロックを用いてエラー訂正を行うため、1個のECCブロック内でのエラー訂正の負担が軽減され、より性能の良いエラー訂正が保証される。

#### 【0036】

本発明実施例ではECCブロック形成後でも各セクターの先頭位置にデータID(Data ID)が配置される構造になっているため、アクセス時のデータ位置確認が高速で行える。

#### 【0037】

(e11) 同一セクター内をインターリープ（等間隔で交互に別のグループに含ませる）し、各グループ毎に異なる小さいECCブロックに属させる。【効果】…本発明実施例によりバーストエラーに強い構造を提供できる。例えば情報記録媒体の円周方向に長い傷が付き、172バイトを越えるデータの判読が不可能になったバーストエラーの状態を考える。この場合の172バイトを越えるバーストエラーは2つの小さいECCブロック内に分散配置されるので、1個のECCブロック内でのエラー訂正の負担が軽減され、より性能の良いエラー訂正が保証される。

#### 【0038】

F) ECCブロックを構成するセクターにより複数種類の同期フレーム(Sync frame)構造を規定する。1個のECCブロックを構成するセクターのセクター番号が偶数番号か奇数番号かで図29に示すようにSync frame構造を変化させる所に特徴がある。【効果】…ECCブロックを構成した後でもセクターの先

頭位置にData IDが配置される構造になっているため、アクセス時のデータ位置確認が高速で行える、

(f 11) P Oのインターリープ・挿入位置が左右で異なる構造を有する(図28)。[効果] …ECCブロックを構成した後でもセクターの先頭位置にData IDが配置される構造になっているため、アクセス時のデータ位置確認が高速で行える。

#### 【0039】

G) ECCブロック内セグメント分割構造。[効果] …再生専用／追記形／書き換え形間のフォーマット互換性高い、

L/Gウォーブル変調との組み合わせ：ゾーン配置に向く(ECCブロックは1周に入らない)。

#### 【0040】

H) セグメント間のヘッダー(Header)配置構造。[効果] …再生専用／追記形／書き換え形間の識別が高速かつ容易に可能となる、

(h 11) 再生専用／追記形／書き換え形間でデータ内容を変える(→識別に利用するため)

(h 12) DVD-ROMヘッダにランダム信号を利用する、[効果] …隣接トラック間で位置が一致してもDVD-ROMヘッダ位置で安定してD P D信号検出が行える。

#### 【0041】

I) 記録可能な情報記録媒体に対するセグメントフォーマットでガードエリアが一部重複して記録される。[効果] …セグメント間で前と後ろのガードエリア間で隙間(記録マークが存在しない部分)が有ると記録マーク有無で光反射率の違いが有るためその隙間部分で、巨視的に見た時に光反射率の違いが発生する。そのため、片面2記録層の構造にした場合にその部分からの影響で他層からの情報再生信号が乱れ、再生時のエラーが多発する。本発明のようにガードエリアを一部重複させる事で記録マークが存在しない隙間の発生を防止し、片面2記録層における既記録領域からの層間クロストークの影響を除去でき、安定した再生信号が得られる。

## 【0042】

J) 1セグメント当たり複数回のアドレス情報を配置する。 [効果] …記録時のトラック外れを高速で検知できる。記録マークの記録時にトラック外れを起こすと既に記録されている部分に上書きされて既記録情報が破壊される。1セグメント当たりn回アドレス情報が配置されている場合には、再生用の集光スポットが1セグメント領域を通過する間に理想的にはn回アドレス情報を検出できるので、1セグメント当たりに配置されたアドレス情報の数が多い分だけ1回アドレス情報を再生するのに要する時間が短くなる。本発明実施例におけるECCブロック構造では2セクターフォークのエラー訂正能力がある。記録時のトラック外れが生じて既記録情報が部分的に破壊されたとしても本発明のように1セグメント当たり複数回のアドレス情報を配置する事で高速にトラック外れを検知できるので、ECCブロックによるエラー訂正処理で破壊情報を補間する事が可能となる。

## 【0043】

K) アドレス情報（特にセグメントアドレス情報）に対してアドレス番号付与方法に条件を加える。 [効果] …ウォーブルのシンボル（アドレスビット）単位での極性反転頻度を上げ、シンボル（アドレスビット）の境界位置の検出精度を上げる、

(k11) アドレス番号を全てのビットが同じ値になる“0”からではなく、“1”から始める、

(k12) “1”または“0”が3回以上続けて現れるアドレス番号を欠番にする。

## 【0044】

L) L/G記録+ウォーブル変調によりアドレス情報を記録。 [効果] …最も大容量化が可能。

## 【0045】

M) L/G記録+ウォーブル変調で不定ビットをランド（Land）とグループ（Groove）に分配配置する。 [効果] …LandまたはGrooveのどちらか一方に不定ビットを集中配置すると不定ビットが集中配置された部分でのアドレス情報再生時に誤検知が発生する頻度が非常に高くなる。不定ビットをLandとGrooveに分配配

置する事で誤検知のリスクを分散し、トータルとして安定にアドレス情報を検出し易いシステムを提供できる。

#### 【0046】

(m11) グループ幅を局所的に変化させてグループ内に不定ビットを形成する。

(m12) グループのウォーブル振幅を局所的に変化させてグループ内に不定ビットを形成する。

#### 【0047】

N) L/G記録において180度(±90度)のウォーブル位相変調を採用する。 [効果] … “L/G記録+グループのウォーブル変調”においてグループのトラック番号が変わる事によるランド上で不定ビットが発生すると、その上に記録された記録マークからの再生信号の全体レベルが変化し、そこで記録マークからの再生信号のエラー率が局所的に悪化すると言う問題が有る。しかし、本発明のようにグループに対するウォーブル変調を180度(±90度)の位相変調にする事でランド上での不定ビット位置ではランド幅が左右対称かつ正弦波の形で変化するため、記録マークからの再生信号の全体レベル変化が正弦波形状に近い非常に素直な形になる。更に安定にトラッキングが掛かっている場合には事前にランド上での不定ビット位置が予想できる。従って本発明実施例によれば記録マークからの再生信号に対して回路的に補正処理を掛けて再生信号品質を改善し易い構造を実現できる。

#### 【0048】

O) トラックアドレスに対してグレイコードを採用する。 [効果] … “L/G記録+グループのウォーブル変調”においてグループのトラック番号が変わる事によるランド上で不定ビット発生頻度を抑える。ランド上で不定ビット位置ではランド幅が左右対称な形で局所的に変化する。その結果ランド上での不定ビット位置からはウォーブル検出信号が得られないばかりか、その上に記録された記録マークからの再生信号の全体レベルが変化し、そこで記録マークからの再生信号のエラー率が局所的に悪化する問題が有る。このようにランド上での不定ビット発生頻度を抑える事により上記問題箇所の発生頻度を抑え、ウォーブル検

出信号と記録マークからの再生信号の再生安定化を図れる。

【0049】

P) グレイコードに対するグレイコード特性を持ったエラー検出コード (Error Detection Code) を付加する。【効果】… 1. トラックアドレス情報に対して Error Detection Code を付加することにより、トラックアドレス情報の再生精度が飛躍的に向上する。2. Error Detection Code にグレイコード特性を持っているため、ランド部での不定ビット数が少ないため、Error Detection Code 領域も含めたランド部のトラックアドレス情報の再生・判別精度が向上する。そのために、

(p11) ウォーブルアドレス配置領域 561, 562 内を細かくエラー訂正単位 606、エラー検出単位 607、608 に分割する、【効果】… 不定ビットが混入してもその影響を 1 個のエラー検出単位内に閉じ込め、他のデータの再生精度を上げる事が出来る。また EDC 情報 613、614 を用いて不定ビット位置を検出すると偶数トラック／奇数トラック検出情報との組み合わせで不定ビット混入場所に対してもトラック番号を判別することが可能。

【0050】

Q) グレイコードに対して単純に排他的論理和 (Exclusive OR) 演算処理によりスクランブルを掛ける。【効果】…スクランブルを掛けた後のコードもグレイコード条件を満足するため、ランド部での不定ビットの増加を抑制できる。

【0051】

R) ウォーブルアドレスフォーマット内にシフト用リザーブ領域を設け、アドレス情報位置をずらす。（組み合わせ効果が出る）。

【0052】

S) トラックアドレス情報に対して不定ビット位置をずらして再配置する（組み合わせで効果を發揮する）、

(s11) 同一トラック内ではセグメント位置によらず相対的な不定ビット位置は一致する、

(s12) 同一トラック内でもセグメント位置によって相対的な不定ビット位置をずらす、

(s 13) 同一トラック内でもセグメント位置によって相対的な不定ビット位置をずらす、

(s 14) トラック番号情報 A 611、B 612 の上位ビットを順次循環させて不定ビット位置をずらす。

#### 【0053】

T) アドレス情報に対してスクランブルを掛ける。 [効果] … ウォーブルのシンボル（アドレスビット）単位での極性反転頻度を上げ、シンボル（アドレスビット）の境界位置の検出精度を上げる、

(t 11) セグメント番号を種に利用してスクランブルを掛ける

(t 111) M系列変化を利用して排他的論理和 (Exclusive OR) を取る対象のデータパターンを変化させる、

(t 112) Exclusive ORを取る対象のデータパターンを固定にする

(t 12) スクランブルのM系列を変化させながらスクランブルを掛ける事で トラック番号情報 A 611 と、 B 612 間でスクランブル処理後のパターンを変化させる、

(t 13) 同一セグメント内の2アドレス領域同士でスクランブルの種を変える、

(t 131) 前アドレスと後ろアドレスの2種類の種を持ち、ディスク上至る所で固定の種を使う、

(t 132) セグメントアドレス情報とウォーブルアドレス番号情報の両方を種として使う。

#### 【0054】

U) 同一セグメント内の2アドレス領域同士でパターン内容を変化させる、 [効果] … ウォーブルのシンボル（アドレスビット）単位での極性反転頻度を上げ、シンボル（アドレスビット）の境界位置の検出精度を上げる、

(u 11) 同一セグメント内の2アドレス領域同士でビット反転処理を行う

#### 【0055】

V) トラック番号の偶数／奇数識別情報をセグメント間領域に配置。 [効果]  
…偶数／奇数識別情報が記録マークにより形成する記録情報領域外に有るため、  
この偶数／奇数識別情報が及ぼす記録マークからの再生信号への影響が無い。そ  
のためには

(v 1 1) 物理的に偶数／奇数識別情報を配置する、 [効果] …検出精度高く  
、高速で検出可能、

(v 1 2) グループを局所的に切断、 [効果] …製造性が高く歩留まり高いの  
で低価格化が可能。 1 ビーム記録が可能なため安価な汎用的原盤記録装置が使用  
できる

(v 1 3) ランド部にプリピットを配置、

(v 1 4) グループを局所的に大きく蛇行させる (“グループ切断+ランドプ  
リピット” を含む)、

[効果] …製造性が高く歩留まり高いので低価格化が可能。 1 ビーム記録が可能  
なため安価な汎用的原盤記録装置が使用できる。 片面 2 記録層における既記録領  
域からの層間クロストーク (情報再生時の再生信号に及ぼす別記録層からの影響  
) を大幅に低減できる。

#### 【0056】

W) トラック番号の偶数／奇数検知とグレイコードの工夫で不定ビット有って  
もアドレス確定可能とする。 [効果] …不定ビットからの判定結果に依らず精度  
良くアドレス確定が可能。

#### 【0057】

X) トラック番号情報A/B ( 611 / 612 ) でアドレス番号をず  
らすと共に特殊トラックコードを利用してランドでもトラックアドレス確定とす  
る。 [効果] …ランド部でも不定ビットが入らずにトラックアドレスが確定する  
領域を持たせる事でランド部においても精度の良いアドレス検出が可能となる、  
そのためには

(x 1 1) トラック番号をジグザグにインクリメントする。そして同じトラ  
ック番号に挟まれたランド領域のトラック番号は確定し、異なるトラック番号に  
挟まれたランド領域のトラック番号は、 トラック番号の偶数／奇数判定手段によ

りトラック番号の判定を行う。

【0058】

Y) グループ領域にも不定ビットを分散配置する。【効果】…ランド部でも不定ビットが入らずにトラックアドレスが確定する領域を持たせる事で、ランド部においても精度の良いアドレス検出が可能となる。ランド部、グループ部それぞれ不定ビットが入らずにトラックアドレスが確定する領域を事前に予想できるのでトラックアドレス検出精度が上がる。

【0059】

(y11) グループ作成時に局所的にグループ幅を変え、ランド幅一定領域作成、

(y12) グループでのウォーブル振幅幅を変えてグループ領域内に不定ビットを配置する。

【0060】

Z) ゾーン識別情報とセグメントアドレス情報をセグメント内に配置し、トラックアドレスをセグメント間のヘッダ領域に配置する。【効果】…1. 全てウォーブル変調で記録するため、現行DVD-RAMの様にプリピットヘッダ部での再生信号の不連続部分が存在しない。その結果安定に記録マークからのデータ再生が可能となる。2. 現行DVD-RAMと比べてゾーン識別情報とセグメントアドレス情報をセグメント内に配置（同じ場所に重複して記録マーク記録可能）するため記録効率が向上し、大容量化が実現できる。3. トラックアドレスをセグメント間のヘッダ領域に配置するため、セグメント領域内にランド上の不定ビット箇所が存在せず、記録マークからの再生時のエラーレートの低下が生じない。そのためには、

(z11) トラックアドレスを複数のヘッダ領域に跨った分散記録をする、

(z12) トラックアドレスの下位ビットのみ記録する。

【0061】

1] 本発明に係る情報記録媒体への映像情報記録形式の説明 (A)

図1には、本発明における情報記録媒体上への映像情報ファイル配置を示す。

従来のSD(Standard Definition)用のObject File(既存SD用 特定タイ

トルのオブジェクト（VTS1TT\_VOB\_S）ファイル）216と、管理ファイル206、208、211、123と、高画質映像に対応したHD（High Definition）用のObject File（高画質HD用 特定タイトルのオブジェクト（VTS2TT\_VOB\_S）ファイル）217及び管理ファイル201、209、212、214とを互いに分離独立させて、これらを従来のDVD-Video専用ディレクトリ202内に共存配置している。

#### 【0062】

図2には他の実施例を示している。ここでは従来のSD（Standard Definition）用のObject File（既存SD用特定タイトルのオブジェクト（VTS1TT\_VOB\_S）ファイル）216及び管理ファイル206、208、211、123と、高画質映像に対応したHD（High Definition）用のObject File（高画質HD用特定タイトルのオブジェクト（VTS2TT\_VOB\_S）ファイル217及び管理ファイル201、209、212、214とをそれぞれ別のディレクトリ203、204の下に分けて配置している。このようにObject Fileと管理ファイルがSD用とHD用で分離されると、ファイル管理が容易になるばかりでなく、Object Fileの再生前にSD用かHD用のデコーダーの事前準備が可能となり、映像再生を開始するまでの準備時間が大幅に短縮される。

#### 【0063】

図3に示すように、本発明はMPEGレイヤー2で規定された多重化規則にのっとり、プログラムストリーム（Program Stream）の形で情報を情報記録媒体に記録している。すなわち映像情報内の主映像情報をビデオパック252～254内に分散配置させ、音声情報をオーディオパック255内に分散配置させている。本発明システムでは図示していないが映像情報の最小単位であるVOBU（video Object Unit）の先頭位置にナビゲーションパック251を配置している。またビデオパック252～254内に記録される主映像とは別に字幕やメニューなどを示す副映像情報が定義されている。副映像情報はサブピクチャーパック256～258内に分散配置されている。情報記録媒体から映像情報を再生する時には前記サブピクチャーパック256～258内に分散記録されている副映像情報を集めてサブピクチャーユニット259を構成させた後、図示していない

がビデオプロセッサにより映像処理をした後、ユーザーへ表示する。

#### 【0064】

また本発明実施例では2048バイトサイズを持ったセクター231～238が情報記録媒体221上に記録される情報の管理単位となっている。従って各パック241～248の1個当たりのデータサイズも前記セクターサイズに合わせて2048バイトに設定している。

#### 【0065】

2) 本発明における副映像情報の表現形式と圧縮規則 (B)

##### (a) ランレンジス圧縮規則 (Run-length compression rule)

ランレンジス圧縮は、サブピクチャーを圧縮するのに採用されている。その幾つかの圧縮規則をここで説明する。SD対応、HD対応として幾つかのランレンジス圧縮規則が開発された。

#### 【0066】

1) 4ビットが1つの単位（ユニット）として設定されるケース（図4の副映像情報の圧縮規則（1）参照）。もし同じ値の画素データ（ピクセルデータ）が1～3連続する場合、最初の2ビットは、画素数（ピクセル数）を示し、次に続く2ビットで具体的なピクセルデータが表される。

#### 【0067】

2) 8ビットが1つの単位（ユニット）として設定されるケース（図4の副映像情報の圧縮規則（2）参照）。もし同じ値のピクセルデータが4～15連続する場合、最初の2ビットは、0とされる。そして次に続く4ビットがピクセル数を示し、次に続く2ビットで具体的なピクセルデータが表される。

#### 【0068】

3) 12ビットが1つの単位（ユニット）として設定されるケース（図4の副映像情報の圧縮規則（3）参照）。もし同じ値のピクセルデータが16～63連続する場合、最初の4ビットは、0とされる。そして次に続く6ビットがピクセル数を示し、次に続く2ビットで具体的なピクセルデータが表される。

#### 【0069】

4) 16ビットが1つの単位（ユニット）として設定されるケース（図4の

副映像情報の圧縮規則説明図（4）参照）。もし同じ値のピクセルデータが64～255連続する場合、最初の6ビットは、0とされる。そして次に続く8ビットがピクセル数を示し、次に続く2ビットで具体的なピクセルデータが表される。

#### 【0070】

5) 16ビットが1つの単位（ユニット）として設定されるケース（図4の副映像情報の圧縮規則説明図（5）参照）。もし同じ値のピクセルデータが1ラインの最後まで連続する場合、最初の14ビットは、0とされる。そして次に続く2ビットで具体的なピクセルデータが表される。

#### 【0071】

6) もし、1ライン分のピクセルを表現したときに、バイトアラインメントが実現できなったとき、4ビットのダミー（'0000b'）が調整のために挿入される。

#### 【0072】

上記は、SD用の副映像を圧縮する際に用いられる規則であるが、HD用の副映像を圧縮する際に用いられる規則も開発されている。

#### 【0073】

図5は、画素データを4ビットで表現し、それぞれの画素データに画素名を割り当てた様子を示している。

#### 【0074】

画素データは生データあるいはランレンジス圧縮規則に記述される特殊なランレンジス圧縮法によりライン毎にビットマップデータを圧縮したデータである。ビットマップデータの画素には図5に示す画素データが割当てられる。

#### 【0075】

画素データは図6に示すようにフィールドに区別されたデータ、あるいはプレーンデータに割り付けられる。各副映像ユニット（SPU）内で画素データは1フィールドの間に表示される画素データの部分の全てが連続するように編成される。図6の(a)に示す例では、トップフィールド用画素データが最初（SPU Hの後）に記録され、次いでボトムフィールド用画素データが記録され、インタ

一レース表示に適する画素データの割り付けがなされている。図6の（b）に示す例では、プレーンデータとして記録され、ノンインターレース表示に適する画素データの割り付けがなされてい

図6は、副映像情報をまとめるために用いられる副映像ユニットを示している。画素データは、副映像ユニット内でフィールドに区別されたデータ、あるいはプレーンデータに割り付けられる。各副映像ユニット（S P U）内で画素データは1フィールドの間に表示される画素データの部分の全てが連続するように編成される。この副映像ユニットは、複数の副映像パケットを集合することで構築されるユニットである。

#### 【0076】

図6の（a）に示す例では、トップフィールド用画素データが最初（S P U Hの後）に記録され、次いでボトムフィールド用画素データが記録され、インターレース表示に適する画素データの割り付けがなされている。図6の（b）に示す例では、プレーンデータとして記録され、ノンインターレース表示に適する画素データの割り付けがなされている。S P \_ D C S Q Tのサイズ制限に合致するよう画素データの終わりに偶数個の“00 b”を付加しても良い。図7には、パックと副映像ユニットの関係を示している。

#### 【0077】

副映像ユニットヘッダ（S P U H）は、副映像ユニット（S P U）内の各データのアドレス情報で構成され、図8に示すように、4バイトの副映像ユニットのサイズ（S P U \_ S Z）、4バイトの表示制御シーケンステーブルの先頭アドレス（S P \_ D C S Q T \_ S A）、4バイトの画素データ幅（P X D \_ W）、4バイトの画素データ高（P X D \_ H）、1バイトの副映像カテゴリー（S P \_ C A T）、1バイトの予約が記述されている。

#### 【0078】

副映像ユニットのサイズ（S P U \_ S Z）は副映像ユニットのサイズをバイト数で記述する。最大サイズは524,287バイト（“7 F F F F h”）である。サイズは偶数バイトでなければならない。サイズが奇数バイトならば偶数バイトにするために副映像データの最後に“F F h”的1バイトを追加する。副映像

ユニット（S P U）内の先頭アドレス（S P \_ D C S Q T \_ S A）のサイズはS P Uのサイズ以下である。

【0079】

先頭アドレス（S P \_ D C S Q T \_ S A）は表示制御シーケンステーブル（S P \_ D C S Q T）の先頭アドレスを副映像ユニットの先頭バイトからの相対バイト番号R B Nで記述する。画素データ幅（P X D \_ W）の最大値は1920、画素データ高（P X D \_ H）の最大値は1080である。

【0080】

副映像カテゴリー（S P \_ C A T）は図9に示すようにビット番号b 7からb 2が予約、ビット番号b 1に4ビット／1画素の画素データP X D領域へのデータ格納方法を示すフラグ（Stored\_Form）、ビット番号b 0に画素データP X Dのランレングス圧縮／非圧縮を示すフラグ（Raw）が記述される。

【0081】

P X D領域へのデータ格納方法を示すフラグ（Stored\_Form）はインターレース表示を行う場合は、“0 b”（トップ／ボトム）を指定し、表示データをトップとボトムに分けて別々の場所に格納することで、データが取り出しやすく、インターレース表示がしやすいデータ構造を実現できる。ノンインターレース表示を行う場合は、“1 b”（プレーン）を指定し、表示データを一括格納することで、データが取り出しやすく、ノンインターレース表示がしやすいデータ構造を実現できる。S D方式ではインターレース表示が行われ、H D方式ではノンインターレース表示が行われる。このフラグ（Stored\_Form）は、H D用デコーダのスタンバイに利用することができる。

【0082】

ランレングス圧縮／非圧縮を示すフラグ（Raw）は字幕等の圧縮率が良い字幕のストリームには、“0 b”（圧縮）を指定し、模様等の圧縮率が悪く、圧縮後にデータの増加を招く様な少し複雑なイメージストリームには“1 b”（非圧縮）を指定する。これにより、副映像ユニット（S P U）単位での圧縮／非圧縮の指定が可能となり、主映像データや他のデータ（オーディオ等）に情報を割当てる事ができ、情報記録媒体への副映像情報の効率的な記録が可能となるので、高

品位なコンテンツを維持することができる。このフラグ (Raw) は、HD用デコーダのスタンバイに利用することができる。

#### 【0083】

DVDビデオディスクに高品位TV方式の高画質コンテンツを収録する際に、字幕やメニュー情報として利用されてきた副映像情報も同様に高品位TV方式で収録することが求められている。本実施の形態による副映像のランレンジス圧縮規則を以下に説明する。

#### 【0084】

図10に示すように、ビットマップデータの画素は各ライン毎に以下の規則に従って圧縮される。圧縮された画素パターンは基本的に5つの部分：ランレンジス圧縮フラグ (Comp) 、画素データフィールド (Pixel data) 、カウンタ拡張フラグ (Ext) 、カウンタフィールド (Counter) 、拡張カウンタフィールド (Counter (Ext)) からなる。ランレンジス圧縮フラグ (Comp) は画素データが圧縮されていないならば“0 b”が、ランレンジス符号化で圧縮されているならば“1 b”が記述される。画素データが圧縮されていない場合は、一つのデータユニットは1画素のみを表し、カウンタ拡張フラグ (Ext) 以降は存在しない。

#### 【0085】

画素データは図5に示した16の画素データの何れかを記述し、この値はカラールックアップテーブルのインデックスを表す。カウンタ拡張フラグ (Ext) はカウンタフィールドが3ビットならば“0 b”が、7ビットならば“1 b”が記述される。カウンタフィールドは連続する画素の数を指定する。フラグ (Ext) が“0 b”にセットされる場合は、このフィールドは3ビットであり、“1 b”にセットされる場合は、このフィールドは7ビット（拡張カウンタフィールドが使用される）である。

#### 【0086】

この圧縮規則で圧縮されたデータは複数のユニットで構成される。各ユニットは画素の変更点で4箇所の点を持つ。ユニットは図11の(a)に示す4つのランレンジスフラグの束を形成するユニットヘッダとこれに後続する図11の(b)から(e)に示す4種類の圧縮パターンからなる。

## 【0087】

図11の(a)に示すユニットヘッダはランレンジスが存在するか否かを示すランレンジス圧縮フラグ(Comp)の集合であり、ランレンジスが継続しないならば“0 b”が、ランレンジスが継続するならば“1 b”が記述される。図11の(b)に示す圧縮パターン(A)は同じ値の画素が続かなければ、ランレンジス圧縮フラグ(Comp)を“0 b”として、4ビットの画素データを記述する。図11の(c)に示す圧縮パターン(B)は同じ値の画素が1～7個後続すれば、ランレンジス圧縮フラグ(Comp)を“1 b”として、最初の4ビットに画素データを記述し、次の1ビット(フラグExt)は“0 b”を指定し、次の3ビットにカウンタを記述する。図11の(d)に示す圧縮パターン(C)は同じ値の画素が8～127個後続すれば、ランレンジス圧縮フラグ(Comp)を“1 b”として、最初の4ビットに画素データを記述し、次の1ビット(フラグExt)は“1 b”を指定し、次の3ビットにカウンタを、次の4ビットにカウンタ拡張を記述する。図11の(e)に示す圧縮パターン(D)：ライン終了コードは同じ値の画素がラインの終了に連続する場合、8ビット全てに“0 b”を記述し、ランレンジス圧縮フラグ(Comp)を“1 b”とする。

## 【0088】

1ラインの画素の記述が終了した時にバイト調整が未完了ならば、調整のために4ビットのダミーデータ“0000 b”を挿入する。1ライン内のランレンジスコード化データのサイズは7, 680ビット以下である。

## 【0089】

本実施の形態に係るエンコード・デコード方法は、以下の(1)～(4)の組み合わせによるランレンジス圧縮伸張を行うものである。

## 【0090】

(1) ランが連続するか否かを示し、これにより圧縮／無圧縮を決定するランレンジス圧縮フラグ(Comp)を有する。(2) ランの連続数に応じて、ラン連続のカウンタ(Counter)を拡張して拡張カウンタ(Counter(Ext))を付加するべくカウンタ拡張フラグ(Ext)を有する。(3) 4つのラン変化点を一つのユニットとして扱い、バイト整合化し易い、ニブル(4ビット)構成とすることで、

処理の容易なデータ構造を有する。(4) ランレンジス圧縮伸張をライン毎に終了コードEを有する(ただし、一ライン分の容量がいくらかという情報を事前にエンコード装置、デコード装置に与えることができれば、この終了コードを省略することも可能である)。

## 【0091】

図12は本実施の形態に係るランレンジス圧縮ルールである「3ビットデータにおける3ビット8色表現のランレンジス圧縮ルール(ライン単位)」を示す図(この場合は、4ビット単位で扱えるので、特にユニットを必要としない例)、図13は「4ビットデータにおける4ビット16色表現のランレンジス圧縮ルール(ライン単位)」を示す図、図14は本実施の形態に係るランレンジス圧縮ルールに応じた実用的なデータ構造の一例を示す図、図15乃至図17はこのデータ構造をユニット化した例を示す図、図18は「4ビットデータにおける4ビット16色表現のランレンジス圧縮ルール(ライン単位)」の他の例を示す図である。

## 【0092】

本実施の形態に係る副映像エンコーダ部のエンコード方法によれば、ラン非連續が比較的多く続く1画素4ビット表現(16色)の副映像の画像データであっても、画素データが連続無しの場合はカウンタを使用することができないので、データ長が却って長くなるということはない。又、所定数以上に長く続くラン連続がある場合でも、拡張カウンタ(Counter(Ext))を用いてこれを確実に再現することができる。従って、これらランレンジス圧縮フラグ(Comp)や、基本カウンタ(Counter)や拡張カウンタ(Counter(Ext))とカウンタ拡張フラグ(Ext)等の働きにより十分な圧縮効果を發揮することが可能となる。このランレンジス圧縮フラグ(Comp)を4ビット表現(又はこの倍数)としてまとめてデータ列の先頭に配置することで、4ビット情報によるデコード処理しやすい形態をとることにより、デコード処理速度を向上させることも可能となる。

## 【0093】

ライン終了コード生成部で生成するライン終了コードEは、一ラインの画素数が予めわかっていれば、エンコード/デコード処理の際に必ずしも要するもので

はない。すなわち、ライン終了位置がわからなくとも、開始位置から画素数をカウントすることにより、ラインごとの副映像の画像データをエンコード・デコード処理することが可能となる。

## 【0094】

本実施の形態に係る副映像デコーダ部のデコード方法によれば、ラン非連続が比較的多く続く1画素4ビット表現(16色)の副映像の画像データであっても、これらランレンジス圧縮フラグ(Comp)や、基本カウンタ(Counter)や拡張カウンタ(Counter(Ext))、カウンタ拡張フラグ(Ext)等の働きにより十分な圧縮効果を発揮することが可能となる。このランレンジス圧縮フラグ(Comp)を4ビット表現(又はこの倍数)としてまとめてデータ列の先頭に配置することで、4ビット情報によるデコード処理しやすい形態をとることにより、デコード処理速度を向上させることも可能となる。

## 【0095】

エンコード処理の場合と同様に、ライン終了コード検出部で検出するライン終了コードEは、エンコード/デコード処理の際に必ずしも要するものではなく、一ラインの画素数が予めわかっていていればこの画素数に応じて、ラインごとにデコード処理を行うことが可能となる。

## 【0096】

次に、本実施の形態に係るエンコード・デコード方法により圧縮・伸張されたデータ構造の例を説明する。

## 【0097】

図12は4ビットデータにおいて3ビット8色表現のランレンジス圧縮ルール(ライン単位)を示したものである。基本的なデータ構造は、ラン連続の有無を示す1ビットのランレンジス圧縮フラグ(Comp)(d0)、ラン画素データを示す3ビットのピクセルデータ(d1~d3)、ランレンジス圧縮フラグ(Comp)=1(有り)の時、カウンタ拡張の有無を示す1ビットのカウンタ拡張フラグ(Ext)(d4)、連続するランの3ビットのカウンタ(Counter)(d5~d7)、及びカウンタ拡張フラグ(Ext)=1(有り)の時、前記3ビットのカウンタと結合して7ビットのランカウンタとして利用される4ビットの拡張カウンタ(

Counter (Ext)) (d 8～d 11) から構成される。

【0098】

図12の(a)に示すパターンは、ラン連続無しの1画素データを表現することが可能であり、図12の(b)に示すパターンは、ラン連続する2～8画素データをカウンタ(Counter)を用いて表現することが可能である。又、図12の(c)に示すパターンは、ラン連続する9～128画素データをカウンタ(Counter)及び拡張カウンタ(Counter (Ext))を用いて表現することが可能である。図12の(d)に示すパターンは、ライン単位のランレンジス圧縮の終了を示すライン終端コードEである。

【0099】

図12の(a)～(d)に示した各パターンのデータ構造は、4ビット(ニブル)構成になっており、図13と異なり、ユニット化しなくても、バイト整合しやすく、システムが比較的容易に構築することができる。

【0100】

図13は、本実施の形態の基本となるランレンジス圧縮ルール(ライン単位)を示した図である。この図において、基本的なデータ構造は、ラン連続の有無を示す1ビットのランレンジス圧縮フラグ(Comp) (d 0)、ラン画素データを示す4ビットのピクセルデータ(d 1～d 4)、ランレンジス圧縮フラグ(Comp)=1(有り)の時、カウンタ拡張の有無を示す1ビットのカウンタ拡張フラグ(Ext) (d 5)、連続するランの3ビットのカウンタ(Counter) (d 6～d 8)及びカウンタ拡張フラグ(Ext)=1(有り)の時、前記3ビットのカウンタと結合して7ビットのカウンタとして利用される4ビットの拡張カウンタ(Counter (Ext)) (d 9～d 12)から構成される。

【0101】

図13の(a)に示すパターンは、ラン連続無しの1画素データを表現することが可能であり、図13の(b)に示すパターンは、ラン連続する2～8画素データをカウンタ(Counter)を用いて表現することが可能である。又、図13の(c)に示すパターンは、ラン連続する9～128画素データをカウンタ(Counter)及び拡張カウンタ(Counter (Ext))を用いて表現することが可能である。

図13の(d)に示すパターンは、ライン単位のランレンジス圧縮の終了を示すライン終端コードEである。

#### 【0102】

図13の(a)～(d)に示した各パターンのデータ構造は、奇数ビット構成になっており、このままではバイト整合されず、処理システムが複雑になる傾向にある。

#### 【0103】

図14は、本実施の形態における実用的なデータ構造を示す。同図では、図13の(a)～(d)に示した各パターンのデータ構造を、バイト整合し易い、二ブル(4ビット)構成となるように、4つのラン変化点を1つのユニットとし、4つのランレンジス圧縮フラグ(Comp)を4ビットのユニットフラグ(d0～d3)としたものである(図10参照)。こうすることで、4つのラン変化点をユニットとするバイト処理し易いシステムが比較的容易に構築できる。

#### 【0104】

図15は、図14のユニット化したデータ構造を用いたランレンジス圧縮の1つのユニット例を示したものである。

#### 【0105】

(1) 先ず4ビットのランレンジス圧縮フラグ(Comp)(d0～d3)により、後続のデータパターンが決定されることになる。

#### 【0106】

(2) d0=0から、最初のランは非連続の1画素で構成されることが分かり、図14の(a)のパターンが適用され、続くピクセルデータ(d4～d7)が展開される。

#### 【0107】

(3) d1=1から、2番目のランは連続であることが分かり、図14の(b)～(d)の何れかのパターンが適用されることになる。先ずピクセルデータ(d8～d11)を保持し、引き続き拡張カウンタ(Counter(Ext))(d12)により、d12=0及びカウンタ(d13～d15)の数が零でないことから、拡張カウンタの無い図14の(b)のパターンであり、ピクセルデータ(d8～

d11) を展開し、続けて3ビットのカウンタ (d13~d15) で示される7以下の数のピクセルデータ (d8~d11) を展開する。

#### 【0108】

(4) d2=1から、3番目のランは連続であることが分かり、(3)と同様に、図14の(b)~(d)の何れかのパターンが適用されることになる。先ずピクセルデータ (d16~d19) を保持し、引き続きランレンジス圧縮フラグ (Comp) (d20) により、d20=1から、図14の(c)のパターンであり、カウンタ (Counter) (d21~d23) と、拡張カウンタ (Counter (Ext)) (d24~d27) とを組み合わせ、ピクセルデータ (d16~d19) を展開し、続けて7ビットのカウンタ (d21~d27) で示される127以下の数のピクセルデータ (d16~d19) を展開する。

#### 【0109】

(5) d3=0から、最後のランは非連続の1画素で構成されることが分かり、図14の(a)のパターンが適用され、続くピクセルデータ (d28~d31) が展開される。

#### 【0110】

このようにして、4つの変化点を1つのユニットとして、ランレンジス展開する。

#### 【0111】

図16は、本実施の形態に係るランレンジス圧縮ルールのユニット例を示す。

#### 【0112】

図16の(a)は、全て無圧縮の場合を示し、4画素のピクセルデータをそのまま表現する。図16の(b)は、8画素以下のラン連続と、3画素の無圧縮のピクセルデータを表現する。図16の(c)は、128画素以下のラン連続と、3画素の無圧縮のピクセルデータを表現する。図16の(d)は、全て圧縮の場合を示し、4つの128画素以下のラン連続（最大512画素）のピクセルデータを表現する。

#### 【0113】

図17は、本実施の形態に係るランレンジス圧縮ルールのライン終端を示す終

端コードEを有するユニット例、背景コードを有するユニット例を示す。終端コードEの挿入でユニットは終了し、それ以降のユニット内のランレンジス圧縮フラグ(Comp)は、無視される。図17の(a)は、終端コードEのみで構成される例である。図17の(b)は、1画素と終端コードEで構成される例である。図17の(c)は、2画素と終端コードEで構成される例である。図17の(d)は、2~8画素のラン連続と終端コードEで構成される例である。図17の(e)は、128画素以下のラン連続と終端コードEで構成される例、図17の(f)は、背景コードを用いた例を示す図である。

#### 【0114】

図17の(f)は、図17の(b)と同等のデータ列であるが、1ラインの画素数が判っており、終了コードを使用しない場合において、“00000000”を背景コードとして用いている。すなわち、1ラインについて、全て同一の画像データによる背景画像を作っている場合は、ランレンジス圧縮フラグ(Comp)のユニットの後に、一つのピクセルデータを置き、その後に、1ラインが同一の背景画像であることを意味する背景コードを置くことにより、これを表示することも可能である。このように背景画像を表示してエンコードし、これに応じて、一つのピクセルデータに応じた背景画像をデコードすることにより、背景画像を高い圧縮率で圧縮し伸張することが可能となる。

#### 【0115】

図18は、図13で示した基本となるランレンジス圧縮ルール(ライン単位)の別パターンである。基本的なデータ構造は、図13と同様に、ラン連続の有無を示す1ビットのランレンジス圧縮フラグ(Comp)(d0)、ランレンジス圧縮フラグ(Comp)=1(有り)の時、カウンタ拡張の有無を示す1ビットのカウンタ拡張フラグ(Ext)(d1)、連続するランの3ビットのカウンタ(Counter)(d2~d4)及びカウンタ拡張フラグ(Ext)=1(有り)の時、前記3ビットのカウンタと結合して7ビットのカウンタとして利用される4ビットの拡張カウンタ(Counter(Ext))(d5~d8)、そして図18の(a)~(c)の各パターンに応じて、ラン画素データを示す4ビットのピクセルデータ((a)d1~d4、(b)d5~d8及び(c)d9~d12)から構成される。

## 【0116】

図13と同様に、図18の(a)に示すパターンは、ラン連続無しの1画素データを表現することが可能であり、図18の(b)に示すパターンは、ラン連続する2~8画素データをカウンタを用いて表現することが可能である。又、図18の(c)に示すパターンは、ラン連続する9~128画素データをカウンタ(Counter)及び拡張カウンタ(Counter(Ext))を用いて表現することが可能である。図18の(d)に示すパターンは、ライン単位のランレンジス圧縮の終了を示すライン終端コードEである。

## 【0117】

本実施の形態に係るエンコード・デコード方法は、ディスク装置のエンコーダ部及びデコーダ部だけではなく、広く、一つのエンコード・デコード方法として一般的なデジタルデータ処理に適用することができる。従って、これをマイクロコンピュータとこれに命令を与えるコンピュータプログラムという形態によって同等の手順を取ることにより、同等の作用効果を發揮するものである。

## 【0118】

副映像のヘッダと表示制御シーケンス(図19(A)~(C))

表示制御シーケンステーブル(S P\_D C S Q T)は副映像ユニット(S P U)の有効期間中に副映像データの表示開始/停止と属性を変更するための表示制御シーケンスであり、図19に示すように、表示制御シーケンス(S P\_D C S Q)がその実行順に記述されている。同一の実行時刻を持つ表示制御シーケンス(S P\_D C S Q)が表示制御シーケンステーブル(S P\_D C S Q T)内に存在してはならない。副映像ユニットに一個以上の表示制御シーケンス(S P\_D C S Q)が記述されなければならない。

## 【0119】

各表示制御シーケンス(S P\_D C S Q)には、図19(B)、図19(C)に示すように、2バイトの表示制御シーケンス(S P\_D C S Q)の開始時刻(S P\_D C S Q\_S T M)、4バイトの次の表示制御シーケンスの先頭アドレス(S P\_N X T\_D C S Q\_S A)、1つ以上の表示制御コマンド(S P\_D C M D)が記述されている。

## 【0120】

表示制御シーケンスの開始時刻 (SP\_DCSQSTM) は、表示制御シーケンス (SP\_DCSQ) 内に記述された SP 表示制御コマンド (SP\_DCCMD) の実行開始時刻を、SP\_PKT 内に記述された PTS からの相対 PTM で記述する。記述された実行開始時刻後の最初のトップフィールドから表示制御シーケンスはその表示制御シーケンス (SP\_DCSQ) に従って開示される。

## 【0121】

最初の表示制御シーケンス (SP\_DCSQ (SP\_DCSQ#0)) 内の開始時刻 (SP\_DCSQSTM) は “0000b” でなければならない。実行開始時刻は SP パケットヘッダ内に記録された PTS 以上でなければならない。従って、表示制御シーケンスの開始時刻 (SP\_DCSQSTM) は “0000b” 又は以下で計算される正整数値でなければならない。

## 【0122】

$$\begin{aligned} & \text{SP_DCSQSTM [25…10]} \\ & = (225 \times n) / 64 \end{aligned}$$

なお、 $0 \leq n \leq 18641$  (625/50 SDTV システムの場合)

$$\begin{aligned} & \text{SP_DCSQSTM [25…10]} \\ & = (3003 \times n) / 1024; \end{aligned}$$

なお、 $0 \leq n \leq 22347$  (525/60 SDTV システムの場合)

$$\begin{aligned} & \text{SP_DCSQSTM [25…10]} \\ & = 225 \times n / 64 \end{aligned}$$

なお、 $0 \leq n \leq 18641$  (HDTV システムの場合)

上式で n は SPU の PTS 後のビデオフレーム番号である。n = 0 は丁度 PTS 時刻のビデオフレームを意味する。“/” は小数点以下切捨てによる整数除算を意味する。

## 【0123】

SPU 内の最後の PTM は次の SPU を含む SP パケット内に記述された PTS 以下でなければならない。最後の PTM は次のように定義される。

## 【0124】

最終 P T M SPU#I

= P T M SPU#i + SP\_DCSQ\_STMlast SPDCSQ  
+ 1ビデオフレーム期間

次の表示制御シーケンスの開始アドレス (SP\_NXT\_DCSQ\_SA) は次の表示制御シーケンス (SP\_DCSQ) の先頭アドレスを SPU の先頭バイトからの相対バイト番号 (RBN) で記述する。次の表示制御シーケンス (SP\_DCSQ) が存在しない場合には本表示制御シーケンス (SP\_DCSQ) の先頭アドレスを SPU の先頭バイトからの RBN で記述する。

#### 【0125】

SP\_DCCMD #n は本表示制御シーケンス (SP\_DCSQ) 内で実行される一個以上の表示制御コマンド (SP\_DCCMD) を記述する。同一の表示制御コマンド (SP\_DCCMD) を二回以上記述してはならない。

#### 【0126】

3] 本発明の再生専用情報記録媒体（次世代DVD-ROM）、追記形情報記録媒体（次世代DVD-R）、書き換え形情報記録媒体（次世代DVD-RAM）間で共通なデータ構造部分

情報記録媒体のデータフィールドに記録されるデータは、図20に示すように、信号処理段階に応じて、データフレーム (Data frame)、スクランブルドフレーム (the Scrambled frame)、記録フレームまたは記録データフィールド (the Recording frame or the Recorded data field) と称される。データフレームは、2048バイトからなり、メインデータ、4バイトのデータID、2バイトのIDエラー検出コード (IED)、6バイトの予約バイト、4バイトのエラー検出コード (EDC) を有する。

#### 【0127】

エラー検出コード (EDC) が付加された後、メインデータに対するスクランブルが実行される。ここで、スクランブルされた32個のデータフレーム (スクランブルドフレーム) に対して、クロスリードソロモンエラーコレクションコード (Cross Reed-Solomon error correction code) が適用されて、所謂ECCエンコード処理が実行される。これにより、記録フレームが構成される。この記録

フレームは、アウターパリティーコード (the Parity of Outer-code (P0))、インナーパリティーコード (the Parity of Inner-code (PI)) を含む。

#### 【0128】

P0,PIは、それぞれ32個のスクランブルドフレームによりなる各ECCブロックに対して作成されたエラー訂正コードである。

#### 【0129】

記録データフィールドは、4／6変調される。そして、91バイト毎に先頭に同期コード (SYNC) が付加され記録フレームとなる。1つのデータフィールドに4つの記録データフィールドが記録される。

#### 【0130】

図20は、メインデータから記録フレームまで、データが変遷する様子を示している。図21は、データフレームの形態を示している。データフレームは、172バイト×2×6行からなる2064バイトであり、そのなかに2048バイトのメインデータを含む。

#### 【0131】

図22は、データIDを示す、データIDは、4バイトで構成される。ビットb31-b24の最初の1バイトは、データフィールド情報であり、3バイト（ビットb23-b0）は、データフィールド番号である。

#### 【0132】

エンボスドデータゾーンの中のデータフィールド情報は、次のようになっている。セクターフォーマットタイプ、トラッキング方法、反射率、記録タイプ、エリアタイプ、データタイプ、層番号等の情報が含まれる。

#### 【0133】

セクターフォーマットタイプ…1b ならゾーンフォーマットタイプ、トラッキング方法…0b ならピットトラッキング、反射率…1b なら40%と等しいかそれ以下、記録タイプ…0b ならジェネラル、1b ならリアルタイム情報 (0b と1b で欠陥管理方法が異なる)、エリアタイプ…01b でリードインエリア、データタイプ…0b でリードオンリーデータ、層番号…0b でデュアルレイヤー

の層0或は、単一層ディスクを示し、1 bでデュアルレイヤーの層1を示す。

#### 【0134】

リライタブルデータゾーンの中のデータフィールド情報は、次のようにになって  
いる。

#### 【0135】

セクターフォーマットタイプ…1 b ならゾーンフォーマットタイプ、トラッ  
キング方法…1 b ならグループトラッキング、反射率…1 b なら40%と等しい  
かそれ以下、記録タイプ…0 b ならジェネラル、1 b ならリアルタイム情報(0  
b と1 b で欠陥管理方法が異なる)、エリアタイプ…00 b でデータエリア、0  
1 b でリードインエリア、10 b でリードアウトエリア、データタイプ…1 b で  
リライタブルデータ、層番号…0 b でデュアルレイヤーの層0或は、単一層ディ  
スクを示し、1 b でデュアルレイヤーの層1を示す。これらのビットは、また上  
記のルールで割り当てられなければならない。

#### 【0136】

図23は、データフィールド番号の内容を示している。ECCブロックが、エ  
ンボスドデータゾーン、欠陥管理エリア、ディスク識別ゾーンに所属する場合は  
、いずれの場合もセクタ番号が記述される。ECCブロックがデータエリアに  
所属する場合、そのデータフィールド番号は、「論理セクタ番号(LSN)+0  
31000h」となる。このときは、ECCブロックには、ユーザデータが含ま  
れる。

#### 【0137】

また、ECCブロックがデータエリア内に所属するが、このECCブロックは  
ユーザデータを含まず、つまり未使用ECCブロックである場合がある。このよ  
うな場合は、次の3つのいずれかである。(1)最初のセクタの0から3ビット  
が0であり、続くセクタにはシリアルにインクリメントされたフィールド番号が  
記述される。(2)00 0000hから00 000Fhの間のフィールド番  
号が記述される。(3)あるいは何も記述されない。

#### 【0138】

図24には、記録タイプの定義を示している。

## 【0139】

つまり、ECCブロックがエンボスドデータゾーンにあるときは、「予約」である。ECCブロックがリライタブルデータゾーンにあり、かつリードインエリア、リードアウトエリアにあるときは、「予約」である。ECCブロックがリライタブルデータゾーンにあり、データエリアにあるときは、0bでジェネラルデータ (General data)、1bでリアルタイムデータ (Real-time data) を意味する。

## 【0140】

General data dataの場合は、もしブロックに欠陥がある場合は、対応するセクタに対してリニアリプレイスメントアルゴリズム (Linear replacement algorithm) が適用されたものである。リアルタイムデータの場合は、もしブロックに欠陥がある場合は、対応するセクタに対してリニアリプレイスメントアルゴリズムが適用されていない。

## 【0141】

次にデータIDのエラー検出コード (IED) について説明する。

## 【0142】

今、マトリックスに配置された各バイトが、 $C_{i,j}$  ( $i = 0 \sim 11$ ,  $j = 0 \sim 17$ )

IEDのための各バイトが $C_{0,j}$  ( $j = 0 \sim 4$ ) とすると、IEDは、以下のように表せる。

## 【0143】

## 【数1】

$$\begin{aligned} IED(X) &= \sum_{j=4}^5 C_{0,j} \cdot X^{5-j} \\ &= \{I(X) \cdot X^2\} \bmod \{G_E(X)\} \end{aligned}$$

## 【0144】

ここで、

## 【数2】

$$I(X) = \sum_{j=0}^3 c_{0,j} \cdot X^{3-j}$$

$$G_E(X) = \prod_{k=0}^1 (X + \alpha^k)$$

$\alpha$  represents the primitive root of the primitive polynomial.

$\alpha$  は、 represents the primitive root of the primitive polynomial.

## 【数3】

$$P(X) = X^8 + X^4 + X^3 + X^2 + 1$$

【0145】

次に6バイトのRSVについて説明する。

【0146】

RSVの最初のバイトはスクランブルのための種情報として使用される。他の5バイトは、0hであり予約(reserved)である。

【0147】

エラー検出コード(EDC)は、4バイトのチェックコードであり、スクランブル前のデータフレームの2060バイトに付随している。データIDの最初のバイトのMSBがb16511であるとし、最後のバイトのLSBがb0であるとする。すると、EDCのための各ビット $b_i$  ( $i = 31 \sim 0$ ) は、

## 【数4】

$$\begin{aligned} EDC(X) &= \sum_{i=31}^0 b_i X^i \\ &= I(X) \bmod \{g(X)\} \end{aligned}$$

ここで

## 【数5】

$$I(x) = \sum_{i=16511}^{32} b_i x^i$$

$$g(x) = x^{32} + x^{31} + x^4 + 1$$

図25（A）は、スクランブルドフレームを作成するときに、フィードバックシフトレジスタに与える初期値の例を示し、図25（B）は、スクランブルバイトを作成するためのフィードバックシフトレジスタを示している。16種類のプリセット値が用意されている。

## 【0148】

$r_7$  (MSB) から  $r_0$  (LSB) が、8ビットずつシフトし、スクランブルバイトとして用いられる。図25（A）の初期プリセット番号は、データIDの4ビット ( $b_7$  (MSB) ~  $b_4$  (LSB)) に等しい。データフレームのスクランブルの開始時には、 $r_14$  ~  $r_0$  の初期値は、図25（A）のテーブルの初期プリセット値にセットしなければならない。

## 【0149】

16個の連続するデータフレームに対して、同じ初期プリセット値が用いられる。次には、初期プリセット値が切り換えられ、16個の連続するデータフレームに対しては、切り換わった同じプリセット値が用いられる。

## 【0150】

$r_7$  ~  $r_0$  の初期値の下位8ビットは、スクランブルバイト  $S_0$  として取り出される。その後、8ビットのシフトが行なわれ、次にスクランブルバイトが取り出され、2047回このような動作が繰り替えされる。 $r_7$  ~  $r_0$  より、スクランブルバイト  $S_0$  ~  $S_{2047}$  が取り出されると、データフレームは、メインバイト  $D_k$  からスクランブルドバイト  $D'_k$  となる。このスクランブルドバイト  $D'_k$  は、

## 【数6】

$D'k = DK \oplus Sk$  for  $k = 0$  to 2047

$\oplus$  means Exclusive-OR logical operation.

となる。

## 【0151】

次に、ECCブロックの構成について説明する。(D) (E)

図26にはECCブロックを示している。ECCブロックは、連続する32個のスクランブルドフレームから形成されている。縦方向に192行+16行、横方向に $(172 + 10) \times 2$ 列が配置されている。B0, 0, B1, 0, …はそれぞれ1バイトである。POは、PIは、エラー訂正コードであり、アウターパリティー、インナーパリティーである。

## 【0152】

図26のECCブロックは、(6行×172バイト)単位が1スクランブルドフレームとして扱われる。このようにスクランブルドフレーム配置として書き直した図が、図27である。つまり連続する32個のスクランブルドフレームからなる。さらに、このシステムでは、(ブロック182バイト×207バイト)をペアとして扱う。左側のECCブロックの各スクランブルドフレームの番号にLを付け、右側のECCブロックの各スクランブルドフレームの番号にRを付けると、スクランブルドフレームは、図27に示すように配置されている。つまり左側のブロックに左と右のスクランブルドフレームが交互に存在し、また右側のブロックにスクランブルドフレームが交互に存在する。

## 【0153】

つまり、ECCブロックは、32個の連続スクランブルドフレームから形成される。奇数セクタの左半分の各行は、右半分の行と交換されている。 $172 \times 2$ バイト×192行は $172$ バイト×12行×32スクランブルドフレームに等しく、情報フィールドとなる。 $16$ バイトのPOが、各 $172 \times 2$ 列にRS(208, 192, 17)のアウターコードを形成するために附加される。また10バイトのPI(RS(182, 172, 11))が、左右のブロックの各 $208 \times$

2行に付加される。PIは、POの行にも付加される。

#### 【0154】

フレーム内の数字は、スクランブルドフレーム番号を示し、サフィックスのR, Lは、スクランブルドフレームの右側半分と、左側半分を意味する。図26に示したPO, PIの生成は以下のような手順で行なわれる。

#### 【0155】

先ず、列j ( $j = 0 \sim 171$  と、  $j = 182 \sim 353$ ) に対して、16バイトの  $B_{i,j}$  ( $i = 192 \sim 207$ ) が付加される。この  $B_{i,j}$  は、次の多項式  $R_j(X)$  により定義されており、

この多項式は、アウターコードRS(208, 192, 17)を各  $172 \times 2$ 列に形成するものである。

#### 【0156】

#### 【数7】

$$\begin{aligned} R_j(X) &= \sum_{i=192}^{207} B_{i,j} \cdot X^{207-i} \\ &= \{I_j(X) \cdot X^{16}\} \bmod \{G_{PO}(X)\} \end{aligned}$$

#### 【0157】

ここで

#### 【数8】

$$I_{j,k}(X) = \sum_{i=0}^{191} B_{m,n} \cdot X^{191-i}$$

$$G_{PO}(X) = \prod_{k=0}^{15} (X + \alpha^k)$$

#### 【0158】

次に、行i ( $i = 0 \sim 207$ ) に対して、10バイトの  $B_{i,j}$  ( $j = 172 \sim 181$ ,  $j = 354 \sim 363$ ) が付加される。この  $B_{i,j}$  は、次の多項式  $R_i(X)$  により定義されており、

この多項式は、インナーコードRS(182, 172, 11)を(208×2)  
)/2の各行に形成するものである

## 【数9】

(For j = 172 to 181)

$$\begin{aligned} R_i(X) &= \sum_{j=172}^{181} B_{i,j} \cdot X^{181-j} \\ &= \{I_i(X) \cdot X^{10}\} \bmod \{G_{PI}(X)\} \end{aligned}$$

## 【0159】

ここで

## 【数10】

$$\begin{aligned} I_i(X) &= \sum_{j=0}^{171} B_{i,j} \cdot X^{171-j} \\ G_{PI}(X) &= \prod_{k=0}^9 (X + \alpha^k) \end{aligned}$$

## 【0160】

## 【数11】

(For j = 354 to 363)

$$\begin{aligned} R_i(X) &= \sum_{j=354}^{363} B_{i,j} \cdot X^{363-j} \\ &= \{I_i(X) \cdot X^{10}\} \bmod \{G_{PI}(X)\} \end{aligned}$$

## 【0161】

ここで

## 【数12】

$$I_i(X) = \sum_{j=182}^{353} B_{i,j} \cdot X^{353-j}$$

$$G_{PI}(X) = \prod_{k=0}^9 (X + \alpha^k)$$

$\alpha$  represents the primitive root of the primitive polynomial.

## 【0162】

## 【数13】

$$P(x) = x^8 + x^4 + x^3 + x^2 + 1$$

## 【0163】

図26の各Bマトリックスの要素である $B_{i,j}$ は、208行×182×2列を構成している。このBマトリックスは、 $B_{i,j}$ が $B_{m,n}$ で再配置されるように、行間においてインターリーブされている。このインターリーブの規則は以下の式で表される。

## 【0164】

## 【数14】

$m = i + \lfloor (i+6)/12 \rfloor *$	$n = j$ [when $i \leq 191, j \leq 181$ ]
$m = (i - 191) \times 13 - 7$	$n = j$ [when $i \geq 192, j \leq 181$ ]
$m = i + \lfloor i/12 \rfloor *$	$n = j$ [when $i \leq 191, j \geq 182$ ]
$m = (i - 191) \times 13 - 1$	$n = j$ [when $i \geq 192, j \geq 182$ ]

\* $\lfloor p \rfloor$  は、pより大きくなき最大整数を意味する。

## 【0165】

この結果、図28に示す様に、16のパリティー行は、1行ずつ分散される。つまり、16のパリティー行は、2つの記録フレーム置きに対して、1行ずつ配置される。したがって、12行からなる記録フレームは、12行+1行となる。この行インターリーブが行なわれた後、13行×182バイトは、記録フレームとして参照される。したがって、行インターリーブが行なわれた後の、ECCブロックは、32個の記録フレームである。1つの記録フレーム内には、図27で説明したように、右側と、左側のブロックの行が6行ずつ存在する。また、PO

は、左のブロック（ $182 \times 208$  バイト）と、右のブロック（ $182 \times 208$  バイト）間では、異なる行に位置するように配置されている。図では、1つの完結型のECCブロックとして示している。しかし、実際のデータ再生時には、このようなECCブロックが連續してエラー訂正処理部に到来する。このようなエラー訂正処理の訂正能力を向上するために、図28に示すようなインターリーブ方式が採用された結果である。

## 【0166】

次に、記録データフィールドの構成（ポイントF）について説明する。

## 【0167】

$13 \text{ 行} \times 182 \text{ バイト}$  の記録フレーム（ $2366 \text{ バイト}$ ）が連續変調され、これに2つの同期コードが付加される。1つの同期コードは第0列の前、もう1つの同期コードは第91番目の列の前に付加される。データフィールドの開始時は、同期コードY0の状態は、state 1（図30の状態1）である。記録データフィールドは、図29に示すように、 $13 \text{ セット} \times 2 \text{ sync}$  フレームである。 $29016$  チャンネルビット長の1つの記録データフィールドは、変調前は、 $2418$  バイトに等価である。

## 【0168】

図29のSY0-SY3は同期コード（SYNC）コードであり、図30に示すコードの中から選択されたものである。図29に記載されている数字24、数字1092はチャンネルビット長である。

## 【0169】

図29において偶数記録データフィールド（Even Recorded data field）及び奇数記録データフィールド（Odd Recorded data field）のいずれも最後の2シンクフレーム（すなわち最後の“SYNC codeがSY3”的部分とその直後の“シンクデータ”及び“SYNC codeがSY1”的部分とその直後の“シンクデータ”が並んだ部分）内のシンクデータ領域に図28で示したPO（Parity Out）の情報が挿入される。

## 【0170】

Even Recorded data field 内の最後の2シンクフレーム箇所には図27に

示した“左側のPOの一部”が挿入され、Odd Recorded data field内の最後の2シンクフレーム箇所には図27に示した“右側のPOの一部”が挿入される。図27に示すように1個のECCブロックはそれぞれ左右の“小ECCブロック”から構成され、セクター毎に交互に異なるPOグループ（左の小ECCブロックに属するPOか、右の左の小ECCブロックに属するPOか）のデーターが挿入される。

## 【0171】

同期コードSY3, SY1が連続する左側のデータフィールドは、図29の上段(A)に示されており、同期コードSY3, SY1が連続する右側のデータフィールドは、図29の下段(B)に示されている。

## 【0172】

図31は、情報記録媒体（光ディスク）の物理セクタレイアウトナンバリングの例を示している。図31(A)は単一層のディスクであり、図31(B)と図31(C)は、複数の層を有するディスクである。図31(C)のセクタ番号/Xは、xのビット値が0あるいは1に置き換えられ反転されるように計算される。セクタ番号/X 16の倍数である。

## 【0173】

図31に示すように、セクターアドレスを示すセクタ番号が設定される。本発明では再生専用情報記録媒体のみならず、記録可能形情報記録媒体に対しても片面2記録層に対応するフォーマットを提供している。

## 【0174】

本発明における再生専用情報記録媒体におけるリードインエリア(Lead-in area)内のデータ構造説明図を図32に示す。

## 【0175】

また、本発明の書き換え形情報記録媒体における全体のデータ構造説明図を図33に示す。

## 【0176】

4] 本発明の再生専用情報記録媒体（次世代DVD-ROM）における第1の実施例(C)

本発明では再生専用情報記録媒体（次世代DVD-ROM）における記録データのデータ構造は2種類許容し、記録するデータ内容によりコンテンツプロバイダーがどちらか一方を選択可能としている。

## 【0177】

4-1) 本発明の再生専用情報記録媒体（次世代DVD-ROM）の第1の実施例におけるデータ構造説明

本発明において情報記録媒体に記録可能なデータないしは情報記録媒体に記録されたデータが第1のデータ単位（ECCブロック401）を有し、前記第1のデータ単位は第2のデータ単位（セグメント411～418）から構成され、前記第2のデータ単位は第3のデータ単位（セクター230～241）から構成され、前記第3のデータ単位は第4のデータ単位（シンクデータ432）から構成され、かつ、前記第1のデータ単位内でデータのエラー検出もしくはエラー訂正が可能である事を特徴としている。

## 【0178】

すなわち本発明実施例では情報記録媒体221の種類（再生専用／追記可能形／書き換え可能形）に依らず、情報記録媒体221上に記録されるデータは図34に示すようなデータ単位に階層構造を持っている。データのエラー検出もしくはエラー訂正が可能となる最も大きなデータ単位である一個のECCブロック401内は8個のセグメント411～418に分割されている所に本発明の最も基本となる特徴が有る〔発明ポイント（G）に対応〕。前記1個のセグメント411～418はそれぞれ4個のセクター230～233または234～238から構成されている。図34に示す各セクター230～241は図3に示したパック単位で記録するセクター231～238と同じ内容を示している。図29と図28で既に説明し、再度図34に示すように、各セクター230～241内はそれぞれ26個ずつのシンクフレーム#0 420～#25 429から構成される。1個のシンクフレーム内は図30に示したシンクコード431とシンクデータ432を構成する。1個のシンクフレーム内は図29に示すように1116チャネルビット（24+1096）のデータが含まれ、この1個のシンクフレームが記録される情報記録媒体221上の物理的距離であるシンクフレーム長4

3 3 は至る所ほぼ一定（ゾーン内同期のための物理的距離の変化分を除いた場合）になっている。

#### 【0179】

また、再生専用情報記録媒体において複数種類の記録形式を設定可能とする所〔発明ポイント（C）に対応〕にも本発明の特徴がある。具体的には再生専用情報記録媒体の第1の実施例と第2の実施例に示す2種類の記録形式が有る。本発明再生専用情報記録媒体における第1の実施例と第2の実施例の違いを図35に示す。図35（a）は第1の実施例を示し、各セグメント #1 411～#8 418 間は物理的に詰めて連続して情報記録媒体221上に記録される。それに対して第2の実施例では図35（b）に示すように各セグメント #1 411～#8 418間にそれぞれヘッダ領域#1 441～#8 448が挿入配置されている所が異なる〔発明ポイント（H）に対応〕。各ヘッダ領域#1 441～#8 448の物理的長さは前記シンクフレーム長433に一致している。

#### 【0180】

図31から分かるように情報記録媒体221に記録されるデータの物理的距離は前記シンクフレーム長433を基本単位として扱われているため、前記各ヘッダ領域#1 441～#8 448の物理的長さもシンクフレーム長433に一致させることで情報記録媒体221上に記録されるデータに対する物理配置の管理やデータへのアクセス制御が容易になるという効果を持つ。

#### 【0181】

4-2) 本発明の再生専用情報記録媒体（次世代DVD-ROM）の第2の実施例との共通部分

Lead-in と Lead-out の部分は詰めて記録するデータ構造とする、〔効果〕…情報記録媒体内の全領域に渡りデータ構造が異なると、再生装置が情報記録媒体の再生を初めて開始する時にどちらで対応すれば良いか迷い、再生開始時間が必要以上に掛かってしまう。情報記録媒体の一部（Lead-inとLead-outの部分）のデータ構造を共通とする事で起動時（情報記録媒体装着直後の情報再生装置または情報記録再生装置の再生開始時）にまず最初にその部分にアクセスし、最

低限必要な情報を同一フォーマットで再生が行える。従って起動時に安定かつ高速に再生を開始する事が可能となる。

## 【0182】

4-3) 2種類のフォーマットの識別情報の記録場所 [発明ポイント(C)に対応]

(4-311) 同一ディスク内ではフォーマットは共通とする (ディスクの途中からフォーマット変更不可)、

他の実施例として

(4-312) 記録するコンテンツ内容に応じて同一ディスク内で2フォーマット混在を許す、また

(4-313) DVD-ROMのフォーマット識別フラグ情報 (2案を一部含むか) をディスクに記録する、

(4-321) フォーマット識別フラグ情報を共通のフォーマット領域内に記録する…図32に示した Control Data Zone 内に記録する、

(4-322) フォーマット識別フラグ情報は記録可能領域に記録する…書き換え可能形情報記録媒体に対しては図33のRewritable data zone 内の Disc identification zone 内に上記識別フラグを持たせる。

## 【0183】

5] 本発明の再生専用情報記録媒体 (次世代DVD-ROM) における第2の実施例

5-1) セグメント間に“ROMヘッダ”を配置する構造説明

本発明再生専用情報記録媒体における第2の実施例に示す記録形式は上述し図35(b)に示すように各セグメント #1 411 ~ #8 418 間にヘッダ領域 #1 441 ~ #8 448 を挿入配置した構造となっている [発明ポイント(C)に対応]。

## 【0184】

5-2) 第2の実施例における“ROMヘッダ”内の具体的なデータ構造説明

[発明ポイント(H)に対応]

従来のROMメディアにおける再生動作では、先ず要求データブロックが含ま

れた誤り訂正ブロックを読み出す必要があり、現在位置から指定ブロックが存在するであろう位置をブロック番号差などから計算し、位置を予測してシーク動作を開始する。予測された指定場所までシーク後に、情報データから読み出しクロックを抽出してチャネルビット同期やフレーム同期信号の検出並びにシンボル同期を行い、シンボルデータを読み出し、その後にブロック番号を検出して指定ブロックであることを確認する事になる。即ち、一般のROMメディア再生では、情報ピットによるRF信号しか検出信号が存在しない為、ディスク回転制御や情報線速度、更にはデータ読み出しクロックであるチャネルビット読み出しクロック生成など、全てがRF信号に委ねられる。記録再生メディアでは、記録場所を指定するために、本発明の目指す所であるアドレス情報等が、データ情報の記録とは別の信号形態で存在する事から、チャネルビットクロック生成PLLなどは、そのような信号を用いて、線速度等を検出する事が可能であり、PLLの発信周波数を正しいチャネルビットクロック周波数の近傍に制御させておくことが可能となる。このためPLLのロックアップタイムを短縮できるだけでなく、暴走防止も可能など最適なシステムの提供が可能になっている。しかしながら、ROMメディアではこのような信号が利用できない事から同様の制御システムが利用できない為、従来情報信号の最大符号長( $T_{max}$ )や最短符号長( $T_{min}$ )信号を利用するなどでシステムを構築していた。即ち、ROMメディアでは如何にPLLを早期ロック状態にする事ができるかが重要であり、その為の信号形態の提供が望まれていた。しかし、既存のCDやDVDにおけるROMメディアは、記録密度のみに着目してデータ/トラック構造が決められ、その後に記録再生メディアのデータ/トラック構造を構築した事から、メディア毎に異なるデータストリームなどになっている。

#### 【0185】

ROMメディアやR/RAMなどの記録再生メディアのデータストリームを近似させながら、更に次世代メディアの記録方式開発にあたっては、記録密度向上施策が導入が検討されている。この記録密度向上技術の一つとして、変調効率向上があり、記録再生ビーム径に対する最短ピット長( $T_{min}$ )の縮小される、新しい変調方式導入が考えられている。ビーム系に対して最短ピット長が縮小さ

れると、信号振幅は取れなくなりデータの読み出しはP R M L技術などで可能になつても、チャネルビット分離を行うチャネルビットクロック生成用P L Lの位相検出が困難となる。上記に記載したとおりピット信号のみに頼るR O MメディアでのP L Lロック容易性は、高密度化技術の導入で益々厳しくなる事から、高速シーク等も難しくなり、そのための補助信号挿入が必要になってきている。

## 【0186】

本発明再生専用情報記録媒体における第2の実施例に示す記録形式は上述し図35(b)に示すように、R O Mメディアも各セグメント#1 411～#8 418間にヘッダ領域#1 441～#8 448を挿入配置した構造とし、ヘッダ領域にシーク容易性並びにチャネルビットクロック生成用P L Lのロック容易性に必要な信号を挿入する事で、記録再生メディアの再生処理と同様な制御が実現可能を実現する目的もある。

## 【0187】

図68は、R O Mメディアにおけるヘッダ領域の1実施例を示した図である。ヘッダ領域は、ヘッダー同期(Header Sync)1001と特定コード(Specific code)1002から構成され、Header Syncは情報信号中のTmaxより長いチャネルビット長が複数回繰り返された構成とし、Specific codeは誤り訂正ECCブロックナンバーやセグメント番号(Segment-No)、更に著作権保護信号やその他の制御情報信号を構成させる。情報データのフレーム同期信号に使われるTmax信号は、チャネルビット同期とシンボル同期性能を考慮して符号長が決められるが、セグメントヘッダ領域の同期信号はその制約が少ない為、可变速再生におけるシーク動作中において、他の情報データ領域とは異なる信号形態が検出できれば、その検出距離を調べる事で、線速度などの予測信号になり、チャネルビットクロック生成用P L Lの発信周波数が暴走していても、近傍に制御させる事が可能になる。具体的な方法としては、フレーム同期信号等に挿入されているTmax信号より更に符号長の長い信号を複数回構成する方法等が考えられる。

## 【0188】

Specific codeは、データ領域では構成されない特殊制御信号を配置させることに利用できる。例えば、著作権保護信号やメディア固有情報信号等であり、その

のような特殊情報領域を確保しておく事で、システム発展性も可能になる。

### 【0189】

図69は、別の実施例を示した図である。ヘッダ領域は、ヘッダー同期(Header Sync)1001とランダムコード(Random code)1003から構成される。図68のSpecific codeの領域に、チャネルピットクロック生成用PLLが容易にロック状態に入れるようなランダム信号を配置するものである。従来DVD-RAM等の記録メディアではPLLが容易にロック状態を実現できるよう、一定符号長の繰り返し信号(VFO)を挿入していた。ROMメディアでは、トラッキングエラー信号検出方法として位相差検出法が採用される可能性が高く、この位相差検出法では、隣接トラックの信号パターンが本トラックの信号パターンと近似したまま続くと、隣接トラックからのクロストークによってトラッキングエラー信号が検出出来なくなる現象が発生する。このため、記録メディアなどに使われる一定周期の信号で構成されるVFO信号の採用は問題がある。一方で、高密度化対応としてPRML方式等使われる場合の最短符号長では、チャネルピットクロック生成PLLでの位相差検出が困難な信号が多くなる。当然PLLの位相ロック容易化からは、位相検出回数が多いほうが検出感度が高くなるため、その点を考慮する必要がある。そこで、図69におけるRandom code部分は、PLL位相検出に信頼性がない最短ピット側の一部符号長と検出回数が少なくなる最長ピット側の一部符号長を削除した限定された符号長の組合せによるランダム信号を導入するものである。即ち、ラン長制限された符号によるランダム信号を利用する。

### 【0190】

尚、図68におけるSpecific codeもセグメントナンバーで初期値が指定される乱数発生器からのランダム信号でスクランブルする事も考えられる。このときのスクランブルデータを記録信号に変調する時、変調テーブルを変形して、ラン長制限された記録信号ストリームになるよう構成する事が望ましい。このような処理によって、現行DVD-ROMのデータ領域で対応しているスクランブル処理機能と同様に、Specific code領域での隣接トラックパターン一致を防止する事が可能になる。

## 【0191】

6] 本発明の記録可能形情報記録媒体と上記再生専用情報記録媒体（次世代DVD-ROM）とのフォーマット上の関係説明

図36を用いて本発明における記録可能形の記憶媒体と再生専用情報記録媒体での記録形式（フォーマット）上の関係を説明する。図36(a)と(b)は図35に示した再生専用情報記録媒体の第1と第2の実施例をそのまま転記した物である。記録可能形情報記録媒体に対しては再生専用情報記録媒体の第2の実施例と同じく、各セグメント#1 411～#8 418の間にシンクフレーム長433と同じ長さのヘッダ領域を設けている。但し、再生専用情報記録媒体と図36(c)に示す追記形情報記録媒体のヘッダ領域#2 452～#8 458とではそれぞれヘッダ領域に記録するデータ（記録マーク）のパターンが異なる。同様に図36(b)に示す再生専用情報記録媒体のヘッダ領域#2 442～#8 448と図36(d)に示す書き換え形情報記録媒体のヘッダ領域#2 462～#8 468ではそれぞれヘッダ領域に記録するデータ（記録マーク）のパターンが異なる。それにより情報記録媒体221の種別判別が可能となる。

## 【0192】

再生専用情報記録媒体のヘッダ領域の利用方法に関しては、前記〔5〕項で説明したが、ここで改めて再生専用情報記録媒体と記録可能型情報記録媒体について、その違いからくるヘッダ領域の利用方法について、図36(b)、(c)、(d)にて説明する。尚、ここで示した追記型情報記録媒体とは、記録動作が一回のみのライトワンス型記録媒体であり、通常は連続した記録処理が行われるが、特定のブロック単位で記録する場合は、前に記録したブロックに連続して、追記方式で次にデータブロックを記録する方式が採られる為、図36では追記型情報記録媒体と読んでいる。

## 【0193】

各メディアのヘッダ構造に違いを説明する前に、再生専用情報記録媒体と記録再生形媒体のデータストリームの違いを説明しておきたい。再生専用情報記録媒体は、チャネルビット及びシンボルデータの関係が、ヘッダ領域も含めて全デー

タブロックで、指定された関係で連続している。しかしながら、追記型情報記録媒体では、記録動作が停止したブロック間では、少なくともチャネルビットの位相は変化してしまう。書き換え型情報記録媒体では、セグメント単位で位相が変化してしまう可能性が高い。即ち、再生専用媒体では、チャネルビット位相は最初から最後まで連続しているが、記録形媒体では、ヘッダ領域でチャネルビット位相が大きく変化してしまう性質がある。

#### 【0194】

一方で、記録形媒体は記録トラックは物理的に記録トラック溝が構成され、その溝は記録レート制御やアドレッシング情報の挿入などの目的で、ウォブリングされている事から、チャネルビットクロック生成PLLの発信周波数を制御可能であり、可变速再生などの処理動作においても、発信周波数の暴走防止が可能である。但し、追記型情報記録媒体では、記録完了後の媒体は再生専用として用いられる事から、〔5〕項で説明したトラッキングエラー検出方法が位相差方式を導入された場合の配慮である、隣接トラック間での記録信号パターン一致は避けたい。書き換え型情報記録媒体では、一般にトラッキングエラー検出法として位相差方式が利用されない構造の場合は、隣接トラックでの情報信号パターン一致に対しては問題が生じないため、ヘッダ領域はチャネルクロック生成PLLが容易にロックできるような構造、即ち図69におけるRandom code領域はVFOのような一定周期の信号が望ましい。

#### 【0195】

このような媒体の種類で、異なる性質があることから、図36の(b)ヘッダ領域442、(c)ヘッダ領域452、(d)ヘッダ領域462では、その構造が媒体の特質を考慮した最適化されたデータ構造を導入される。

#### 【0196】

再生専用情報記録媒体のヘッダ領域では、線速度検出が容易なパターン、及びランダム信号によるチャネルビット生成PLLへのロックが容易な信号である。

#### 【0197】

追記型情報記録媒体のヘッダ領域では、チャネルビットクロック生成用PLLの発信周波数はウォブリング検出で暴走防止がされて近傍制御が可能であるから

、ヘッダ領域での位相変動に対処した、ランダム信号によるチャネルピット生成PLLのロック容易化信号で構成されている。

## 【0198】

書き換え型情報記録媒体では、PLLロック容易化は一定周期のVFOパターンが導入可能であり、その他ヘッダマーク信号等で構成されている。

## 【0199】

尚、これら情報記録媒体の種別でヘッダ領域を異ならせる事によって、メディア識別が容易であり、著作権保護システムからも再生専用と記録可能型媒体が異なる事により、保護能力を向上させる事になる。

## 【0200】

7] 本発明の書き換え可能形情報記録媒体実施例における共通な技術的特徴の説明

## 7-1) ゾーン構造の説明

本発明における書き換え可能形情報記録媒体では図37に示すようにゾーン構造を取る。ゾーン構造内の各ゾーン毎のセグメント数とトラック数などについては図33に詳細に示してある。

## 【0201】

本発明では再生線速度	: 5.6 m/s
チャネル長	: 0.086 μm
トラックピッチ	: 0.34 μm
チャネル周波数	: 64.8 MHz
記録データ(RF信号)	: (1,7)RLL
ウォブル搬送波周波数	: 約700 kHz (93T/Wobble)
変調位相差 [deg]	: ±90.0
Segment/track	: 12~29セグメント
Zone	: 18ゾーン程度

としている。

## 【0202】

7-2) 本発明実施例におけるアドレス情報の記録形式説明（位相変調+N R

## Z法によるウォーブル変調)

本発明では記録形情報記録媒体におけるアドレス情報はウォーブル変調を用いてあらかじめ記録されている。ウォーブル変調方式として±90度(180度)の位相変調を用いると共にNRZ(Non Return to Zero)方法を採用している。また、書き換え形情報記録媒体に対してはL/G(Land and Groove)記録方法を使っている。L/G記録方法でウォーブル変調方式を採用している所に本発明実施例の大きな特徴が有る。図38を用いて具体的な説明を行う。本発明実施例では1アドレスビット(アドレスシンボルとも呼ぶ)領域511内を8ウォーブルまたは12ウォーブルで表現し、1アドレスビット領域511内は至る所周波数および振幅と位相は一致している。また、アドレスビットの値として同じ値が連續する場合には各1アドレスビット領域511の境界部(図38の“黒の三角印”を付けた部分)で同位相が継続し、アドレスビットが反転する場合にはウォーブルパターンの反転(位相の180度シフト)が起きる。

## 【0203】

## 7-3) L/G 記録方法とウォーブル変調による不定ビット混入の説明

情報記録媒体221上のアドレスを示す情報として本発明における書き換え可能形情報記録媒体ではゾーン識別情報で有るゾーン番号情報とセグメントアドレス情報で有るセグメント番号情報およびトラックアドレス情報を示すトラック番号情報の3種類のアドレス情報を有する。セグメント番号は1周内の番号を意味し、トラック番号はゾーン内の番号を意味している。図37に示すゾーン構造を採用した場合には上記アドレス情報の内ゾーン識別情報とセグメントアドレス情報は隣接トラック間で同じ値を取るが、トラックアドレス情報に関しては隣接トラック同士で異なるアドレス情報を取る。

## 【0204】

図39に示すようにグループ領域501においてトラックアドレス情報として“…0110…”が記録され、グループ領域502においてトラックアドレス情報として“…0010…”が記録され場合を考える。この場合、隣接するグループ領域で“1”と“0”的間に挟まれたランド領域503ではランド幅が周期的に変化し、ウォーブルによるアドレスビットが確定しない領域

が発生する。本発明ではこの領域の事を“不定ビット領域504”と呼ぶ。この不定ビット領域504を集光スポットが通過すると、ランド幅が周期的に変化するため、ここから反射し、（図示しないが）対物レンズを通過して戻ってくるトータル光量が周期的に変化する。前記ランド内の不定ビット領域504内にも記録マークを形成するため、この記録マークに対する再生信号が上記の影響で周期的に変動し、再生信号検出特性を劣化（再生信号のエラーレイトの悪化）を引き起こすと言う問題が発生する。

#### 【0205】

7-4) 本発明実施例に採用されるグレイコードと特殊トラックコード（本発明対象）についての内容説明

本発明では上記不定ビット504領域の発生頻度の低減を目指し、既存に知られている“グレイコード”もしくは前記グレイコードを改良し、本発明で新たに提案する（発明対象のポイントとなる）特殊トラックコードを使用する〔発明ポイント（O）に対応〕。

#### 【0206】

図40にグレイコードを示す。10進数で“1”変化する毎に“1ビットのみ変化”する（交番2進的になる）所にグレイコードの特徴がある。

#### 【0207】

図41に本発明で新規に提案する特殊トラックコードを示す。この特殊トラックコードは10進法の値で“2”変化する毎に“1ビットのみ変化”する（トラック番号mとm+2が交番2進的になる）と共に整数値nに対して $2^n$ と $2^{n+1}$ の間では最上位ビットのみが変化し、それ以外の全下位ビットが全て一致する特徴を持っている。本発明における特殊トラックコードは上記実施例に限らず、10進法の値で“2”変化する毎に“1ビットのみ変化”する（トラック番号mとm+2が交番2進的になる）と共に $2^n$ と $2^{n+1}$ の間で有る“特定の関係を保持”しながらアドレスビットが変化する特徴を持っているコードを設定することで本発明実施例の範囲を満足する。

#### 【0208】

8] ウオーブルアドレスフォーマット配置に関する実施例説明

## 8-1) セグメントフォーマットの実施例説明

書き換え形情報記録媒体に記録する書き換え可能なデータの記録フォーマットを図42に示す。図42(a)は前述した図36(d)と同じ内容を示している。本発明実施例では書き換え可能なデータはセグメント毎の書き換えを行い、書き換え単位内の書き換え可能なデータ構造を図42(c)に示す。セグメント#2情報の書き換え単位531で情報記録媒体に対する書き換え可能なデータの書き換えを行うが、セグメント#2内の書き換え可能データ525のデータ内容は図36に示すように再生専用情報記録媒体(図36(a)、(b))、追記形情報記録媒体(図36(c))など媒体の種類に依らず全て同じ形式のデータ構造を持っており、それぞれ9672バイト分のデータが記録可能になっている。すなわちセグメント#2内の書き換え可能データ525のデータ内容は図34に示すようにそれぞれ4個ずつのセクターデータから構成され、各セクターデータは図34あるいは図29(データフィールド構造)に示すように26個ずつのシンクフレームから構成される。図42(c)に示すようにセグメント#2情報の書き換え単位531内はセグメント#2内の書き換え可能データ525に先行してコピープロテクション対応のコピー情報領域524分に2バイト割り当てて有り、その前にVFO領域の終わり位置を示すプリシンク領域523に3バイト設定されている。35バイト分設定して有るVFO(Variable Frequency Oscillator)領域522は書き換え可能データ525再生時の同期合わせように利用される。書き換え可能データ525の直後には書き換え可能データ525の終了位置を示すポストアンブル領域526が配置されている。セグメント#2情報の書き換え単位531の先端部と後端部にはガード領域521、527が配置されている。前側ガード領域521は30バイト+J、後側ガード領域527は22バイト-Jとなっており、“J”の値を変える事でセグメント#2情報の書き換え単位531の書き出し／書き終わり位置を変化させる“ランダムシフト”が可能になっている。相変化形記録膜の場合には書き換え可能なデータの書き出し／書き終わり位置で顕著に記録膜の特性劣化が起こり易いと言う特徴がある。本発明実施例では上記のようにランダムシフトする事で相変化形記録膜の特性劣化を防止する事が出来る。

## 【0209】

書き換え単位の物理的範囲の比較をするため、図42（b）にセグメント#1情報の書き換え単位の一部530を、図42（d）にセグメント#3情報の書き換え単位の一部532を示している。書き換え時の重複箇所541、542で前側ガード領域522と後側ガード領域527が一部重複するように書き換えを行う所に本発明の特徴がある〔発明ポイント（I）に対応〕。そのように一部重複させて書き換えする事で片面2記録層の記録可能な情報記録媒体における層間クロストークを除去できる。

## 【0210】

次に図43を用いて本発明記録可能な情報記録媒体におけるウォーブル変調を用いたアドレス情報の記録形式について説明する。図43（a）は図36（c）または（d）に一致する。図43では書き換え可能な情報記録媒体について説明しているが、本発明実施例ではそれに限らず追記形情報記録媒体に対しても適応可能である。すなわち図43における書き換え形のヘッダ領域462、463の代わりに追記形のヘッダ領域452、453を置き換える事が可能である。セグメント#2 412の情報が記録される物理的な領域は図43（b）に示すように180度位相変調を用いたウォーブル変調によるウォーブルアドレス領域551として予め記録されており、図38もしくは図39に示すようにグループ領域501がウォーブルされている。この領域には合計で1248周期のウォーブルが予め記録されている。本発明実施例では図38に示すようにNRZ法を用い、8ウォーブルまたは12ウォーブルで1アドレスビットを表現する。また図43（c）に示すように、このウォーブルアドレス領域551内は2領域に分割され、ウォーブルアドレス1の配置領域561とウォーブルアドレス2の配置領域562（各領域内はそれぞれ624周期のウォーブルが配置される）から構成されているが、両者内には（スクランブル処理により変調情報形態は異なるが）実質的に同一なアドレス情報が記録されている。このように1セグメント#2 412当たりに複数回のアドレス情報を配置する〔発明ポイント（J）に対応〕所に本発明の特徴がある。更に図43（b）に示すようにウォーブルアドレス領域551の前後の書き換え形のヘッダ領域462、463が記録される領域には後述

するトラック番号偶数／奇数判定領域552、553が存在する。

#### 【0211】

図43(d)は本発明における他の実施例を示した物で、トラック番号偶数／奇数判定領域552、553の代わりにトラックアドレス記録領域571、572が配置されている。このトラックアドレス記録領域571、572に関する詳細な内容説明は後述する。

#### 【0212】

##### 8-2) トラックアドレス個々にEDCが付く実施例説明

図43(c)で示したウォーブルアドレス1の配置領域561もしくはウォーブルアドレス2の配置領域562内のデータ構造を図44と図45に示す。いずれも図38に示したアドレスビット表現で記述して有る。図44、図45では、細かくエラー訂正単位606とエラー検出単位6-7, 608に分割し、不定ビット影響をエラー検出単位内に止め、他のデータに対する再生信頼性を保証する。不定ビット位置に対しても、トラックの偶数／奇数検知で判別可能とする。図44の例では、 $0 \leq K \leq 4$ であり、“トラック番号情報”にグレイコードまたは特殊トラックコードを使う。セグメントアドレス情報に対応するセグメント番号は“000001”以降から開始する。

#### 【0213】

図44と図45で示した実施例では1アドレスビットを8ウォーブルで表現している。また、図44と図45内に示された括弧内の“(…b)”は各情報のアドレスビット単位でのデータ長を表しており、全部の合計値は78アドレスビット=624ウォーブルに相当する。ウォーブルアドレス配置領域561、562内のデータ構造は基本的にはウォーブルアドレスの開始位置を示すアドレスシンク情報603、トラックアドレス情報記録領域605及びトラックアドレス以外のアドレス情報記録領域604から構成されている。本発明実施例では図44に示した書き換え形情報記録媒体では図37に示すゾーン構造を取り、図45に示した追記形情報記録媒体ではCLV(Constant Linear Velocity)の構造を取る。

#### 【0214】

従って、その構造の違いが図44と図45のフォーマットの違いに現れている。ゾーン構造を取る書き換え形情報記録媒体では図27に示したECCブロック内で不定ビットが縦方向に並ぶのを防ぐために（詳細は後述）、前端のアドレスビット位置シフト領域601と後端のアドレスビット位置シフト領域602を儲け、最大4アドレスビット分前後にシフト可能にしている〔発明ポイント（R）に対応する〕。図44における“K”の値は0から4までの任意の値が取れ、ウォーブルアドレスの配置領域561、562毎に値が変化するように（図示していないが）乱数発生器の出力値を利用して“K”の値を設定するようになっている。

## 【0215】

ウォーブルアドレスの配置領域561、562内に記録されるアドレス情報として図44に示す書き換え形情報記録媒体においては以下の1. 2. 3. 4に示す情報が記録される。

## 【0216】

1. トラックアドレス情報605…ゾーン内のトラック番号を意味し、実質的に同じ内容のトラック番号をトラック番号情報A 611とトラック番号情報B 612に2度書きするが、後述するようにデータスクランブル処理を行うため、スクランブル後ではトラック番号情報A 611とトラック番号情報B 612では異なるデータコードの形としてトラックアドレス情報記録領域605内に記録される〔発明ポイント（U）に対応〕。

## 【0217】

2. セグメントアドレス情報621、622…トラック内（情報記録媒体221内での1周内）でのセグメント番号を示す情報で実質的に同じ内容のセグメント番号がセグメントアドレス情報621と622に2度書きされる。最初のセグメントアドレス情報621はデータスクランブルのための“種”的情報として利用されるため、生の形（スクランブルによるコード変換されない形）で記録されるのに対し、後ろのセグメントアドレス情報622はデータスクランブル処理を行った後の変換後コードの形で情報記録媒体221に記録される〔発明ポイント（U）に対応〕。図38に示した1アドレスビット領域511の境界部（“三角

印”の部分)でアドレスビットの値が変化するので情報再生装置または情報記録再生装置ではこの境界部位置にPLL(Phased Lock Loop)を掛けてアドレスビットの検出を行っている。従ってこのアドレスビットの値(“0”か“1”か)として、同じ値が長く続くと上記の境界部位置に対するPLLの位相がずれてしまう。そのため、同じアドレスビットの値が長く続くのを防止するためデータスクランブルを掛けている〔発明ポイント(T)に対応する〕。

## 【0218】

しかし前述したように最初のセグメントアドレス情報621はデータスクランブルのための“種”的情報として利用されるため、生の形(スクランブルによるコード変換されない形)で記録される。図44に示すようにセグメントアドレス情報621のデータ長は6ビットと長く、最初のセグメントアドレス情報621に対して同じ値が長く続かないような処理を本発明では行っている。セグメントアドレス情報621としてセグメント番号を“0”からカウントするとセグメントアドレス情報621内に6ビット“0”が続く“000000”的パターンが現れてしまう。上記の問題を回避するため、本発明ではセグメント番号として“000001”からカウントしている所に本発明の特徴がある〔発明ポイント(K)に対応〕。

## 【0219】

本発明実施例は上記内容に限らず、アドレス番号付与方法に条件を加える所に特徴があり、上記実施例の他に例えばアドレス番号情報内に“1”または“0”がn回(例えばnは3以上または4以上とする事が出来る)以上連続して現れるアドレス番号に対して欠番にするなどの条件を加える方法もある。

## 【0220】

3. ゾーン識別情報625、626…情報記録媒体221内のゾーン番号を示し、図37に示した“Zone(n)”の“n”的値が記録される。ゾーン識別情報625、626は2度書きされるが、いずれもデータスクランブルの対象となる。

4. 記録層識別情報626、627…本発明の情報記録媒体221においては再生専用、追記形、書き換え形いずれも図3、図34に示すように記録層A 2

222 と記録層B 223 を持ち、いずれも同一面側から再生もしくは記録再生可能な“片面2記録層”の構造を有している。現在再生もしくは記録している記録層が記録層A 222 と記録層B 223 のいずれの層に対応しているかを示す情報が記録層識別情報626、627で、記録層番号で示され、2重書きされている。

#### 【0221】

本発明の思想では、上記1. 2. 3. 4の情報が記録される。また、図43に示すようにウォーブルアドレス領域551は多分割され、それぞれに上記アドレス情報が記録されている。従って、現在再生中のアドレス情報がウォーブルアドレス配置領域561、562内のどちらに対応しているかをウォーブルアドレス番号情報623、624に記録されている。更に図44に示した書き換え形情報記録媒体では同一トラック内でセグメント番号が最後の値を示している場所に対してはトラック内最終セグメント識別情報628、629の情報を持っている。

#### 【0222】

図45に示すように追記形情報記録媒体においては前述したようにCLV方式を採用しているため、ゾーン識別情報625、626とトラック内最終セグメント識別情報628、629は不要となる。またこの場合には、トラック番号は情報記録媒体221全域にわたる通し番号がふられるため、データ長が図44の12ビットから図45では20ビットに増えている。

#### 【0223】

図44、図45いずれの場合でもトラックアドレス以外のアドレス情報記録領域604内で1個のエラー訂正単位606を構成し、トラックアドレス情報記録領域605内では個々のトラック番号情報A 611とB 612毎にエラー検出単位607、608を構成している。このようにウォーブルアドレスの配置領域561、562内を複数のエラー訂正単位606やエラー検出単位607、608に分離する事で図39に示すような不定ビット領域504の混入による影響を1個のエラー検出単位607、608内に閉じこめ、その外に有るデータ領域への不定ビット領域504の混入による影響を遮断する事が出来る。その結果、不定ビットを含まないエラー訂正単位606やエラー検出単位607、608の

情報に対してはエラー訂正処理やエラー検出処理による高い読み取り信頼性を確保する事が可能となる【発明ポイント（P）に対応】。また、いずれも最初のセグメントアドレス情報621から記録層識別情報626までの8ビットをデータスクランブルのための“種”情報記録領域641と見なし、図44ではゾーン識別情報625からトラック番号情報B 612までの範囲を、図45ではセグメントアドレス情報622からトラック番号情報B 612までの範囲をデータスクランブル対象データ642としている。本発明実施例のようにデータスクランブルの“種”情報内にセグメントアドレス情報621またはウォーブルアドレス番号情報623を含めることで同一トラック内でセグメント毎およびウォーブルアドレス配置領域561、562毎にスクランブルの“種”情報が異なる。その結果、スクランブル処理後のトラック番号情報A 611、B 612の記録コード（変換後のコード）がセグメント毎およびウォーブルアドレス配置領域561、562毎に変化するため、不定ビット領域（図39の504）の位置が変わり、図28に示したECCブロック内で不定ビットが縦に並ぶのを防止する働きをする。

## 【0224】

図46を用いて本発明実施例におけるウォーブルアドレスデータの作成プロセス順を示す。まず始めにST01では上記の各種アドレス情報（スクランブルする前の元データ）を作成する。次にST02としてトラック番号情報A 611とB 612に対して図40または図41に示すグレイコード変換または特殊トラックコード変換処理を施す【発明ポイント（O）に対応】。更にST03として上記各種アドレス情報の中からデータスクランブルのための“種”情報記録領域641内に含まれる最初のセグメントアドレス情報621から記録層識別情報626までの8ビットを抽出する。この種情報をを利用してデータスクランブルを掛ける範囲642に含まれる全対象データに対してデータスクランブルを掛ける（ST04）【発明ポイント（T）（Q）に対応する】。その後でエラー訂正単位606に含まれるセグメントアドレス情報621からトラック内最終セグメント識別情報629に至る24ビット（図45ではセグメントアドレス情報621から記録層識別情報627までの16ビット）に対して8ビットのECC（

Error Correction Code ) 情報 630 を付加する。そして ST06 として最後にエラー検出単位 607、608 に対する EDC (Error Detection Code) 情報を付加する [発明ポイント (Q) に対応する]。

#### 【0225】

本発明におけるデータスクランブルと EDC (Error Detection Code) 情報の付加方法の特徴について下記に説明する。図 4 7 に示すようにグレイコード系列あるいは特殊トラックコード系列のデータ列 651 に対して任意のデータとの間でビット単位での“加算演算”、“減算演算”または“Exclusive OR”演算のいずれかあるいはそれらの組み合わせ演算を行った後で得られるデータ系列はグレイコード特性あるいは本発明の特殊トラックコード特性が不变に保持されるとする特徴がある。上記の特徴を生かし、任意のデータとの間でビット単位での“加算演算”、“減算演算”または“Exclusive OR”演算のいずれかあるいはそれらの組み合わせ演算の範囲内でデータスクランブル処理と EDC (Error Detection Code) 情報の付加処理を行う所に本発明の大きな特徴が有る [発明ポイント (P) (Q) に対応する]。

#### 【0226】

図 4 8 にウォーブルアドレスデータに対するスクランブル／デスクランブル回路の実施例を示す。図 4 8 におけるシフトレジスタ回路 101 と Exclusive OR 回路 104 の組み合わせで“M 系列”の乱数発生器を構成している。図 4 6 のステップ ST03 でスクランブルのための“種”データを抽出し、その値をシフトレジスタ回路 101 の初期値としてセットする。図 4 6 のステップ ST04 におけるスクランブル処理において図 4 4 または図 4 5 に示したデータスクランブルを掛ける範囲 642 のデータで有り、図 4 6 のステップ ST01 で作成したスクランブル処理前のデータを逐次シフトレジスタ回路 102 内に転送し、シフトレジスタ回路 101 の“r0”から“r8”までのデータとビット単位での“Exclusive OR”演算を行う [発明ポイント (Q) に対応する]。

#### 【0227】

8 ビット毎にシフトレジスタ回路 103 にロードし、スクランブルデータ 643 として出力する。トラック番号情報 A 611 の各ビットがシフトレジスタ回

路102に入る時とトラック番号情報B 612の各ビットがシフトレジスタ回路102に入る時ではシフトレジスタ回路101の“r0”から“r8”までのデータパターンが異なるため、スクランブル処理後のトラック番号情報A 611のパターンとトラック番号情報B 612のパターンが異なる。また、本発明実施例ではスクランブルの“種”情報内にウォーブルアドレス1の配置領域561とウォーブルアドレス2の配置領域562で値の異なるウォーブルアドレス番号情報623が含まれているため、同一セグメント内の2アドレス領域同士で（ウォーブルアドレス1の配置領域561とウォーブルアドレス2の配置領域562で）パターンを変化させる事が出来る〔発明ポイント（U）に対応する〕。

## 【0228】

図48に示した実施例ではスクランブル処理により同一セグメント内の2アドレス領域同士でパターンを変化させているが、他の実施例としてスクランブル処理する代わりにトラック番号情報A 611とB 612の間、またはウォーブルアドレス1の配置領域561とウォーブルアドレス2の配置領域562の間でビット反転させてパターン内容を変化させる〔発明ポイント（U）に対応する〕事も出来る。

## 【0229】

また、上記実施例ではExclusive OR演算によりデータスクランブル処理を行っているが、他にも任意のデータとの間でビット単位での“加算演算”、“減算演算”または“Exclusive OR”演算のいずれかあるいはそれらの組み合わせ演算の範囲内でデータスクランブル処理を行う方法は本発明範囲に含まれる。

## 【0230】

また、デスクランブル時にはデータスクランブルのための種情報記録領域641の情報を抽出してシフトレジスタ回路101に初期値として設定し、スクランブルが掛かった状態のデータを順次シフトレジスタ回路102に入力するとデスクランブルデータ643がシフトレジスタ103の出力として取り出せる。

## 【0231】

図44または図45におけるトラックアドレス以外のアドレス情報記録領域604では隣接トラック間で値が変わらない。従ってECCコード630生成方法

として従来の生成多項式により割り算を行った余りをECCコード630にする方法を採用できる。

#### 【0232】

次に図49を用いて本発明におけるトラック番号のEDC情報613、614の生成方法について説明を行う。本発明ではトラック番号のEDC情報613、614がグレイコード特性または特殊トラックコード特性を持ち、不定ビットの発生頻度を低減させている所に大きな特徴が有る【発明ポイント(P)に対応】

#### 【0233】

従来の2進法データでは、累進時(数が1変化する毎)に同時に複数ビットの変化を許容する。それに比べて図40に示すGray Codeでは累進時(数が1変化する毎)に1ビットのみの変化に制限される。図49にグレイコード(Gray Code)特性ないしは特殊トラックコード特性を有するEDC(Error Detection Code)の作成方法の一例を示す。従来のようにトラック番号101に対して剩余多項式で割り算を行い、余りの値を用いてEDCを付加する場合には、トラック番号101が“1”変化した時にはEDC内の複数ビットが変化する。従ってGray Codeに対してはエラーチェックコードの付加は難しいと考えられていた。それに対して本発明ではEDC情報613、614を付加する対象データ(トラック番号情報A 611、B 612)の中で1ビットだけ変化した場合には、“加算処理”または“減算処理”か“特定数との排他的論理和(Exclusive OR)演算”のいずれか、あるいはそれらの組み合わせ処理を行った結果のデータであるEDC情報613、614は、元で変化したビットに対応したビットのみしか変化しない特徴を利用している。

#### 【0234】

図49または図44、図45の実施例ではトラック番号情報611、612はGray Codeまたは特殊トラックコードで12ビット設定して有り、それに対してグレイコード特性または特殊トラックコード特性を有するError Detection Code情報613、614を4ビット付加して有る。12ビットのトラック番号データに対して4ビット毎に加算し、その加算後の値のパリティ(奇数か偶数か)を

Error Detection Code情報613、614とする。トラック番号情報611、612を構成する“a11～a0”の各ビットに対して、例えば“a10”と“a6”と“a2”を加算し、“C2”とする。この“C2”的値が奇数ならError Detection Code情報613、614内の対応した位置に有る“b2”を“0”に設定し、偶数なら“1”と設定する。例えば隣のトラックで“a5”のみが変化した場合には、“C1”的奇数と偶数の関係のみが反転する。その結果、“b1”のみが変化し、Error Detection Code情報613、614はグレイコード特性または特殊トラックコード特性を満足している。

#### 【0235】

ECCブロック内で縦に不定ビット配列を回避する方法について以下に説明をする。図44においてトラック番号情報A 611およびB 612に対してデータスクランブルせず、更に前端と後端のアドレスビット位置シフト領域601、602を持たない場合の問題点を示す。この場合には図39に示した不定ビット領域504が同一トラック内ではトラック番号情報A 611およびB 612内の同じ位置に現れる。図39に示すように不定ビット領域504内ではランド幅またはグループ幅が局所的に変化するため、その上に記録される書き換え可能な記録マークからの再生信号レベルが変動し、書き換え可能な情報のエラーレイトが局所的に劣化する。このエラーレイトが局所的に劣化する場所は図28に示したECCブロック内の縦方向に一列に並んでしまう。

#### 【0236】

図28に示した積符号を用いたECCブロック構造〔発明ポイント(D)に対応〕では縦方向に一列に並んだエラーにたいしてエラー訂正能力が低下すると言う問題が有る。上記問題を解決するため、書き換え可能な記録マークからのエラーが発生しやすい不定ビット位置をずらし、図28に示した積符号を用いたECCブロック構造内のエラー訂正能力を向上させる所に本発明のポイント〔発明ポイント(S)に対応〕が有る。

#### 【0237】

本発明では上記で説明したように(a)前端と後端のアドレスビット位置シフト領域601、602を持たせて不定ビット位置をずらす、〔発明ポイント(R)

)に対応する】、(b) トラック番号情報A 611およびB 612に対してデータスクランブルを行う、の方法を説明した。

#### 【0238】

しかし、本発明に於いては上記実施例に限らず不定ビットをずらす方法として例えば(c) トラック番号情報611、612の上位ビットをセグメントとウォーブルアドレスの配置領域561、562が変わる毎に循環してずらす方法を使うことも可能である。

#### 【0239】

##### 8-3) アドレス全体にEDCが付く実施例説明

図50に書き換え形情報記録媒体に対するアドレスビット配置に関する第2の実施例を示し、図51に追記形情報記録媒体に対するアドレスビット配置に関する第2の実施例を示す。“トラック番号情報”にグレイコードまたは特殊トラックコードを使う。セグメントアドレス情報に対応するセグメント番号は“000001”以降から開始する。図50、図51の実施例いずれもアドレスシンク情報603を除いた全情報に対してまとめて図49に示すようなEDC情報631を付けた所に特徴がある。図44、図45に示した第1の実施例と比べて全体をエラー検出単位609とするために全体で必要なアドレスビット数が少なくてできると言う所に特徴がある。その結果、図50、図51に示した第2の実施例では図44、図45に示した第1の実施例とは異なり、1アドレスビットに12ウォーブル周期を割り当てるため、アドレスビットの検出性能（検出精度）が向上すると言う効果がある。

#### 【0240】

##### 8-4) ウォーブルアドレスにトラックアドレス情報を持たない実施例説明

図52に書き換え形情報記録媒体に対する本発明の第3の実施例を示す。図52ではトラック番号情報611、612をウォーブルアドレスの配置領域561、562に記録せず、その代わりにトラック番号情報611、612を図36(c) (d)に示す書き換え形（または追記形）のヘッダ領域452～468に分散配置する所に特徴がある。セグメントアドレス情報に対応するセグメント番号は“000001”以降から開始する。

## 【0241】

9] 本発明の記録可能な情報記録媒体におけるトラックアドレス設定法の第1の実施例説明

[グレイコードの設定方法を工夫し、不定ビットが有ってもアドレス検出を可能とする方法]

(ランド側の全トラックアドレス情報に不定ビットに集中させる) 【発明ポイント(W)の内容】

従来ランド／グループ記録トラックにおけるアドレッシング方式は、DVD-RAMのようにエンボスプリピットによって形成されている。また、グループトラックのウォブリングを利用して、アドレス情報を埋め込む方法が考えられていた。ここで大きな問題はランドトラックのアドレス形成であった。一つの案として、グループウォブリングで、グループ用とランド用のウォブリングを別々に配置するのである。ランド用はランドを挟む隣接のグループをウォブリングさせるが、あたかもランドウォブリングされたような構成を探ることでランドアドレスを実現させていた。

## 【0242】

しかしながら、この方法ではトラックアドレス領域として2倍以上が必要であり無駄が多い。一組のアドレス情報がグループアドレス情報としてもランドアドレス情報としても利用できれば、効率良い配置が可能になる。その実現手段として、トラックアドレスデータとしてグレイコードを利用する方法がある。

## 【0243】

図70は、グループウォブルをトラックアドレスデータによって位相変調させた時のトラック形態と、ランドでのウォブル検出信号の関係を図示したものである。

## 【0244】

Groove-nのアドレスデータ（…100…）とGroove-n+1のアドレスデータ（…110…）に挟まれたLand-nで、アドレスデータとしてのウォブル信号を検出すると（…1X0…）となる。ここで、X部分はGroove-nの（0）とGroove-n+1の（1）によって挟まれた領域で、ウォブル検出信号はセンターレ

ベルの振幅0の信号となる。実際のシステムでは、読み取りビームのトラック外れ量や検出器のアンバランスなどで、他の領域のレベルより下がるが、データ(1)側か(0)側の信号が検出される可能性が高い。このように異なるグループアドレスデータで挟まれたランド領域では検出レベルが下がることを利用して、その部分がアドレスデータのポジションと照らし合わせて、ランドアドレス信号を検出する事も考えられる。しかしこの方法も、ウォブル検出信号のC/Nが高い場合は良いが、ノイズが大きい場合等は信頼性が取れない可能性があった。

#### 【0245】

そこで、ランドトラックでのウォブル検出信号からアドレスデータを読み出す方法として、グループウォブルデータが異なって対峙しているランドウォブル検出データは不定（“0”と判断しても“1”と判断しても良い）でも、正しいランドアドレスデータを確定できる方法が望まれていた。

#### 【0246】

そこで、グループトラックアドレスは、グレイコードデータでウォブル変調する方式を採用し、ランドトラックに対しては、特殊マークを付加したりウォブル変調で特殊識別コードを付加するなどによって、奇数ランドと偶数ランド(Odd-Land・Even-Land)を容易に判断できる構造を採用する方式を提案するものである。

#### 【0247】

ランドトラックが、奇数／偶数の判定可能であれば、グレイコードの性質から、ランドアドレスデータの確定は容易になる。その証明を図71を用いて説明する。

#### 【0248】

グレイコードが、図40に示されるように1ステップのコード変更は1ビットのみになるよう構成されたコードである。このグレイコードでグループトラックのアドレッシングを行うすれば、各グループウォブルで構成されるランドのウォブルは、図70のように1ビットのみが不定のコードとして検出される。

#### 【0249】

即ち、図71のようなアドレスデータがグループトラックに配置されると、グ

ループトラックに対峙されたランドトラックのウォブル検出信号は1ビットのみが“0”か“1”か不定のビットで、他のビットは隣接グループウォブル信号と同じ値として検出される。図71のEven-Land(n)でのウォブル検出信号は(n)または(n+1)が検出されることになる。同様にOdd-Land(n+1)は(n+1)または(n+2)が検出される。

#### 【0250】

ここでランド(Land)トラックは予め、奇数ランド(Odd-Land)または奇数ランド(Even-Land)が識別されていれば、Odd-Land(n+1)の場合は、(n+1)が検出された場合はそのデータがアドレス値、(n+2)が検出された場合は(検出値-1)がアドレス値となる。同様にEven-Land(n)の場合は、(n)が検出されたらその値がアドレス値で、(n+1)が検出されたら(検出値-1)がアドレス値となる。但し n は偶数の場合である。

#### 【0251】

以上のように、ランドトラックが奇数トラックか偶数トラックか判定されていれば、ランドトラックでのウォブル検出値に不定のビットが有っても簡単に正しいアドレス値が確定できることになる。グループトラックはウォブル検出信号がそのままトラックアドレスになる。

#### 【0252】

図72は、トラックアドレスが4ビットのグレイコードを配置した場合の具体的な検出内容を図示したものである。Groove-Track G-(n)のグレイコードアドレスデータが(0110)、G-(n+1)が(1100)とした場合、Even-Land L-(n)は(1100)または(0100)がウォブル信号として検出されるが、図71で説明した考えでいけば、偶数ランドであることから(0100)が正しいアドレス値として確定する。

#### 【0253】

しかし、図71で説明した検出値から“0”または(-1)を補正しなくても、ランドトラックは必ず奇数／偶数識別があるとすれば、夫々2つのアドレス値を持っているとも考えられる。図72におけるEven-Land L-(n)で(1100)(0100)どちらが検出されても、他のEven-Landにはこのコードは存在しな

い。このため、検出された値でアドレスデータを確定する事が可能なのである。

#### 【0254】

上記内容は図41に示した特殊トラックコードに対しても同じ特徴を持つている。

#### 【0255】

##### 10] トラック番号の偶数／奇数判別情報の設定方法に関する実施例説明

〔発明ポイント（V）の内容に対応〕

書換え可能型情報記録媒体にて、グループトラックとランドトラックを共に記録再生トラックとして利用する場合のアドレッシングフォーマット案の一例を図73に示す。図36に示された各セグメントブロックに付加されたヘッダ領域には、ウォブルアドレスの同期信号パターンを配置させ、データ領域には図37に示すゾーン番号・トラック番号・セグメント番号をウォブル変調で埋め込んでいる。

#### 【0256】

図71、図72で示したランドの奇数／偶数識別は、ランドのヘッダ領域にプリピットでマークを入れている。本発明による所のグループウォブルアドレッシング方式では、ランドのアドレス検出には奇数ランド／偶数ランド識別が重要であり、その識別マーク方式としては各種方法が考えられる。図74～図77はその識別マーク方式を図示したものである。

#### 【0257】

図74は、グループウォブルで特殊なパターンをいれ、図70で示されたようなレベルダウン部分の位置関係を使って奇数／偶数ランド判定を行う。

#### 【0258】

図75は、図73と同様にランドのヘッダ領域にエンボスプリピットマークを配置させる方法である。図76は、奇数（又は偶数）グループトラックのみの記録トラックを切断させるような物理的マークを設置させる方法である。ランドトラック検出ではグループトラックの物理的変形構造がクロストーク信号として検出され、対峙するグループの一方向のみからマーク信号が検出される為、方向性を伴う事から、奇数／偶数ランド検出が可能になる。

## 【0259】

図77は、奇数トラックの奇数セグメントにおけるヘッダと偶数トラックの偶数セグメントヘッダに図76のようなマークを配置するものである。この方法では、全てのトラックにウォブリング以外のヘッダ領域識別マークがつく事になり、ヘッダ位置検出のも上記マークが利用でき、奇数／偶数ランド判定はウォブリング変調で記録されたセグメント番号データの奇数／偶数情報を合わせて利用する事で、奇数／偶数ランド識別を可能にするものである。

## 【0260】

図76または図77に関する他の実施例を図53、図54に示す。

## 【0261】

図53に示した実施例ではグループ領域502の一部を切断し、グループ切断領域508を作成している。図示していないが再生用集光スポットがランド領域503、504上をトレースしている場合にトラック差信号の急変する方向を検知することでランド上の偶数トラック上をトレースしているか奇数トラック上をトレースしているかの判定が行える。

## 【0262】

図54には他の実施例を示す。グループ領域502内で局所的に大きく蛇行するグループ蛇行領域509を構成する方法と他の実施例として図53に示すようにブループを一部切断すると共にその切断部分にランドプリピットを形成する“グループ切断+ランドプリピット領域500”を設ける。いずれもトラック差信号の変化方向でランド上の偶数トラック上をトレースしているか奇数トラック上をトレースしているかの判定が行える。

## 【0263】

ライトワーンス型情報記録媒体に使われる、追記型情報記録媒体は記録後のデータストリームを再生専用情報記録媒体とできる限り近似させることが重要であり、図73や図53に示したグループトラックのウォブルアドレッシングフォーマットをそのまま利用する事も可能である。

## 【0264】

11] 本発明の記録可能な情報記録媒体におけるトラックアドレス設定法の第

## 2 の実施例説明

[不定ビットはランド側のみに持たせるが、ランド内にトラックアドレス確定領域を持たせる] [発明ポイント（X）の内容に対応]

1 1-1) 本発明における書き換え形情報記録媒体のトラックアドレス情報設定方法の説明

図44に示した実施例におけるトラック番号情報A 611 とB 612 の値設定方法について図55に示す。図55に示した値は図46に示すような特殊トラックコード変換ST02やスクランブル処理ST04を行う前の生情報を示している。グループ領域に図55に示すようにトラック番号情報A 611 とB 612 に対してジグザグにトラック番号を設定する。隣接するグループ領域で同じトラック番号が設定された場所ではランド領域も同様なトラック番号が設定される。隣接するグループ領域で異なるトラック番号が設定された場所ではトラック番号は確定しないが図72に示した方法によりトラック番号の予測判定は可能となる。図55に示した情報の繋がりの中での特徴を抽出すると、

1. グループ上ではAとBの内、小さい方の値がトラック番号と一致する、
2. ランド上では偶数トラックではAが、奇数トラックではBのトラック番号が確定する、
3. ランド上では偶数トラックではBが、奇数トラックではAのトラック番号が不確定、

であるが、図72に示した方法によりトラック番号の予測判定は可能である。

## 【0265】

また、図41に示す本発明の特殊トラックコードによれば

4. グループ上で特殊トラックコード変換後の値が偶数トラックの所で最上位ビット以外は下位ビット全てのパターンが一致し、奇数トラックの所で下位ビットも変化すると言う項目が上げられる。

## 【0266】

1 1-2) 本発明におけるトラックアドレス確定方法の説明

上記1. から4. に列記した特徴を利用してトラックアドレスの確定が出来る。図56ではグループ部のアドレス確定方法を示し、図57ではランド部のアド

レス確定方法を示した。図56は、図41、図44、図55の方式を用いた場合のグループ部でのアドレス確定方法である。図57は、図41、図44、図53、図55、図72の方式を用いた場合のランド部でのアドレス確定方法である。

## 【0267】

図56に示すようにグループ部では特殊トラックコードの状態で最上位ビット以外の全ビットが一致するか否かを判定(ST14)し、トラック番号が偶数か奇数かを判定する。その判定結果に基付き抽出したトラック番号(ST16、ST17)と、ST19での小さな値を選択する処理の結果を比較し、一致すればアドレス確定とみなす。

## 【0268】

図57に示すようにランド部ではトラック番号の偶数／奇数識別情報を読み取り(ST31)、トラック番号が確定している方のトラック番号(ST37)とトラック番号に対する予測判定結果(ST38)を比較してアドレス確定を行う。

## 【0269】

12] 本発明の記録可能な情報記録媒体におけるトラックアドレス設定法の第3の実施例説明

[局所的にグループ幅を変化させてグループ内にも不定ビットを持たせる] [発明ポイント(Y)に対応]

12-1) 隣接位置でランド部の幅を変えず、グループ部の幅をえて情報記録媒体を作成する方法

図77までの実施例では、グループ幅を一定にしてウォブル変調を施し、アドレス情報を埋め込む方式を説明してきたが、この場合ランド部の一部にトラック幅の変化する領域が発生し、その部分のアドレスデータが不定(ウォブル信号のレベルダウンが起こり、その発生場所を利用してデータを検出する事は可能であるが、ノイズなどが多い場合は信頼性が落ちる可能性が高い)となる。

## 【0270】

この現象を逆に利用して、グループ幅の一部を変化させることで、あたかもランドトラックにデータを記録させたようなグループウォブル変調処理が可能にな

る。

### 【0271】

図78は、Groove( $n+1$ )・Land( $n+1$ )・Groove( $n+2$ )の関係を示したものであるが、Groove( $n+1$ )トラックのウォブル変調ではアドレスデータ(…100x2….)と記録する。ここで、(x1)の部分はLand( $n$ )が“1”で、Land( $n+1$ )が“0”となるようにグループ幅が変化する振幅変調で形成している。同様にGroove( $n+2$ )の(x2)領域では、Land( $n+1$ )が“0”でLand( $n+2$ )が“1”とグループ幅を変化させた振幅変調でグループを形成させている。このようにグループ幅を一部変化させる方式を導入すると、グループトラックを対峙したランドトラックのアドレスデータが、異なる場合でも、要求するランドデータが正しく検出されるようなウォブル変調が可能になる。このようなグループ幅を一部変化させる技術を導入して、ランド／グループ方式の書き換え型情報記録媒体のアドレッシングフォーマットの一実施例を図79に示す。

### 【0272】

図79のアドレッシングフォーマットは、グループウォブリングであるが、一部のグループ幅を変化させる技術を導入して、グループトラックアドレス領域とランドトラックアドレス領域を別々の位置に配置させた構造である。グループトラックアドレス位置を識別させる為のG同期信号(G-S)を配置させ次にグループトラックのアドレスデータを記録する。次にランドアドレス領域を示す(L-S)を配置させランドアドレスデータを記録する。この場合、対峙するランドアドレスデータが異なる場合は、あたかもランドトラックのウォブル変調で記録したようにグループ幅を変化させて記録する。この処理で、ランドトラック記録再生でのアドレス情報検出では正しい検出信号を得ることが可能になる。図79では、グループトラック用アドレスデータとランドトラック用アドレスデータを別々に配置したが、上記グループ幅を変化させる技術を用いて、図71と図72で説明した、同一のグループウォブリング変調でランドとグループのアドレスデータを形成させる事も可能である。

### 【0273】

図80はその一実施例を示した図である。同一のグループウォブルによってラ

ンドとグループのアドレスデータを意味させる為には、ランドの奇数／偶数識別が確定できれば可能である事は、前項で説明してあるとおりである。この奇数／偶数識別にグループ幅変調が利用できる。即ち、奇数ランドに“0”を、偶数ランドに“1”的データを図72のトラック番号の次のビットに配置する方式である。グループトラックはトラックナンバーが確定している為、トラック番号の後に冗長ビットを付加しても検出を無視すれば良い。ランドトラックではトラック番号の検出後にビットが“0”か“1”かで奇数ランドか偶数ランドかを判定すれば良い事になる。ランドトラックでは、結果として奇数／偶数トラック識別データを含めたデータ列でトラック番号を確定する事になり、特別の奇数／偶数トラック識別マークが無くても、グループ／ランドアドレスデータが検出可能となる。更に、グレイコードによってランドトラックにのみ発生していたトラック幅の変化領域がグループトラックにも発生し、グループ／ランド検出系と同じ手法で構成する事となり、システムバランスが最適化できる。

## 【0274】

上記説明ではG同期信号（G-S）とランドアドレス領域を示す（L-S）を配置しているが、それに限らず例えばG同期信号（G-S）とランドアドレス領域を示す（L-S）を配置しない代わりに図44に示す実施例の様にあらかじめ位置が定まっているトラック番号情報A 611とB 612の領域にランドとグループのアドレスデータを配置する事が可能である。すなわち

(\*) トラッカ番号情報A 611とトラック番号AのEDC情報613の所は至る所グループ幅を一致させてグループ側のトラックアドレス情報を確定させ(ランド側の幅を局所的に変化させてランド側に不定ビットを配置)、

(\*) トラッカ番号情報B 612とトラック番号BのEDC情報614の所は至る所ランド幅を一致させてランド側のトラックアドレス情報を確定させ(ブループ側の幅を局所的に変化させてグループ側に不定ビットを配置)、また同時に図81に示すように

(\*) トラッカ番号情報A 611とトラック番号情報B 612とで同じトラック番号情報を記録する。

## 【0275】

このようにした場合には

(\*\*) グループ上をトレースしている場合にはトラック番号が確定しているトラック番号情報A 6 1 1を再生すると共にトラック番号情報B 6 1 2に対して図80に示した方法によりトラック番号の予測判定を行い、

(\*\*) ランド上をトレースしている場合にはトラック番号が確定しているトラック番号情報B 6 1 2を再生すると共にトラック番号情報A 6 1 1に対しては図80に示した方法によりトラック番号の予測判定を行う。

#### 【0276】

このようにグループ領域内で不定ビットを含まずにグループのトラックアドレス情報が確定する部分と、グループ領域内で不定ビットを含むが図80に示した手法を用いてグループのトラックアドレスが予測判定可能な部分を同一トラック内で予め設定しておく事も可能である。この場合には同時にランド領域内で不定ビットを含まずにランドのトラックアドレス情報が確定する部分と、ランド領域内で不定ビットを含むが図80に示した手法を用いてランドのトラックアドレスが予測判定可能な部分を同一トラック内で予め設定しておく事になる。この場合のアドレス確定方法は図56及び図57に示す手順と同様に

1. 不定ビットを含まないトラックアドレス情報が確定する部分ではEDC情報613、614を用いたエラー検出（エラー検出されない場合には下記の2.以降に進み、エラー検出された場合には次のウォーブルアドレスの配置領域561、562からのウォーブル信号の再生に移る）、

2. 不定ビットを含むトラックアドレスが予測判定可能な部分に対するトラック番号の予測判定、

3. デスクランブル処理、

4. デレイコードの逆変換処理、

5. トラックアドレス情報が確定する部分でのトラック番号の抽出結果とトラックアドレスが予測判定可能な部分でのトラック番号の予測判定結果との比較、

(両者が一致する場合にはトラックアドレス確定し、一致しない場合には次のウォーブルアドレスの配置領域561、562からのウォーブル信号の再生に移る)、

の手順となる。

#### 【0277】

次に、グループ領域に不定ビットを形成するために、ランド幅を変えずにグループ幅を局所的に変化させる方法を図58に示す。図58(a)に示した方法では図示していないが情報記録媒体221の原盤記録装置におけるグループ領域502形成用の集光スポット791の露光量を $\alpha$ 位置と $\beta$ 位置で変化させることでグループ幅を変化させ、その変化量を調整することでランド領域503、504の幅を一定に保つことが出来る。

#### 【0278】

図58(b)に示した方法では原盤記録装置にグループ領域形成用の集光スポットとして702と703の2スポットを利用し、 $\gamma$ 位置と $\delta$ 位置で両者の相対位置を変化させる。

#### 【0279】

12-2) 本発明における書き換え形情報記録媒体のトラックアドレス情報設定方法の説明

グループ幅を変化一部でさせる技術の導入で、ランド／グループ記録生成トラック方式のアドレッシングフォーマットは、図73における奇数／偶数ランド識別マークは不要になり、他の情報記録媒体のアドレッシング構造と更に近似されることになる。図81にその一実施例を示す。

#### 【0280】

12-3) 本発明における追記形情報記録媒体のフォーマット説明

ライトワنس型情報記録媒体に使われる、追記型情報記録媒体は記録後のデータストリームを再生専用情報記録媒体とできる限り近似させることが重要であり、図81のグループトラックのウォブルアドレッシングフォーマットをそのまま利用する。但し、奇数／偶数識別判定は不要のため、トラック幅を変化させる必要は無く、その部分を削除しダミーコードを付加しておく。このことにより、書き換え型ランド／グループトラック方式と同じアドレッシングフォーマットが構成できる。

#### 【0281】

13] 本発明の記録可能な情報記録媒体におけるトラックアドレス設定法の第4の実施例説明

[局所的にグループのウォーブル振幅を変えてグループ内に不定ビットを持たせる] [発明ポイント(Y)の内容に対応する]

図58に示すようにグループ幅を局所的に変化させてグループ領域内に不定ビットを分散配置する方法に対する他の実施例として図59に示すようにグループ領域502内のウォーブル振幅幅を変化させる方法が有る。グループ領域502内の不定ビット領域710では壁面が直線なため、ウォーブル検出信号は得れないが、それに隣接するランド領域503と507の $\varepsilon$ 位置と $\eta$ 位置ではもう一方の壁がウォーブルしているため、ウォーブル信号が得れる。図58や図39に示した方法と比べると不定ビット領域内のグループ幅変動が小さいので、その上に記録する記録マークからの再生信号のレベル変動が小さく、書き換え可能な情報のエラー率の悪化を抑える効果が有る。この方法を用いた場合のフォーマット方法としては図78または図81に示した形式と全く同じ構造を取る事が出来る。

【0282】

14] 本発明の記録可能な情報記録媒体における第5の実施例説明

[発明ポイント(Z)の内容に対応する]

14-1) トラックアドレスをセグメント間のヘッダ領域に配置する方式の全体説明

情報記録媒体におけるアドレッシング方式として、グループウォーブリング方式は利点が多いが、ランドトラックとグループトラックと共に記録トラックとして利用する場合は、ランドトラックのアドレスデータ埋め込みが困難であることは、冒頭で説明されている。その解決策として本発明技術が考案された、それでも局所的ではあるが、トラック幅が変化することは避けられない。特に記録密度向上からトラック幅を縮小すると、トラック幅の狭い所と広い所では記録信号の特性が変わってしまい、データ信頼性が異なる事になる。そこで、本発明ではグレイコードなどの利用によって、トラック幅が変化する領域を最小にする考案がなされた。それでも局所的に存在する事になる為、その対応策が求められている。本発明の基本構成を示すデータ構造において、図48に示された構成は、複数

のセクターをセグメントブロックとして構成し、複数のセグメントブロックが集合して誤り訂正データブロックが構成されている。記録データに対しては、このセグメントデータブロック単位でヘッダ領域が441が付加されて記録される場合、ヘッダ領域はセグメント単位で存在する事から情報が多重書きされている事と同じ事になる。即ち、メインデータより信頼性が落ちても問題は生じない。そこで、ランド／グループ記録トラック方式に於けるアドレッシング配置構造として、トラック番号(T\*)とゾーン番号(Z\*)並びにセグメント番号(S\*)の組合せでアドレスデータを構成するようになし、トラック幅が変化させるデータであるトアック番号の配置はヘッダ領域に配置して記録するものである。

## 【0283】

14-2) 本発明における書き換え形情報記録媒体におけるトラックアドレス記録フォーマット説明

図82に、書き換え型情報記録媒体に使われる、ランド／グループ記録再生トラック方式でのアドレスデータとして、本発明のアドレスデータ配置構造の一実施例を図示する。

## 【0284】

ゾーン番号やセグメント番号は対峙するトラック間で同じデータであるため、グレイコードを利用する必要も無く、どのようなコードを用いても、トラック幅を変化させることは無い。そこで、トラック番号のみをグレイコードなど、対峙するトラック間でデータの変化するビットを最小にできるコードを用いて、更にヘッダ領域に配置することで、記録再生信号もアドレス情報信号も信頼性を下げることなく、記録再生が可能となる効果が生み出されることになる。

## 【0285】

14-3) 本発明における追記形情報記録媒体のフォーマット説明

ライトワニス型情報記録媒体においても、他の発明と同様にグループウォブルアドレッシングデータをそのまま利用することになる。

## 【0286】

15] 本発明における情報再生装置もしくは情報記録再生装置の説明

本発明実施例における情報再生装置もしくは情報記録再生装置内部の構造を図

60と図61に示す。図60において、インターフェース部142にはデータが取り込まれる。取り込まれたメインデータは、データ付加部168に導かれ、ここで、図20で示したようなデータ処理が開始される。データID発生部165からデータIDが出力されデータ付加部168に与えられる。CPR\_MAIデータ発生部167からは、コピープロテクトに関するデータが出力され、データ付加部165に与えられる。またプリセットデータ発生部166からは、プリセットデータが出力され、データ付加部165に与えられる。データ付加部168から出力されたデータは、図27で説明したようなデータ配置がデータ配置部分交換部163で行なわれ、またスクランブル回路157でメインデータ部のスクランブルが行なわれる。そして、スクランブル回路157の出力は、ECCエンコーディング回路161において、PO, PIが付加されて、且つ図28のように、POのインターリーブが行なわれる。この結果得られた、ECCブロックは変調回路151に入力されて、変調信号となる。このとき、入力データに応じて、変調用変換テーブル153の変調コードが選択される。変調回路151からの変調データは、データ合成部144において、図29に示したように同期コードが付加される。同期コードは同期コード選択テーブル記録部147から、同期コード選択部146が選択している。この選択の際、同期コードとデータとの連続部分において“0”及び“1”的ランが所定の範囲に納まるように、DSV値計算部148が同期コードの選択を制御している。データ合成部144から情報記録再生部141に記録信号が与えられる。制御部143は、他のブロック全体を統括するためのものである。

### 【0287】

図61には再生系を示している。情報記録再生部141から出力された信号は、ウォブル信号復調回路150、同期コード位置抽出部145、復調回路152に入力される。ウォブル信号復調回路150で復調されたウォブル信号は、例えばスピンドルモータ回転制御回路160の参照信号となる。同期コード抽出部145で抽出された同期コード(SYNC)は、復調回路152のタイミングを制御する。復調回路152では、変調信号を復調用変換テーブル記録部154に記録されている変換テーブルを用いて復調する。復調された復調信号は、ECCデ

コーディング回路162に入力される。ECCデコーディング回路162は、図28に示した状態のECCブロックを処理する。即ちPOを元の状態にセットし、このPO(16バイト)とPI(10バイト)を用いてエラー訂正処理を行う。次にデスクランブル回路159は、メインデータ部のデスクランブルを施す。次に、データ配置部分交換部164が左右ブロックの交換されている行を、元のブロックの配置位置にもどす。この状態で、メインデータ抽出部173は、復調されたメインデータを抽出することができ、このデータは、インターフェース142を介して、出力される。さらにデータ配置部分交換部164の出力は、データID抽出部171に供給される。抽出されたデータIDは、認識データ及びタイミングデータとして制御部143に入力される。データIDは、デスクランブル回路158で一部がデスクランブルされる。また、エラーチェック部172において、エラーチェックが行なわれ、正常なIDではない場合には、再度のデータ取込が制御部143により実行される。

### 【0288】

#### 位相復調方法の説明1

図62には、ウォブル信号復調回路150の構成例を示している。再生部の光ヘッドで読取られ、電気信号に変換されたウォブル信号は、アナログ処理部1501の帯域フィルタ(BPF)1501aで雑音低減され、ウォブルPLL部1501bにおいて、位相同期が取られる。これにより、ウォブルPLL部1501bからは、書き込みクロック、及びキャリアを得ることができる。キャリアは、デジタル処理部1502の位相比較器1502aに入力されている。位相比較器1502aにて、ウォブル信号はキャリアとの位相比較が行なわれる。ウォブル信号の位相が変化するとそれに応じて、位相差情報が得られる、この位相差情報は、低域フィルタ(LPF)1502bにてフィルタリングされ、次にスライサあるいは通倍器1502cにより波形整形される。つまりこの位相差情報を波形整形したものが、アドレスデータとなる。

### 【0289】

#### 位相復調方法の説明2

図63に位相変調されたウォブル信号の復調回路の他の例を示す。ウォブル信

号には媒体固有の雑音や、隣接するトラックからのクロストークによる雑音などが含まれている。このためバンドパスフィルタ(BPF)1505a等を介し、ウォブル信号の周波数帯域以外の雑音を取り除く。雑音を除去されたウォブル信号は搬送波を生成するためにフェイズロックループ回路(PLL回路)1505bに入力される。PLL回路1505bからは搬送波と、搬送波に同期する様に遅延されたウォブル信号が出力され、その後、乗算器1505cにおいて両者の乗算をおこなう。位相変調された信号を復調する場合、一般に変調信号と搬送波の乗算によって位相の極性を判別することができる。

## 【0290】

乗算後の波形は図64に示すように第1位相と第2位相でオフセットされた形で検波される。図64(A)は、位相変調されたウォブル信号であり、図64(B)はPLL回路1505bで生成されたキャリアである。そして図64(C)が乗算器1505cの出力である。よってこの波形をローパスフィルタ(LPF)等を用いて高周波成分を除いた波形を閾値検出、もしくは直接積分検出をおこなうことでアドレスデータの復号をすることができる。席分岐1505d、スライサ1505eの系統は、高周波成分を除いた波形を閾値検出するルートである。また、LPF1505f、スライサ1505gの系統で、乗算出力の成形を行い、クロック生成器1505hの制御信号としてもよい。

## 【0291】

## 同期信号及びアドレス情報検出の例

図65に同期信号の検出方法を示す。ウォブル信号を乗算処理することで位相検波された信号はアドレス検出器へ入力される。アドレス検出器1505i内の構成は図66のようになっている。図63と対応する部分には同一符号を付している。

## 【0292】

位相検波された信号はクロック生成器1505hから受け取ったタイミング信号に基づいて、積分器i(11)において、積分される。積分された信号は2値復号のためスライサi(13)へ入力されるとともに、同期信号検出器i(12)にも入力される。アドレスデータ制御器i(14)では同期信号検出結果と2

値化された信号を受け取りアドレス情報の制御をおこなう。アドレスデータ制御器i(14)からはライト、RE信号リード、サーボ等に必要な制御信号をコントローラに受け渡す。

## 【0293】

図67に同期信号検出器i(12)の具体例を示す。同期信号の検出は、積分出力を2値化した結果から用意されたパターンと比較しておこなう方法がある。この際例えば同期信号との比較は図67のようなマッチドフィルタとスライサを用いる方法がある。スライサの閾値は同期信号パターンと同期信号以外の部分に起こりうるパターンの最小ハミング距離によって適宜選択する。ほかに積分結果を直接マッチドフィルタ等を介し、結果を2値化することで同期信号を検出する方法も考えられる。

## 【0294】

図83は、ディスク形状の情報記憶媒体Dから、そこに格納されている情報を読み出してデコード処理し再生する再生処理、又、映像信号、副映像信号、音声信号を受けて、エンコード処理し、これをディスク形状の情報記憶媒体Dへと記録する記録処理を行うディスク装置を示している。

## 【0295】

情報記憶媒体Dは、ディスクドライブ部211Lに装着されている。このディスクドライブ部211Lは、装着された情報記憶媒体Dを回転駆動し、光ピックアップ（情報記憶媒体Dが光ディスクの場合）等を用いて情報記憶媒体Dに格納されている情報を読み取りデコードし再生し、又は、エンコードされた信号に応じた情報を情報記録媒体に記録するものである。

## 【0296】

以下、再生処理について本実施の形態に係るディスク装置を説明する。ディスクドライブ部211Lで読み取られた情報は、MPU(Micro Processing Unit)部213Lに供給され、エラー訂正処理が施された後、図示しないバッファに格納され、この情報のうち、制御データ領域の管理情報は、メモリ部214Lに記録され、再生制御やデータ管理等に利用される。

## 【0297】

上記バッファに格納された情報のうち、ビデオ・オブジェクト領域の情報は、分離部226Lに転送され、主映像パック203L、音声パック204L及び副映像パック205L毎に分離される。主映像パック203Lの情報は映像デコーダ部227、音声パック204の情報は音声デコーダ部229L、副映像パック205Lの情報は副映像デコーダ部228Lにそれぞれ供給され、デコード処理が行なわれる。映像デコーダ部227でデコード処理された主映像情報と、副映像デコーダ部228Lでデコード処理された副映像情報とは、D／A (Digital/Analogue) 変換部230Lに供給されて重畳処理が施された後、D／A (Digital/Analogue) 変換部231でアナログ化され、副映像情報は、そのままD／A 変換部232Lでアナログ化され、映像信号として図示しない映像表示装置（例えばC R T : Cathode Ray Tube等）に出力される。音声デコーダ部229Lでデコード処理された音声情報は、D／A 変換部233Lでアナログ化され、音声信号として図示しない音声再生装置（例えばスピーカ等）に出力される。

#### 【0298】

上記のような情報記憶媒体Dに対する一連の再生動作は、MPU部213によって統括的に制御されている。MPU部213Lは、キー入力部212Lからの操作情報を受け、ROM (Read Only Memory) 部215Lに格納されたプログラムに基づいて、各部を制御している。

#### 【0299】

記録処理について、本実施の形態に係るディスク装置を説明する。映像、音声及び副映像の各入力端子を通して入力される各データが、A／D変換部217L, 218L, 219Lに供給され、アナログ信号からデジタル信号に変換する。A／D変換部218でデジタル変換されたビデオデータは、映像エンコーダ部220Lに供給されエンコードされる。A／D変換部218でデジタル変換された副映像データは、副映像エンコーダ部221に供給されエンコードされる。A／D変換部219Lでデジタル変換されたオーディオデータは、音声エンコーダ部222Lに供給されエンコードされる。

#### 【0300】

各エンコーダでエンコードされたビデオ、オーディオ及び副映像の各データは

、多重部（MUX: Multiplexer）216Lに供給され、それぞれパケット及びパック化し、ビデオパック、オーディオパック及び副映像パックとしてMPEG-2プログラムストリームを構成する。多重化されたデータ群は、ファイルフォーマッタ部225に供給され、このディスク装置で記録再生可能なファイル構造に準拠したファイルに変換する。このファイルは、ボリュームフォーマッタ部224に供給され、このディスク装置で記録再生可能なボリューム構造に準拠したデータフォーマットを形成する。ここでは、ファイルフォーマッタ部225Lでファイル化されたデータ及びそのファイル化されたデータを再生するための再生制御情報等を付加する。その後、物理フォーマッタ223Lに供給され、ディスクドライブ部211Lにより、ディスクDへファイル化されたデータを記録する。

### 【0301】

このような再生動作や記録動作は、このディスク装置のROM部215Lに記憶された一連の処理プログラムに基づいて、キー入力部212Lからの指示のもと、MPU部213Lで実行することにより行われるものである。なお、このディスク装置では、副映像データのエンコード処理とデコード処理との両を行っているが、エンコード処理のみがオーサリングシステム等で単独で行われたり、デコード処理のみがディスク装置で行われる場合も可能である。

### 【0302】

光ディスク装置は、光ディスク10の論理フォーマットを参照して動作する。光ディスク10はリードインエリアからリードアウトエリアまでのボリューム空間は、先に説明したようなボリューム及びファイル構造を有している。この構造は、論理フォーマットとして特定の規格、例えば、マイクロUDF（micro UDF）及びISO9660に準拠されて定められている。ボリューム空間は、既に説明したように物理的に複数のセクタに分割され、その物理的セクタには、連続番号が付されている。論理アドレスは、マイクロUDF（micro UDF）及びISO9660で定められるように論理セクタ番号LSNを意味し、論理セクタは、物理セクタのサイズと同様に2048バイトであり、論理セクタの番号LSNは、物理セクタ番号の昇順とともに連続番号が付加されている。

## 【0303】

図84は、上記した装置の信号処理系統を詳しく示したプレーヤ基準モデルを示す。再生期間中、ディスクから読まれたプログラムストリーム内の各パックは復号／エラー訂正回路102Kのインターフェース部（先に説明した）からトラックバッファ104Kに送られ、そこで蓄えられる。トラックバッファ104Kの出力はデマルチプレクサ114Kで分離され、ISO／IEC 13818-1で規定される各ターゲットデコーダ124K、126K、126K、130K、132K、134K用の入力バッファ116K、118K、120K、122Kに転送される。トラックバッファ104Kはデコーダ124K、126K、128K、130K、132K、134Kへのデータ連續供給を確保するために設けられる。ナビパック内のDSI\_PKTはトラックバッファ104Kに蓄えられると同時にデータサーチ情報（DSI）バッファ106Kにも蓄えられ、DSIデコーダ110Kでデコードされる。DSIデコーダ110KにはDSIデコーダ・バッファ112Kも接続され、復号／エラー訂正回路102Kにはシステム・バッファ108Kも接続される。

## 【0304】

ビデオバッファ116Kの出力（主映像）はHD用デコーダ124K、SD用デコーダ126Kに供給される。HD用デコーダ124K、SD用デコーダ126Kの出力はそのままセレクタ156Kに供給されるとともに、バッファ136K、138Kを介してセレクタ156Kに供給される。セレクタ156Kの出力はレターボックスコンバータ160Kを介してミキサ162Kに供給される。

## 【0305】

副映像バッファ118Kの出力はHD用デコーダ128K、SD用デコーダ130Kに供給される。HD用デコーダ128K、SD用デコーダ130Kの出力はそのままセレクタ158Kに供給されるとともに、バッファ142K、144Kを介してセレクタ158Kに供給される。セレクタ158Kの出力はミキサ162Kに供給される。

## 【0306】

オーディオバッファ120Kの出力はオーディオデコーダ132Kに供給され

る。再生制御情報（PCI）バッファ122Kの出力はPCIデコーダ134Kに供給される。オーディオデコーダ132Kにはオーディオデコーダバッファ146Kも接続され、オーディオデコーダ132Kの出力はそのまま出力される。PCIデコーダ134KにはPCIデコーダバッファ148Kも接続され、PCIデコーダ134Kの出力はハイライト（HIL）バッファ150を介してHILデコーダ152Kに供給される。HILデコーダ152KにはHILデコーダバッファ154Kも接続され、HILデコーダ152Kの出力はそのまま出力される。

#### 【0307】

各デコーダ124K、126K、128K、130K、132K、134Kの電源投入タイミングは上述したバージョン番号、圧縮／非圧縮フラグに応じて制御され、SD／HD方式に応じて必要なデコーダがスタンバイされ、節電しつつ、再生開始を迅速に行うことができる。

#### 【0308】

図85を用いて複数の副映像パケットの副映像データにより構成される副映像ユニットについて説明する。1GOP内に十数画面分の静止画のデータ（たとえば字幕）としての副映像ユニットが記録できるようになっている。副映像ユニット（SPU）は、副映像ユニットヘッダ（SPUH）、ビットマップデータで構成される画素データ（PXD）、表示制御シーケンステーブル（SP\_DCSQT）により構成されている。

#### 【0309】

表示制御シーケンステーブル（SP\_DCSQT）のサイズは副映像ユニットの半分以下である。表示制御シーケンス（SP\_DCSQ）は各画素の表示制御の内容を記述する。各表示制御シーケンス（SP\_DCSQ）は連続して互いに接して記録される。

#### 【0310】

副映像ユニット（SPU）は整数個の副映像パックSP\_PCKに分割され、ディスク上に記録されている。副映像パックSP\_PCKは一つの副映像ユニット（SPU）の最終パックに限り、パディングパケット又はスタッフィングバイ

トを持つことができる。ユニットの最終データを含むS P \_ P C K の長さが2048バイトに満たない場合は調整される。最終パック以外のS P \_ P C K はパディングパケットを持つことができない。

## 【0311】

副映像ユニット（S P U）のP T S は例えばトップフィールドに整合されなければならない。副映像ユニット（S P U）の有効期間は副映像ユニット（S P U）のP T S から次に再生される副映像ユニット（S P U）のP T S までである。ただし、副映像ユニット（S P U）の有効期間中にナビゲーションデータにスチルが発生する場合は、副映像ユニット（S P U）の有効期間はそのスチルが終了するまでである。

## 【0312】

副映像ユニット（S P U）の表示は以下に定義される。

## 【0313】

1) 表示制御コマンドによって副映像ユニット（S P U）の有効期間中に表示がオンされた場合、副映像データが表示される。 2) 表示制御コマンドによって副映像ユニット（S P U）の有効期間中に表示がオフされた場合、副映像データがクリアされる。 3) 副映像ユニット（S P U）の有効期間が終了した時副映像ユニット（S P U）は強制的にクリアされ、副映像ユニット（S P U）はデコーダバッファから破棄される。副映像ユニットヘッダ（S P U H）については、先に説明した通りである。

## 【0314】

上記したようにこの発明に係るシステムは、

<メインデータがセグメント単位の構造を持つ>

つまり集束光を用いて情報再生が可能もしくは情報記録が可能な情報記録媒体において、情報記録媒体に記録可能なデータないしは情報記録媒体に記録されたデータが第1のデータ単位（E C C ブロック）を有する。そして前記第1のデータ単位は第2のデータ単位（セグメント）から構成され、前記第2のデータ単位は第3のデータ単位（セクター）から構成され、前記第3のデータ単位は第4のデータ単位（シンクデータ）から構成され、かつ前記第1のデータ単位内でデータ

タのエラー検出もしくはエラー訂正が可能である事を特徴とする情報記録媒体もしくは前記情報記録媒体から前記データを再生する情報再生装置ないしは前記情報記録媒体に対して前記データを記録する情報記録再生装置を提供する。

## 【0315】

<効果> ECC ブロック内が複数のセグメントに分割されている構造になっているため、複数のセクターから構成されるセグメント毎に情報記録媒体に対して分離配置が可能となる。その結果、1. 再生専用の情報記録媒体に対してコンテンツ内容に応じて媒体構造を最適化出来る。すなわち 1 A] 何度も自由に複製が可能な（それ程重要で無い）データ内容の場合…従来と同様、各セグメント毎に繋げて（詰めて）連續にデータを記録する構造である。1 B] コピー制限の対象となる重要なデータ内容の場合…情報記録媒体上で各セグメント毎に分離配置し、その隙間（前後のセグメントの間）に“再生専用情報記録媒体の識別情報” “コピー制御情報” “暗号鍵関連情報” “アドレス情報” 等を記録可能な構造である。これにより情報記録媒体に記録されたデータの保護とアクセスの高速性を保証出来る。また、2. 再生専用／追記可能形／書き換え可能形情報記録媒体に対するデータ構造の互換性を確保し、再生装置あるいは記録再生装置の処理回路・制御ソフトの兼用化／簡素化が図れる。2 A] 再生専用の情報記録媒体が上記〔1 A〕の構造を有した場合には…上記〔1 A〕の構造のデータに対してセグメントの境界部で分割し、その間に特定情報を配置する事で追記可能形／書き換え可能形情報記録媒体に対してセグメント単位での追記処理／書き換え処理が可能となる。2 B] 再生専用の情報記録媒体が上記〔1 B〕の構造を有した場合には…上記〔1 B〕の構造のデータに対してセグメント間（隙間）に挿入するデータ内容を再生専用情報記録媒体と追記可能形情報記録媒体と書き換え可能形情報記録媒体間の識別を可能と共に追記可能形／書き換え可能形情報記録媒体に対してセグメント単位での追記処理／書き換え処理が可能となる。

## 【0316】

またこの発明では、

<トラックアドレスがGray Code で記録されるか、セグメント間の隙間に配置される>

つまり、集束光を用いて情報の記録と再生が可能な情報記録媒体において、情報記録媒体に記録可能なデータないしは情報記録媒体からの再生可能なデータが第1のデータ単位（ECCブロック）を有し、前記第1のデータ単位は第2のデータ単位（セグメント）から構成され、前記第2のデータ単位は第3のデータ単位（セクター）から構成される。そして、前記第3のデータ単位は第4のデータ単位（シンクデータ）から構成され、かつ、前記第1のデータ単位内でデータのエラー検出もしくはエラー訂正が可能であり、前記情報記録媒体にはゾーン識別情報、セグメントアドレス情報、トラックアドレス情報の内、少なくともいずれかが予め記録された構造を有し、前記ゾーン識別情報ないしはセグメントアドレス情報がウォーブル変調により記録され、前記トラックアドレス情報が特定のフォーマットで記録された事を特徴とする情報記録媒体もしくは前記情報記録媒体から前記データを再生する情報再生装置ないしは前記情報記録媒体に対して前記データを記録する情報記録再生装置を提供できる。

### 【0317】

<効果> 1. ゾーン識別情報とセグメントアドレス情報がウォーブル変調で記録されているため、ゾーン識別情報とセグメントアドレス情報が記録されている領域に重複して追記可能または書き換え可能なデータ（記録マーク）の記録が可能となる。従ってプリピットアドレスを形成し、そのプリピットアドレス位置には、追記可能または書き換え可能なデータ（記録マーク）の記録を禁止されている従来のDVD-RAMディスク（書き換え可能な情報記録媒体）に比べて記録容量の向上が図れる。 2. ゾーン構造を採用した場合、ゾーン識別情報とセグメントアドレス情報が記録されたウォーブル変調情報は隣接トラック間で全く同じ形態をしている。隣接トラック間で形態が異なるトラックアドレス情報に対しては特定のフォーマット（Gray Code で記録されるか、セグメント間の隙間に配置される）で記録されるため、L/Gへの記録が可能となる。よって、グループ記録の従来のDVD-RWディスク（書き換え可能な情報記録媒体）に比べて、本発明のシステム方が記録容量の向上を図れる。

### 【0318】

またこの発明では、

<トラックアドレスに対して加算／減算／Exclusive OR のどれか／組み合わせで EDC 付加> つまり、集束光を用いて情報の記録と再生が可能であり、ゾーン識別情報、セグメントアドレス情報、トラックアドレス情報の内、少なくともいずれかが予め記録された構造を有した情報記録媒体において、トラックアドレス情報に対して加算処理、減算処理もしくは Exclusive OR 演算処理のうち少なくとも 1 つの処理もしくはその内の少なくとも 2 つの処理の組み合わせ処理により Error Detection Code を附加した構造を有することを特徴とした情報記録媒体もしくは前記情報記録媒体から前記データを再生する情報再生装置ないしは前記情報記録媒体に対して前記データを記録する情報記録再生装置を提供できる。

#### 【0319】

<効果> グレイコードもしくは変形グレイコード特性を有したトラックアドレス情報に対して加算処理、減算処理もしくは Exclusive OR 演算処理のうち少なくとも 1 つの処理もしくはその内の少なくとも 2 つの処理の組み合わせ処理により作成した Error Detection Code は同様にグレイコードもしくは変形グレイコード特性を保持している。

#### 【0320】

そのため 1. トラックアドレス情報に対して Error Detection Code を附加することにより、トラックアドレス情報の再生精度が飛躍的に向上する。2. Error Detection Code にグレイコード特性を持っているため、ランド部での不定ビット数が少ないため、Error Detection Code 領域も含めたランド部のトラックアドレス情報の再生・判別精度が向上する。

#### 【0321】

次に上述した本発明の情報記録媒体、その再生装置及び方法、情報記録装置及び方法について、全体像を図面の簡単な説明の前に挿入している表 1 と表 2 を用いて説明することにする。

#### 【0322】

本発明における各ポイントの組み合わせにより生じる組み合わせ効果を表 1 を参照して説明する。

#### 【0323】

注] 一覧表の中で独自効果を發揮する中心となる発明ポイント内容に対しては“丸”印を、独自効果内容に対して関連するが、付加的で有り、必ずしも必須では無い発明ポイント内容には“三角”印を付けている。

### 【0324】

#### 表1に対応した各効果番号毎の効果説明

<高画質映像に合わせた大容量を保証すると共に高画質映像へのアクセス信頼性を高めた>

(1) 従来のSD映像に対してファイル又はフォルダ分離によりHD映像を情報記憶媒体に記録する場合、HD映像は解像度が高いため情報記憶媒体の記録容量増加が必須となる。グループ記録よりL/G記録の方が記録容量の増加が可能で、プリピットアドレス上には記録マークを形成できないのでプリピットアドレスよりウォーブル変調によるアドレス情報記録の方が記録効率が高いので“L/G記録+ウォーブル変調”が最も記録容量が増加する。またこの場合トラックピッチが密になるため、より一層のアドレス検出性能を向上させてアクセスの信頼性を高める必要がある。“L/G記録+ウォーブル変調”で問題となる不定ビットの発生に対してグレイコードまたは特殊トラックコードを採用して不定ビットの発生頻度を下げると共に、ビット単位の加算、減算、Exclusive OR 演算などを行い、グレイコード特性または特殊トラックコード特性を保持したままのエラー検出コード付加とスクランブル処理を行い、アドレスの検出精度を大幅に増加させることが可能となる。

### 【0325】

(2) 情報記憶媒体に記録する映像の高画質化に合わせて副映像の高画質化も必要となるが、副映像を従来の2ビットから4ビット表現にすると記録すべきデータ量が増大するため、それを記録する情報記憶媒体の大容量化が必要となる。グループ記録よりL/G記録の方が記録容量の増加が可能で、プリピットアドレス上には記録マークを形成できないのでプリピットアドレスよりウォーブル変調によるアドレス情報記録の方が記録効率が高いので“L/G記録+ウォーブル変調”が最も記録容量が増加する。またこの場合トラックピッチが密になるため、より一層のアドレス検出性能を向上させてアクセスの信頼性を高める必要がある。

る。“L／G記録＋ウォーブル変調”で問題となる不定ビットの発生に対してグレイコードまたは特殊トラックコードを採用して不定ビットの発生頻度を下げると共に、ビット単位の加算、減算、Exclusive OR 演算などを行い、グレイコード特性または特殊トラックコード特性を保持したままのエラー検出コード付加とスクランブル処理を行い、アドレスの検出精度を大幅に増加させることが可能となる。

## 【0326】

＜効率の良いゾーン分割を可能として記録効率を高め、高画質映像に合わせた大容量を保証した＞＞

(3) 従来のSD映像に対してファイル又はフォルダ分離によりHD映像を情報記憶媒体に記録する場合、HD映像は解像度が高いため情報記憶媒体の記録容量増加が必須となる。グループ記録よりL／G記録の方が記録容量の増加が可能で、プリピットアドレス上には記録マークを形成できないのでプリピットアドレスよりウォーブル変調によるアドレス情報記録の方が記録効率が高いので“L／G記録＋ウォーブル変調”が最も記録容量が増加する。グループ記録よりL／G記録の方が記録容量の増加が可能で、プリピットアドレス上には記録マークを形成できないのでプリピットアドレスよりウォーブル変調によるアドレス情報記録の方が記録効率が高いので“L／G記録＋ウォーブル変調”が最も記録容量が増加する。L／G記録の場合には図37のゾーン構造を取るが、1周をECCブロックの整数倍になるようにゾーン配置をすると記録効率が非常に悪くなる。それに対して本発明のように1個のECCブロックを複数(本発明実施例では8個)のセグメントに分割し、情報記憶媒体上の1周をセグメントの整数倍になるようにゾーンを配置するように設定すると記録効率が非常に高くなる。

## 【0327】

(4) 情報記憶媒体に記録する映像の高画質化に合わせて副映像の高画質化も必要となるが、副映像を従来の2ビットから4ビット表現にすると記録すべきデータ量が増大するため、それを記録する情報記憶媒体の大容量化が必要となる。グループ記録よりL／G記録の方が記録容量の増加が可能で、プリピットアドレス上には記録マークを形成できないのでプリピットアドレスよりウォーブル変

調によるアドレス情報記録の方が記録効率が高いので“L/G記録十ウォーブル変調”が最も記録容量が増加する。L/G記録の場合には図37のゾーン構造を取るが、1周をECCブロックの整数倍になるようにゾーン配置をすると記録効率が非常に悪くなる。それに対して本発明のように1個のECCブロックを複数（本発明実施例では8個）のセグメントに分割し、情報記憶媒体上の1周をセグメントの整数倍になるようにゾーンを配置するように設定すると記録効率が非常に高くなる。

## 【0328】

## &lt;高画質映像の保護と媒体種別の識別とアクセス速度の確保&gt;

(4) 従来のSD映像に対してファイル又はフォルダ分離によりHD映像を情報記憶媒体に記録する場合、HD映像は解像度が高く、不正コピーの保護を強化したいという要求が高い。本発明のようにECCブロック内を複数のセグメントに分割し、再生専用情報記憶倍体内で2種類の記録フォーマットを持ち、不正コピーの保護をしたい高画質映像に対してセグメント間にヘッダーを持たせる事で、再生専用／追記形／書き換え形間でのフォーマット互換性を確保できるだけでなく、媒体種別の識別が容易となる。更に追記形／書き換え形ではその識別情報の一部としてセグメント内に複数回のアドレス情報が記録されているので、同時にアクセス速度の向上という副次効果を發揮する。

## 【0329】

(6) 情報記憶媒体に記録する映像の高画質化に合わせて副映像の高画質化も必要となる。従来の2ビットから4ビット表現にした高画質の副映像に対して不正コピーの保護を強化したいという要求が高い。。本発明のようにECCブロック内を複数のセグメントに分割し、再生専用情報記憶倍体内で2種類の記録フォーマットを持ち、不正コピーの保護をしたい高画質の副映像に対してセグメント間にヘッダーを持たせる事で再生専用／追記形／書き換え形間でのフォーマット互換性を確保できるだけでなく、媒体種別の識別が容易となる。更に追記形／書き換え形ではその識別情報の一部としてセグメント内に複数回のアドレス情報が記録されているので、同時にアクセス速度の向上という副次効果を發揮する。

## 【0330】

＜高画質映像に合わせて記録密度を上げても表面の傷が現行と同じ長さまで付くのを保証した＞

(7) 従来のS D映像に対してファイル又はフォルダ分離によりH D映像を情報記憶媒体に記録する場合、H D映像は解像度が高いため情報記憶媒体の記録容量増加が必須となる。記録密度が高くなると、情報記憶媒体表面に付いた同じ長さの傷が及ぼす記録データへの影響範囲が相対的に大きくなる。従来のD V Dでは1 6セクターで1 E C Cブロックを構成していたのに対して本発明ではその2倍の3 2セクターで1 E C Cブロックを構成する事で高画質映像に合わせて記録密度を上げても表面の傷が現行と同じ長さまで付くのを保証した。更に1 E C Cブロック内を2個の小さいE C Cブロックで構成させると共に1セクター内を2個のE C Cブロックに分散配置することで同一セクター内のデータを実質的にインターリーブした事になり、より一層長い傷やバーストエラーに対する影響を軽減できる。

#### 【0331】

(8) 情報記憶媒体に記録する映像の高画質化に合わせて副映像の高画質化も必要となるが、副映像を従来の2ビットから4ビット表現にすると記録すべきデータ量が増大するため、それを記録する情報記憶媒体の大容量化が必要となる。。記録密度が高くなると、情報記憶媒体表面に付いた同じ長さの傷が及ぼす記録データへの影響範囲が相対的に大きくなる。従来のD V Dでは1 6セクターで1 E C Cブロックを構成していたのに対して本発明ではその2倍の3 2セクターで1 E C Cブロックを構成する事で高画質映像に合わせて記録密度を上げても表面の傷が現行と同じ長さまで付くのを保証した。更に1 E C Cブロック内を2個の小さいE C Cブロックで構成させると共に1セクター内を2個のE C Cブロックに分散配置することで同一セクター内のデータを実質的にインターリーブした事になり、より一層長い傷やバーストエラーに対する影響を軽減できる。

#### 【0332】

(9) 従来のS D映像に対してファイル又はフォルダ分離によりH D映像を情報記憶媒体に記録する場合、H D映像は解像度が高いため情報記憶媒体の記録容量増加が必須となる。記録密度が高くなると、情報記憶媒体表面に付いた同じ長

さの傷が及ぼす記録データへの影響範囲が相対的に大きくなる。従来のDVDでは16セクターで1ECCブロックを構成していたのに対して本発明ではその2倍の32セクターで1ECCブロックを構成する事で高画質映像に合わせて記録密度を上げても表面の傷が現行と同じ長さまで付くのを保証した。更に1ECCブロック内を2個の小ECCブロックで構成させると共に本発明ではセクター毎に異なる小ECCブロックに属するPOデータを挿入するため、小ECCブロック内のPOデータが1個置きのセクター内にインターリーブ配置（分散配置）されるのでPOデータの傷による信頼性が上がり、精度の良いエラー訂正処理が可能となる。

#### 【0333】

(10) 情報記憶媒体に記録する映像の高画質化に合わせて副映像の高画質化も必要となるが、副映像を従来の2ビットから4ビット表現にすると記録すべきデータ量が増大するため、それを記録する情報記憶媒体の大容量化が必要となる。記録密度が高くなると、情報記憶媒体表面に付いた同じ長さの傷が及ぼす記録データへの影響範囲が相対的に大きくなる。従来のDVDでは16セクターで1ECCブロックを構成していたのに対して本発明ではその2倍の32セクターで1ECCブロックを構成する事で高画質映像に合わせて記録密度を上げても表面の傷が現行と同じ長さまで付くのを保証した。更に1ECCブロック内を2個の小ECCブロックで構成させると共に本発明ではセクター毎に異なる小ECCブロックに属するPOデータを挿入するため、小ECCブロック内のPOデータが1個置きのセクター内にインターリーブ配置（分散配置）されるのでPOデータの傷による信頼性が上がり、精度の良いエラー訂正処理が可能となる

#### 【0334】

<再生専用と追記形との完全互換が取れると共に細かい単位での追記処理が可能>

(11) 従来のDVD-RもしくはDVD-RWでは細かい単位での追記／書き換えが不可能で、無理にそれを行おうとして Restricted Overwrite 処理を行うと既に記録されている情報の一部が破壊されるという問題が有った。本発

明のように再生専用で複数種類の記録形式を設定可能とし、ECCブロック内で分割されたセグメントの間にヘッダを持つ記録構造を再生専用で持てるようにした上で再生専用と追記形との完全互換が可能となる。更にこのヘッダ部の途中から追記／書き換えを行えるので追記／書き換え処理による既に記録されたセグメント内の情報を破壊する危険性も無い。同時にこのヘッダ部の中で追記／書き換え時にガードエリアが一部重複して記録されるため、ヘッダ部内に記録マークが存在しないギャップ領域の存在を防止するため、このギャップ領域による2層間のクロストークの影響が除去でき、片面2記録層における層間クロストークの問題も同時に解消できる。

## 【0335】

＜確定アドレス情報配置頻度を高め、アクセス速度を確保する＞

(12) 本発明実施例ではトラック番号の偶数／奇数識別情報を利用して不定ビットの予測判定が可能になっているが、あくまでも予測判定の範囲で確実に確定はしない。それに対して不定ビットを持たず、エラー検出コードが付加された部分では非常に高い精度でトラック情報を検出できる。そのため、本発明ではグループ領域にも不定ビットを配置し、ランド領域とグループ領域の両方に不定ビットを分散配置する事でランド領域内にも不定ビットを持たず、エラー検出コードが付加された部分の形成を可能としている。しかしランド領域とグループ領域の両方に不定ビットを分散配置するので、不定ビットを持たないトラック番号情報611、612の配置頻度が相対的に低下する。これに対して本発明ではセグメント内で複数回のアドレス情報を配置する構造にする事でランド領域とグループ領域共に不定ビットを持たずエラー検出コードが付加された部分の配置頻度を高め、それによりアドレス情報再生精度を上げると共に高いアクセス速度を確保している。

## 【0336】

＜ウォーブルアドレスの読み取り精度を高める＞

(13) 図38に示すように1アドレスビット領域511の境界位置(“三角印”の部分)でのウォーブルの反転頻度を高めるとウォーブルアドレスの読み取り精度が向上する。そのため図44、図45に示すセグメントアドレス情報62

1の取り得る値として“000000”を排除してウォーブルの反転頻度を上げると共にデータースクランブル(642)を掛け1アドレスビット領域511の境界位置(“三角印”的部分)でのウォーブルの反転頻度を高めている。この時、スクランブルの種情報641内で長く“0”が連続するとデータースクランブルを掛けた時にウォーブルの反転頻度が高まる効果が現れ辛い。従ってセグメントアドレス情報621の取り得る値として“000000”を排除して種情報641内の“1”的出現頻度を高める事でデータースクランブルを掛けた時のウォーブル反転頻度を高める効果を促進する働きをする。

## 【0337】

＜ランドでも確実にトラック番号を再生できる事でランド上のトラック番号再生精度が上がる＞

(14) 本発明実施例ではトラック番号の偶数／奇数識別情報を利用して不定ビットの予測判定が可能になっているが、あくまでも予測判定の範囲で確実に確定はしない。それに対して不定ビットを持たず、エラー検出コードが付加された部分では非常に高い精度でトラック情報を検出できる。そのため、本発明ではグループ領域にも不定ビットを配置し、ランド領域とグループ領域の両方に不定ビットを分散配置する事でランド領域内にも不定ビットを持たず、エラー検出コードが付加された部分の形成を可能としている。その結果、ランド上でも高い再生精度でのトラック番号の読み取りが可能となり、ランド部でのアクセス安定性と高いアクセス速度を確保できる。

## 【0338】

次に、表2を参照して各種組み合わせ構成と効果番号との対応を説明する、

〔表2に対応した各効果番号毎の効果説明〕

＜非常に容易な方法でグループ領域とランド領域に不定ビットを分散配置できる＞

(15) 本発明実施例では±90度のウォーブル位相変調を採用する事で図58に示したグループ領域形成用の集光スポット701～703の露光量変調もしくは2集光スポット間の相対位置変化と言う非常に簡単な方法でグループ領域とランド領域に不定ビットを分散配置できる。そのため、従来の情報記憶媒体作成

用の原盤記録装置で本発明実施例を実現できる。既存の装置で実施できるため、新たな設備導入を必要とせず、安価な情報記憶媒体を製造する事が可能となる。

## 【0339】

<ウォーブルアドレス情報の再生精度（信頼性）を大幅に高められる>

(16) 本発明実施例では任意のデーターとの間でビット単位での“加算演算”、“減算演算”または“Exclusive OR”演算のいずれかあるいはそれらの組み合わせ演算の範囲内でE D Cコード生成とデータースクランブル処理の両方が行えるので、非常に簡単な方法でウォーブルアドレス情報の再生精度（信頼性）を大幅に高められる(E D Cによるエラー検知とスクランブルによるウォーブル反転位置の出現頻度を高められ、再生系で容易にP L Lが掛けられる)と共に、それを実施するために必要な付加回路がほんのわずかなため、安価な情報再生装置または情報記録再生装置を提供できる。

## 【0340】

<E C C ブロック内で不定ビットが縦一直線に並ぶのを防止し、エラー訂正能力を確保する>

(17) 図4 3 (c) に示したウォーブルアドレスの配置領域5 6 1、5 6 2と図4 4、図4 5に示すトラック番号情報6 1 1、6 1 2のデーター配置では非常に記録正しく情報が並んでいるので、不定ビットの位置が図2 8に示すE C C ブロック内で縦に一直線に並んでしまい、E C C ブロック内でのエラー訂正能力が大幅に低下すると言う問題が発生する。本発明では各種の方法で不定ビットの配置をずらし、E C C ブロック内で不定ビットが縦に並ぶのを防止し、E C C ブロック内でのエラー訂正能力に対する性能確保を行える。その結果、情報記憶媒体に記録した記録マークからの再生情報の（訂正後の）エラー率を低減し、精度の高い再生を可能にする。

## 【0341】

<非常に簡単かつ安価にウォーブルアドレス情報の再生信頼性を上げられる>

(18) 図4 8に示すように非常に簡単な回路でデータースクランブルを掛けられ、アドレスビット領域の境界部でのウォーブル反転頻度を高めてアドレスビ

ット領域の境界位置の検出を容易にし、ウォーブルアドレス情報の再生信頼性を上げられるばかりでなく、図48に示す回路は非常に安価に作成できるため、安価な情報再生装置または安価な情報記録再生装置を提供できる。

## 【0342】

(19) 2アドレス領域内でパターン内容を変化させる事で結果的にアドレスビット領域の境界部でのウォーブル反転頻度を高めてアドレスビット領域の境界位置の検出を容易にし、ウォーブルアドレス情報の再生信頼性を上げられる。

## 【0343】

<検出精度を高くトラック番号の偶数／奇数識別情報を配置できると共に記録マークへ影響を与えない>

(20) トラック番号の偶数／奇数識別情報をウォーブル変調のデーター構造では無く、図53または図54に示すような物理的な形状変化で記録するため、トラック番号の偶数／奇数識別情報に対する高い検出精度が確保できる。また、このトラック番号の偶数／奇数識別情報は各セグメント間のヘッダ領域に配置するため、各セグメント内に記録する記録マークによる記録情報に対する悪影響が無い。また、同時にこの情報を再生専用／追記形／書き換え形の情報記憶媒体の種類判別にも利用でき、不正コピーを防止したい高画質の映像情報や高画質の副映像情報に対する不正コピーの検知が容易となる。

## 【0344】

<精度の高い不定ビットの予測判定が可能>

(21) トラック番号の偶数／奇数識別情報をウォーブル変調のデーター構造では無く、図53または図54に示すような物理的な形状変化で記録するため、トラック番号の偶数／奇数識別情報に対する高い検出精度が確保できる。そのため、この高い検出精度が確保できるトラック番号の偶数／奇数識別情報を基準として不定ビットの予測判定が行えるので、比較的高い精度での予測判定が行える。

## 【0345】

<グループ領域に不定ビットを持たずにランド領域上で正確にアドレス番号が確定する>

(22) 本発明実施例ではトラック番号の偶数／奇数識別情報を利用して不定ビットの予測判定が可能になっているが、あくまでも予測判定の範囲で確実に確定はしない。それに対して不定ビットを持たず、エラー検出コードが付加された部分では非常に高い精度でトラック情報を検出できる。図55に示すように本発明ではL/G記録方法においてトラック番号情報をジグザグに累進設定する事でグループ領域に不定ビットを持たずにランド領域上で不定ビットを持たず、エラー検出コードが付加され、正確にアドレス番号が確定する箇所の設定が可能となり、ランド領域でも精度の高いトラック番号の確定が可能であるばかりでなく、(早くアドレス番号が確定するので)比較的早いアクセス速度の確保が可能となる。

## 【0346】

<ランド／グループ共容易かつ高速でアドレス番号の確定が行える>

(23) 図79～図81及び図44、図45に示すようにランドとグループ共に予めアドレス確定/予測判定領域の場所が決定されているので、アドレス確定領域とアドレス予測領域を即座に判別し、それぞれに有ったアドレス番号情報の確定と予測が行えるので、アドレス情報再生処理方法が容易になるばかりでなく、高速でアドレス番号の確定が行えるので、相対的に高速なアクセス処理が可能となる。

## 【0347】

<セグメント内の記録マーク再生信頼性>

(24) 本発明ではECCブロック内を複数のセグメントに分割し、各セグメント間にヘッダを配置し、図82に示すようにこのヘッダ領域内にトラックアドレス情報を配置している。その結果L/G記録でウォーブル変調によるアドレス情報を記録した場合でも、セグメント領域内への不定ビットの混入が防止でき、セグメント領域内の記録マークからは質の高い再生信号が得られ、記録マークからの高い再生信頼性が確保可能。

## 【0348】

## 【発明の効果】

以上説明したようにこの発明は、“高精細”な主映像、高画質な副映像の表示

、大容量化、フォーマットの高い互換性確保、PCデータの追記または書き換え  
 、アドレス情報の再生に対する高信頼化、ウォーブル信号からの基準クロック抽出精度の向上、高速アクセスの保証、片面2記録層構造への拡張性の保証、を得る情報記録媒体の提供と前記情報記録媒体に対して安定にデータの再生が可能な情報再生装置もしくは安定にデータの記録が可能な情報記録再生装置を提供する

【0349】

【表1】

表1 各種組み合わせ構成と効果番号との対応説明表(1)

組み合わせ効果番号	①	②	③	④	⑤	⑥	⑦	⑧	⑨	⑩	⑪	⑫	⑬	⑭
A) SD/HD間のファイル又はフォルダ分離	○	○	○	○	○	○	○	○	△	△	△	△	△	△
B) 副映像情報の4ビット表現と圧縮規則	○	○	○	○	○	○	○	○	△	△	△	△	△	△
C) 再生専用で複数種類の記録形式設定可能				○	○				○					
D) 積符号を用いたECC ブロック構造				○	○	○	○	○	○					
E) セクター内を複数小ECCブロックに分散配置							○	○						
F) セクター毎に異なるPOグループデータ挿入									○	○				
G) ECCブロック内セグメント分割構造		○	○	○	○	△	△	△	△	○	△	△	△	△
H) セグメント間の Header 配置構造		△	△	○	○				○					
I) ガードエリアが一部重複して記録される									○					
J) 複数回のアドレス情報/セグメントを配置					○	○				○				
K) アドレス番号付与方法に特定条件設定											○			
L) L/G記録 + ウォーブル変調	○	○	○	○								○		
M) グループ領域にも不定ビットを分散配置する										○		○		
N) 不定ビットを Land/Groove に分散配置										○				
O) ±90度のウォーブル位相変調														
P) グレイコードまたは特殊トラックコードを採用	○	○												
Q) トラックアドレスにEDCを付加	○	○								△				
R) グレイ/特殊トラックコードにスクランブル	△	△								△				
S) 不定ビット位置をずらして再配置する														
T) アドレス情報に対してスクランブルを掛ける	△	△								○				
U) 2アドレス領域内でパターン内容を変化させる														
V) トラック番号の偶数/奇数識別情報の配置										△				
W) 偶数/奇数識別情報で不定ビットの予測判定										△				
X) トラック番号情報をジグザグに累進設定する														
Y) 予めアドレス確定/予測判定領域の場所が決定														
Z) トラックアドレスをヘッダ領域内に配置														

【0350】

## 【表2】

表2 各種組み合わせ構成と効果番号との対応説明表(II)

組み合わせ効果番号	⑯	⑰	⑯	⑯	⑯	⑯	㉑	㉒	㉓	㉔
A) SD/HD間のファイル又はフォルダ分離	△	△	△	△	△	△	△	△	△	△
B) 副映像情報の4ビット表現と圧縮規則	△	△	△	△	△	△	△	△	△	△
C) 再生専用で複数種類の記録形式設定可能						△				△
D) 積符号を用いたECCブロック構造				○	△	△				
E) セクター内を複数小ECCブロックに分散配置				△	△	△				
F) セクター毎に異なるPOグループデータ挿入										
G) ECCブロック内セグメント分割構造	△	△	△	△	△	○		△	△	△
H) セグメント間のHeader配置構造							○			
I) ガードエリアが一部重複して記録される										
J) 複数回のアドレス情報/セグメントを配置								△		
K) アドレス番号付与方法に特定条件設定										
L) L/G記録+ウォーブル変調	○						○		○	
M) グループ領域にも不定ビットを分散配置する	△							○		
N) 不定ビットをLand/Grooveに分散配置	○							○		
O) ±90度のウォーブル位相変調	○									
P) グレイコードまたは特殊トラックコードを採用		○						△		
Q) トラックアドレスにEDCを付加	○							○		
R) グレイ/特殊トラックコードにスクランブル	○		△							
S) 不定ビット位置をずらして再配置する			○	△	△					
T) アドレス情報に対してスクランブルを掛ける			△	○						
U) 2アドレス領域内でパターン内容を変化させる			△	○						
V) トラック番号の偶数/奇数識別情報の配置						○	○			
W) 偶数/奇数識別情報で不定ビットの予測判定							○			
X) トラック番号情報をジグザグに累進設定する								○		
Y) 予めアドレス確定/予測判定領域の場所が決定									○	
Z) トラックアドレスをヘッダ領域内に配置										

【0351】

## 【図面の簡単な説明】

【図1】 この発明の係る情報記録媒体に対するファイル配置の例を示す図

【図2】 この発明の係る情報記録媒体に対するファイル配置の他の例を示す図。

【図3】 この発明の係る情報記録媒体に対する映像情報の記録方法の説明図。

【図4】 この発明の係る情報記録媒体に記録される副映像の圧縮規則の例を示す説明図。

【図5】 この発明の係る情報記録媒体に記録される副映像を表す画素データの例を示す説明図。

【図6】 副映像のユニットの例を示す説明図。

【図7】 副映像のユニットとパケットとの関係を示す説明図。

【図8】 副映像ユニットヘッダの説明図。

【図9】 副映像ユニットヘッダの一部を示す説明図。

【図10】 この発明の係る情報記録媒体に記録される副映像の圧縮規則の他の例を示す説明図。

【図11】 図9に示す圧縮規則を更に示す説明図。

【図12】 本発明の実施の形態に係るランレンジス圧縮ルールである、3ビットデータにおける3ビット8色表現のランレンジス圧縮ルール（ライン単位）を示す図。

【図13】 本発明の実施の形態に係るランレンジス圧縮ルールである、4ビットデータにおける4ビット16色表現のランレンジス圧縮ルール（ライン単位）を示す図。

【図14】 本発明の実施の形態に係るランレンジス圧縮ルールに応じた実用的なデータ構造の一例を示す図。

【図15】 本発明の実施の形態に係るランレンジス圧縮ルールに応じた実用的なデータ構造をユニット化した例を示す図。

【図16】 本発明の実施の形態に係るランレンジス圧縮ルールに応じた実用的なデータ構造をユニット化した例を示す図。

【図17】 本発明の実施の形態に係るランレンジス圧縮ルールに応じた実

用的なデータ構造をユニット化した様々な場合の例を示す図。

【図18】 本発明の実施の形態に係るランレンゲス圧縮ルールである、4ビットデータにおける4ビット16色表現のランレンゲス圧縮ルール（ライン単位）の他の例を示す図。

【図19】 表示制御シーケンステーブル（S P \_ D C S Q T）の詳細を示す図、及び図19中の表示制御シーケンス（S P \_ D C S Q）の詳細及び表示制御シーケンス（S P \_ D C S Q）の開始時刻の詳細を示す図。

【図20】 記録データフィールドを生成する処理手順を示す説明図。

【図21】 データフレームの構成を示す説明図。

【図22】 図21のデータIDの内容を示す説明図。

【図23】 図22のデータフィールド番号の内容を示す説明図。

【図24】 記録タイプの定義の説明図。

【図25】 メインデータにスクランブルを施す際のシフトレジスタの初期値の例と、そのシフトレジスタの説明図。

【図26】 ECCブロックの構造を示す説明図。

【図27】 スクランブルドフレームの配置例を示す説明図。

【図28】 ECCブロックにおいて、アウターパリティー（P O）が、左側ブロック、右側ブロックにそれぞれインターリープされた様子を示す図。

【図29】 ECCブロックのデータが変調され同期コードが付加された様子を示す説明図。

【図30】 図29の同期コードの種類を示す図。

【図31】 情報記録媒体（光ディスク）の物理セクタレイアウトナンバリングの例を示す図。

【図32】 再生専用情報記録媒体におけるリードインエリア（Lead-in area）内のデータ構造説明図。

【図33】 書き換え形情報記録媒体における全体のデータ構造説明図。

【図34】 情報記録媒体上に記録されるデータのデータ単位の説明図。

【図35】 本発明再生専用情報記録媒体における第1の実施例と第2の実

施例の違いを説明するために示した図。

【図36】 本発明に係る各種情報記録媒体毎のデータ記録形式の比較説明図。

【図37】 本発明における書き換え可能形情報記録媒体のゾーン構造を示す図。

【図38】 ウォーブル変調における $180^\circ$ 位相変調とNRZ法の説明図

【図39】 ランド(L)／グルーブ(G)記録でウォーブル変調を行なった場合の不定ビット発生の原理説明図。

【図40】 グレイコードの例を示す図。

【図41】 本発明に係る特種トラックコードの説明図。

【図42】 本発明の書き換え形情報記録媒体上に記録される書き換え可能データのデータ記録方法の説明図。

【図43】 本発明の書き換え形情報記録媒体上のウォーブル情報の説明図

【図44】 本発明の書き換え形情報記録媒体のウォーブルアドレスの配置領域におけるアドレスビットの配置に関する説明図。

【図45】 本発明の追記形情報記録媒体のウォーブルアドレスの配置領域におけるアドレスビットの配置に関する説明図。

【図46】 記録可能形情報記録媒体におけるウォーブルアドレスデータの作成プロセスの説明図。

【図47】 本発明の根底の考え方に関する信号とその処理内容の説明図。

【図48】 ウォーブルアドレスデータに対するスクランブル／デスクランブル処理の説明図。

【図49】 グレイコード特性を持ったEDC情報の設定方法を説明するための図。

【図50】 本発明の書き換え形情報記録媒体のウォーブルアドレスの配置領域におけるアドレスビットの配置に関する他の例を示す説明図。

【図51】 本発明の追記形情報記録媒体のウォーブルアドレスの配置領域におけるアドレスビットの配置に関する他の例を示す説明図。

【図52】 本発明の書き換え形情報記録媒体のウォーブルアドレスの配置領域におけるアドレスビットの配置に関するさらに他の例を示す説明図。

【図53】 L/G記録におけるランドの奇数／偶数識別情報の設定方法の説明図。

【図54】 L/G記録におけるランドの奇数／偶数識別情報の他の設定方法の説明図。

【図55】 書き換え形情報記録媒体のトラック番号情報の設定方法を示す図。

【図56】 グループ部でのアドレス推定方法の例の説明図。

【図57】 ランド部でのアドレス推定方法の例の説明図。

【図58】 グループ幅を変化させる方法の説明図。

【図59】 L/G記録におけるグループ領域内に不定ビットを配置する他の例を示す説明図。

【図60】 本発明に係る装置の記録系の説明図。

【図61】 本発明に係る装置の再生系の説明図。

【図62】 ウォブル信号復調回路の例を示す図。

【図63】 本発明に係る装置のウォブル信号の復調回路の例を示す図。

【図64】 ウォブル信号の波形処理を行う方法の説明図。

【図65】 同期信号の検出方法の説明図。

【図66】 図65のアドレス検出器内の構成を示す図。

【図67】 同期信号検出器の具体例を示す図。

【図68】 ROMメディアにおけるヘッダ領域の一例を示した図。

【図69】 ヘッダ領域の別の例を示した図。

【図70】 グループウォブルをトラックアドレスデータによって位相変調させた時のトラック形態と、ランドでのウォブル検出信号の関係を示す図。

【図71】 グループウォブリングにおけるランドトラックでのアドレス検出値の説明図。

【図72】 グループウォーリングによるトラック番号とランドトラックでの検出データの説明図。

【図73】 アドレッシングフォーマットの例を示す図。

【図74】 奇数ランド／偶数ランド識別を行うための識別マーク方式の例を示す図。

【図75】 奇数ランド／偶数ランド識別を行うための識別マーク方式の他の例を示す図。

【図76】 奇数ランド／偶数ランド識別を行うための識別マーク方式の更に他の例を示す図。

【図77】 奇数ランド／偶数ランド識別を行うための識別マーク方式のまた他の例を示す図。

【図78】 ランドトラックのアドレス情報の埋め込み例を示す図。

【図79】 一部のグループ幅を変化させてランドアドレスを形成した例を示す図。

【図80】 グループ幅を一部変化させてランドトラックの奇数／偶数検出を行なうときの原理を示す説明図。

【図81】 書き換え形情報記録媒体のアドレッシングフォーマットの例を示す図。

【図82】 アドレス配置の例を示す説明図。

【図83】 この発明が適用された光ディスク装置の構成説明図。

【図84】 図83の装置の信号処理系統をさらに示す構成説明図。

【図85】 副映像処理について説明するために示した図。

#### 【符号の説明】

1 4 1 …情報記録再生部、1 4 2 …インターフェース部、1 4 3 …制御部、1 4 4 …データ合成部、1 4 5 …同期コード抽出部、1 4 6 …同期コード選択部、1 5 0 …ウォブル信号復調回路、1 5 1 …変調回路、1 5 2 …復調回路、1 6 1 …ECCエンコーディング回路、1 6 2 …ECCデコーディング回路、1 6 3、1 6 4 …データ配置部分交換部、2 2 1 …情報記憶（記憶）媒体、2 2 2、2 2 3 …記録層。

特2003-029078

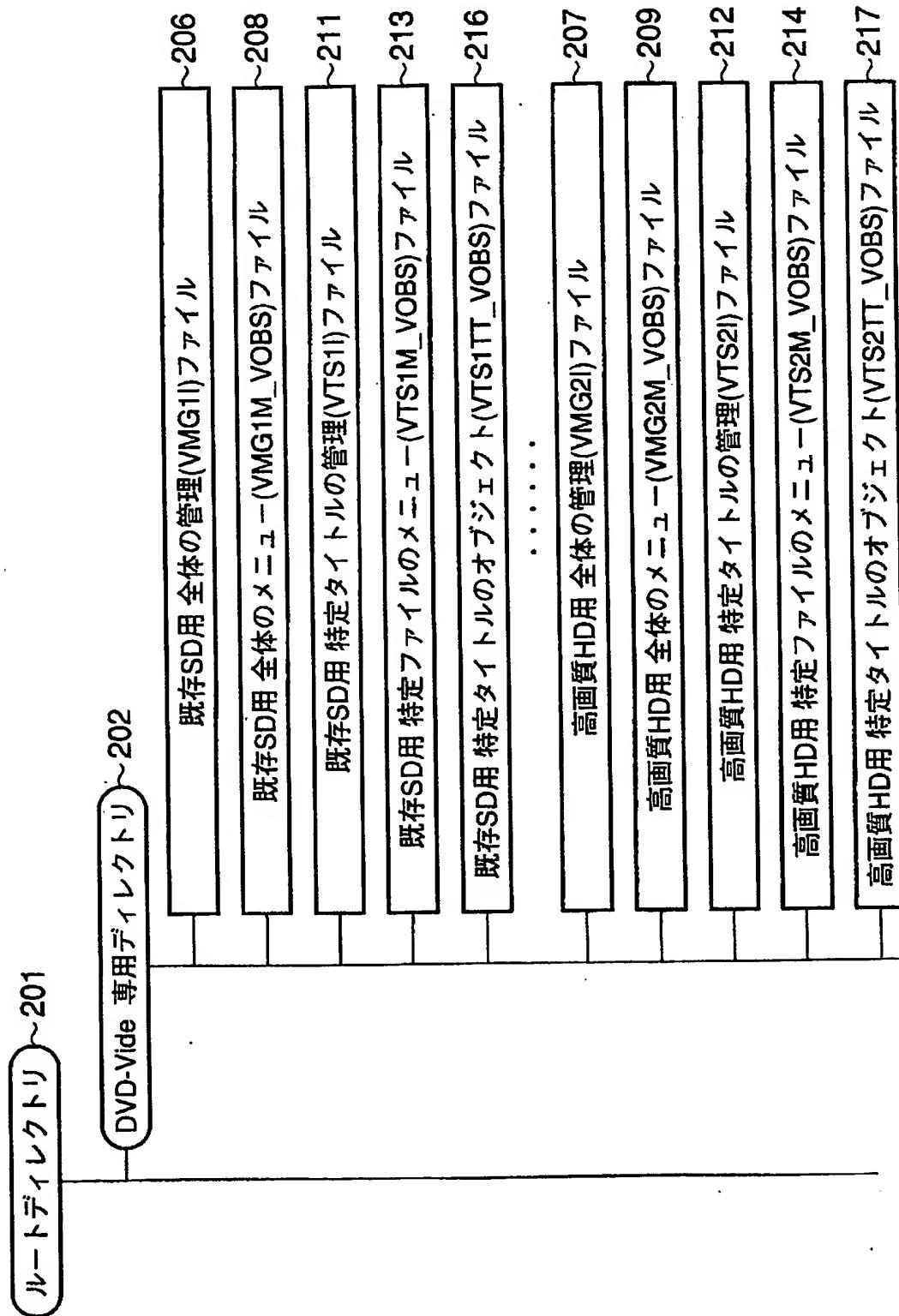
110

出証特2003-3029470

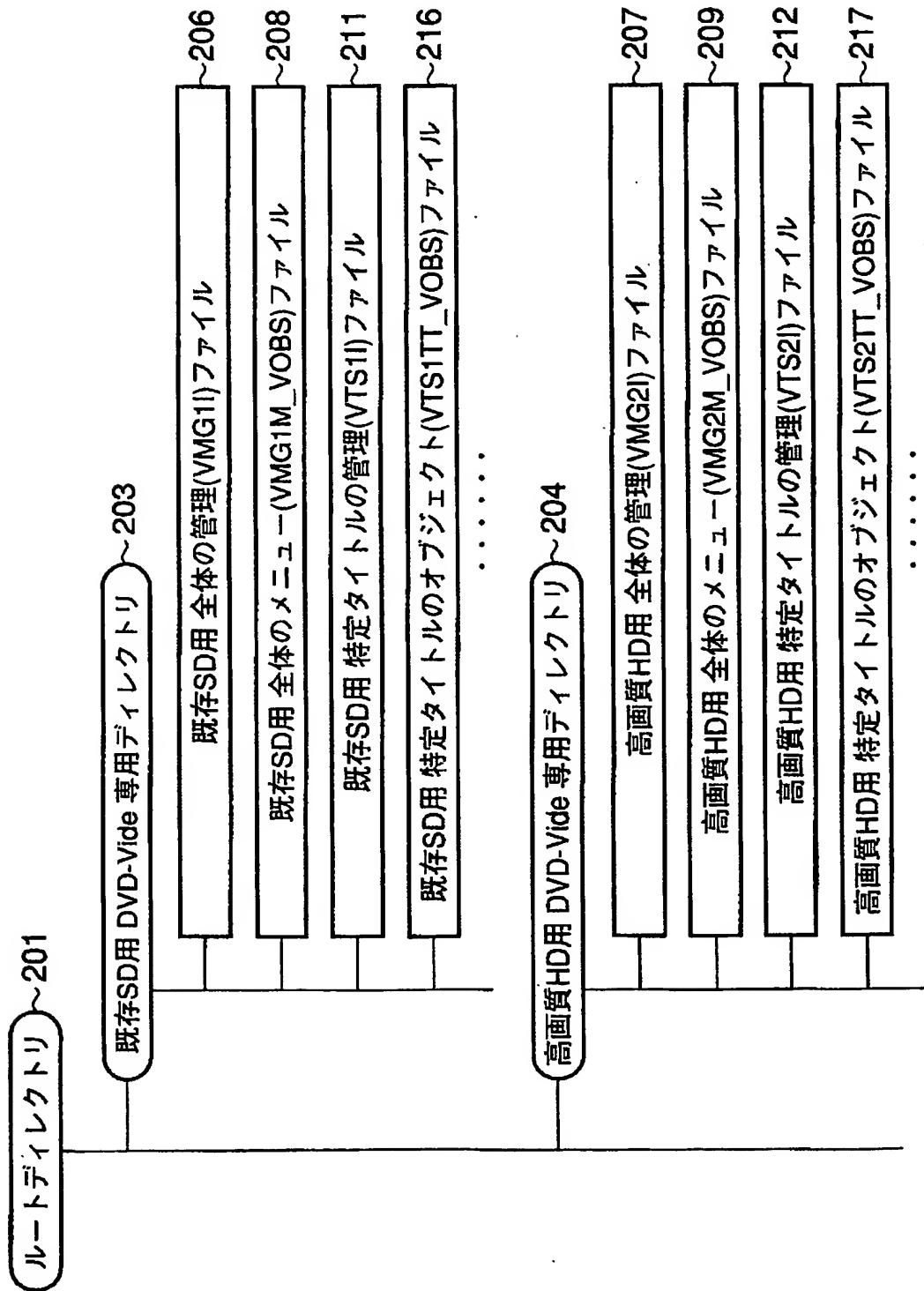
【書類名】

図面

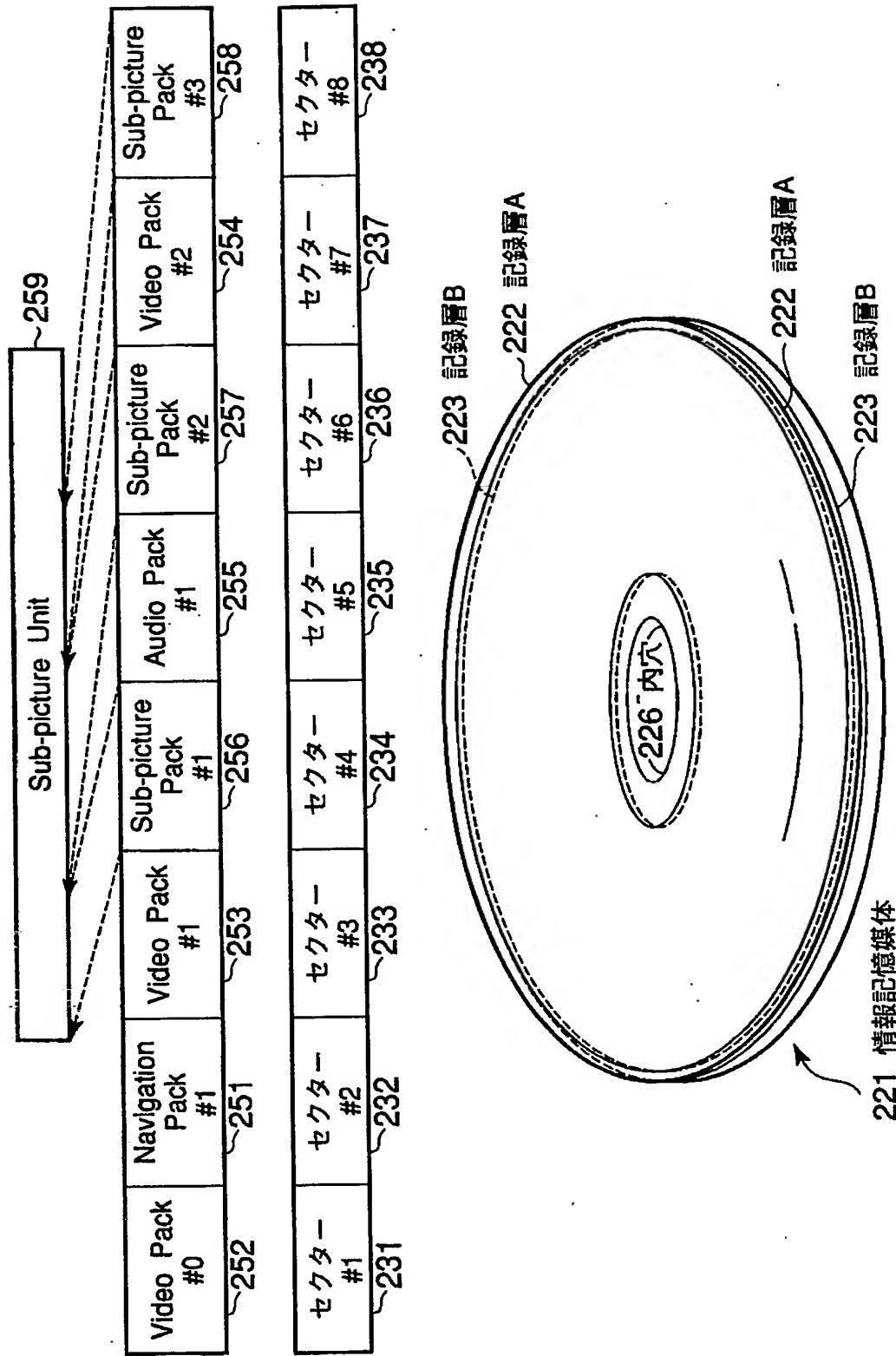
【図1】



【図2】



【図3】



【図4】

圧縮規則説明図(1)

	d0	d1	d2	d3	
(A)	連続するピクセル (画素)数				画素データ

圧縮規則説明図(2)

	d0	d1	d2	d3	d4	d5	d6	d7	
(B)	0	0		連続する画素数					画素データ

圧縮規則説明図(3)

	d0	d1	d2	d3	d4	d5	d6	d7	d8	d9	d10	d11	
(C)	0	0	0	0		連続する画素数							画素データ

圧縮規則説明図(4)

	d0	d1	d2	d3	d4	d5	d6	d7	d8	d9	d10	d11	d12	d13	d14	d15	
(D)	0	0	0	0	0	0			連続する画素数								画素データ

圧縮規則(5)

	d0	d1	d2	d3	d4	d5	d6	d7	d8	d9	d10	d11	d12	d13	d14	d15	
(E)	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	画素データ

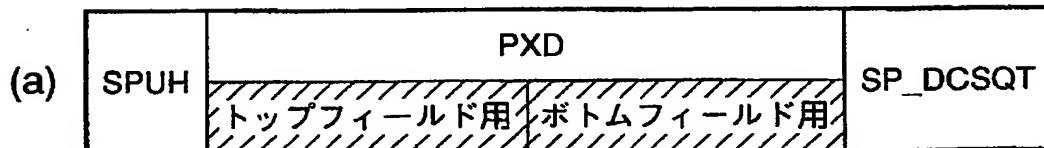
【図5】

## 画素データの割当

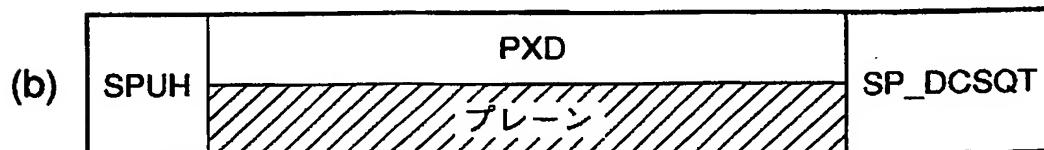
画素名	画素データ
画素1	0000
画素2	0001
画素3	0010
画素4	0011
画素5	0100
画素6	0101
画素7	0110
画素8	0111
画素9	1000
画素10	1001
画素11	1010
画素12	1011
画素13	1100
画素14	1101
画素15	1110
画素16	1111

【図6】

## 画素データの割り付け例(1)

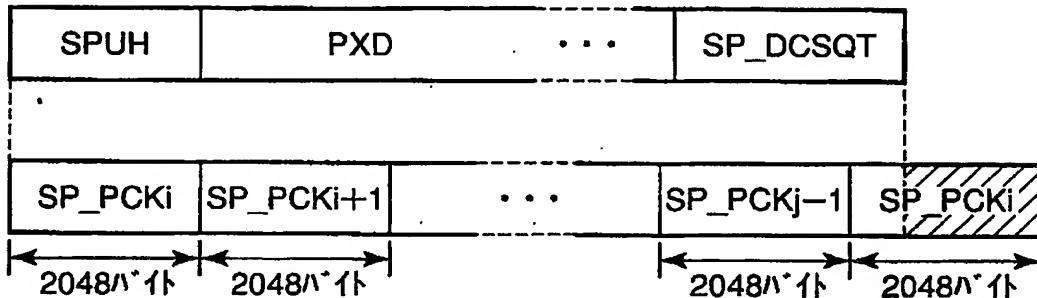


## 画素データの割り付け例(2)



【図7】

## 副映像ユニット(SPU)と副映像パック(SP\_PCK)



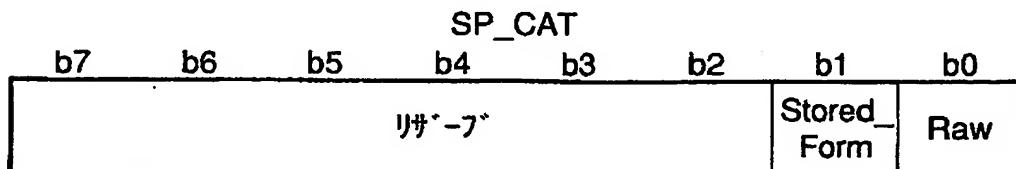
【図8】

## 副映像ユニットヘッタ (SPUH)

記述順

	内容	バイト数
(1)SPU_SZ	副映像ユニットのサイズ	4バイト
(2)SP_DCSQT_SA	表示制御シケンステップルの先頭アドレス	4バイト
(3)PXD_W	画素データの幅	4バイト
(4)PXD_H	画素データの高さ	4バイト
(5)SP_CAT	副映像カテゴリ	1バイト
リザーフ	リザーフ	1バイト
	合計	18バイト

【図9】



【図10】

d0	d1	d2	d3	d4	d5	d6	d7	d8	d9	d10	d11	d12
Comp	Pixel data			Ext	Counter			Counter (Ext) (When Ext=1b)				

【図11】

d0	d1	d2	d3
x	x	x	x

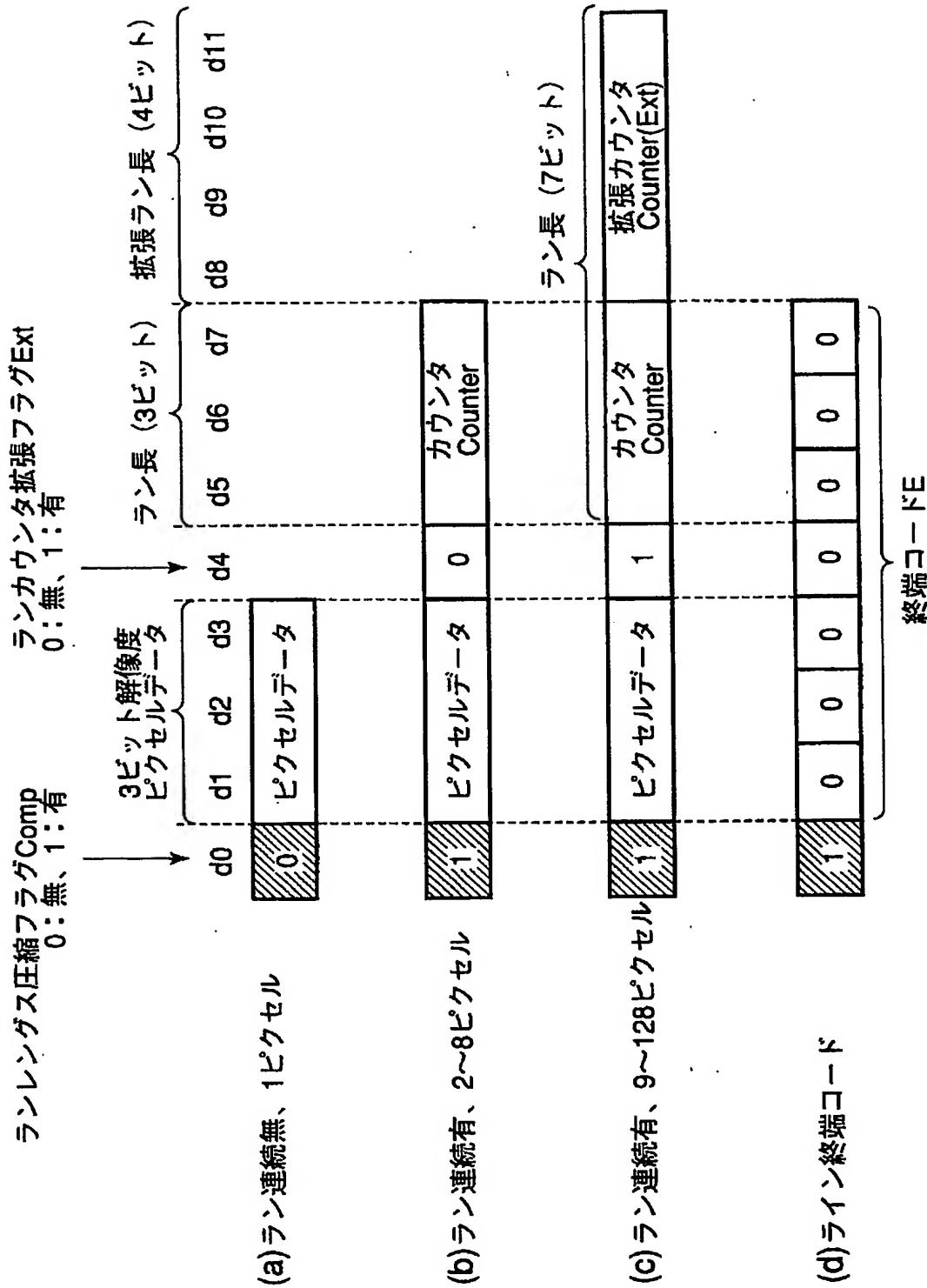
d0	d1	d2	d3
Pixel Data			

d0	d1	d2	d3	d4	d5	d6	d7
Pixel Data			0	Counter			

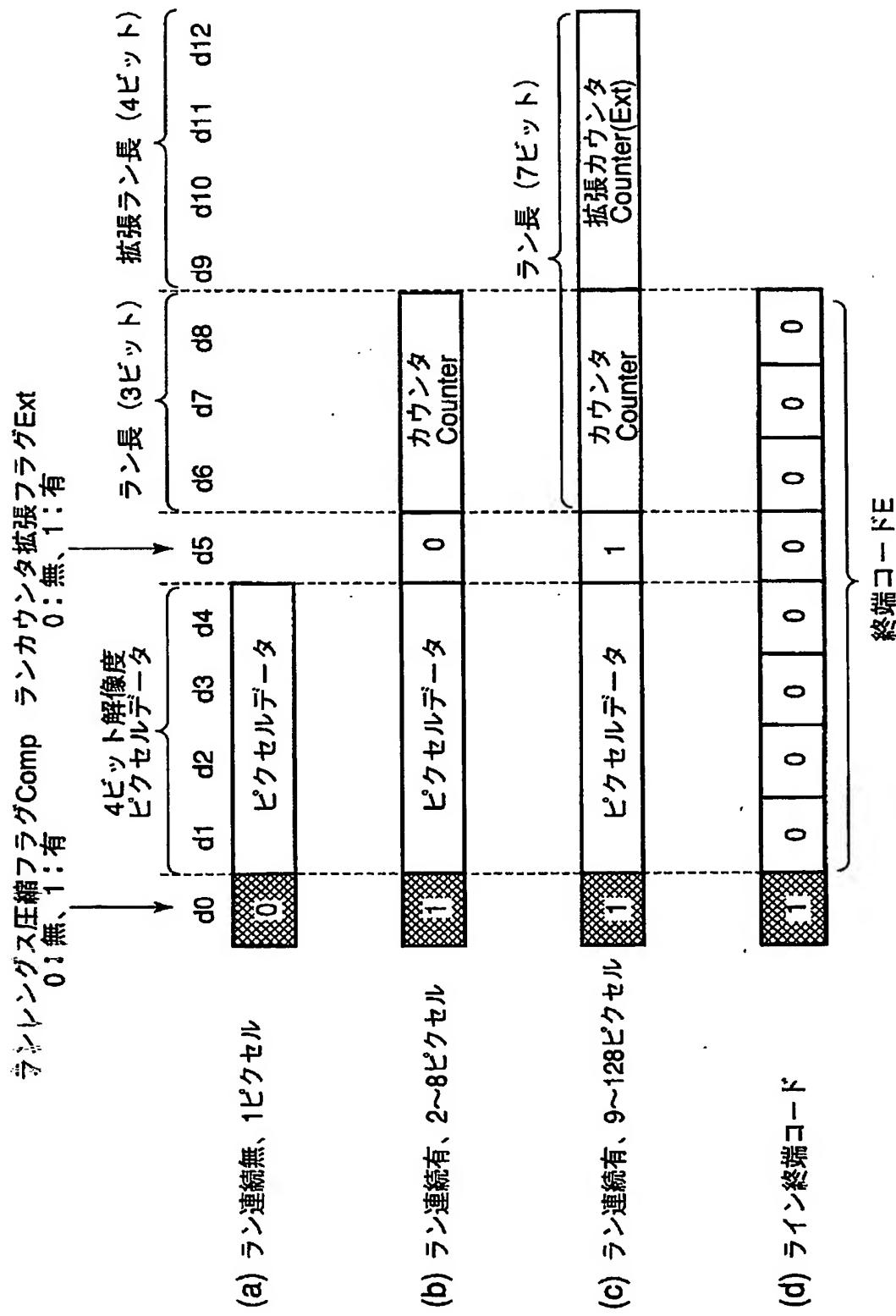
d0	d1	d2	d3	d4	d5	d6	d7	d8	d9	d10	d11
Pixel Data			1	Counter			Counter Extension				

d0	d1	d2	d3	d4	d5	d6	d7
0	0	0	0	0	0	0	0

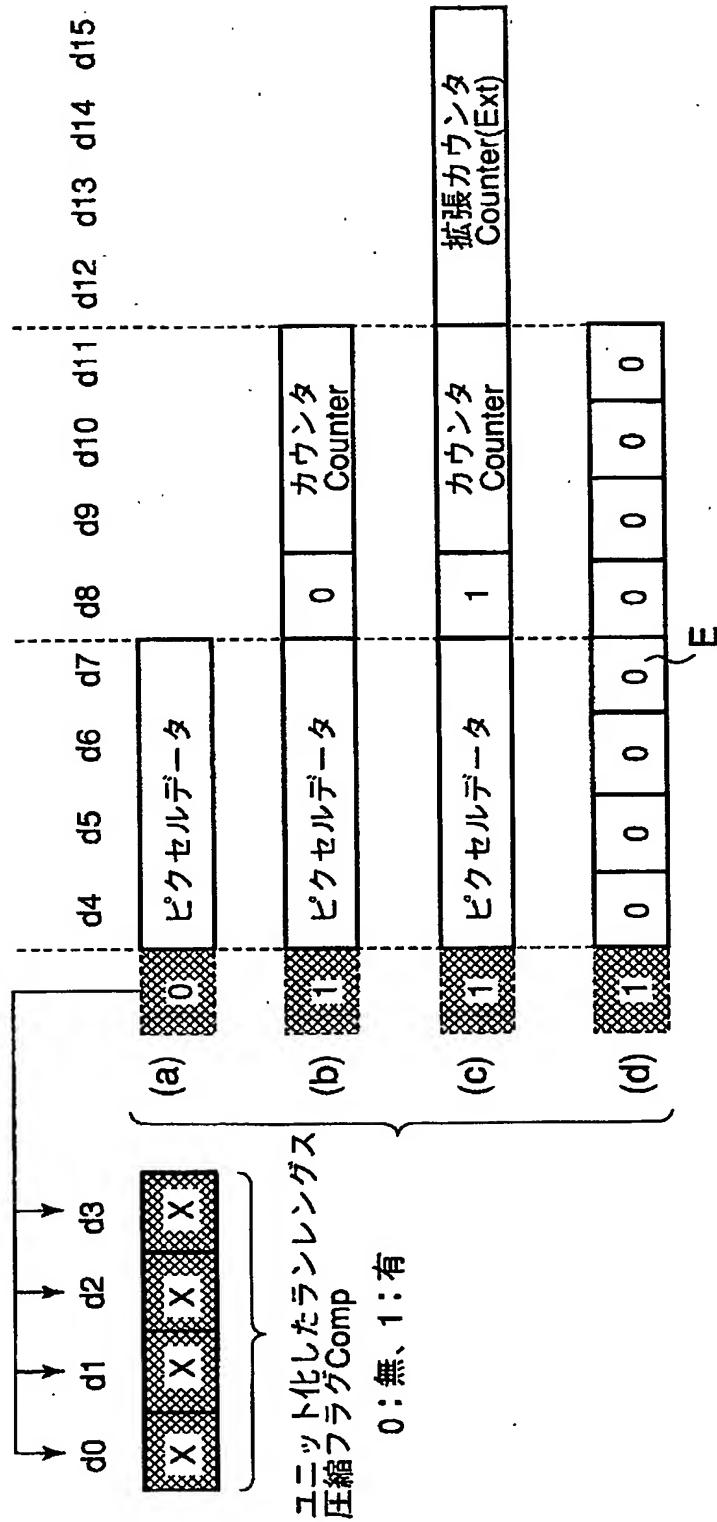
【図12】



【図13】

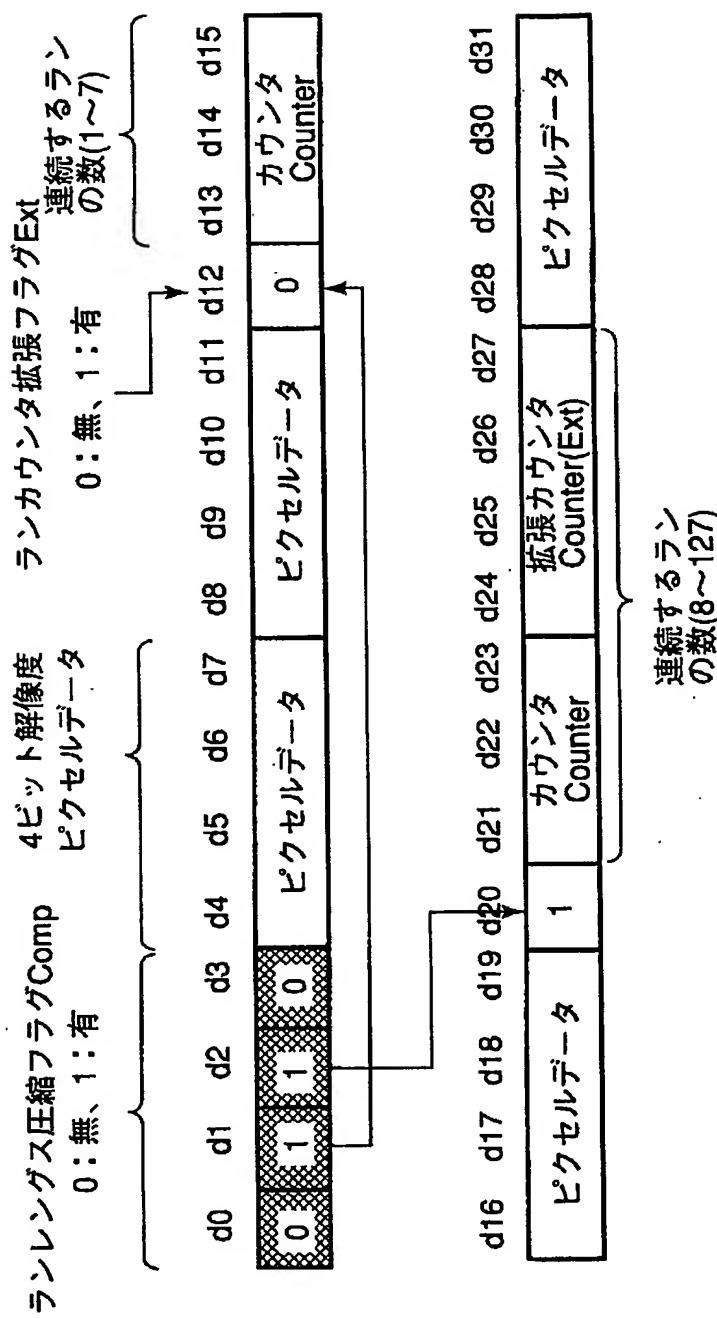


【図14】



※(a)～(d)のパターンでユニット化する。

【図15】



【図16】

(a) 全て無圧縮(最短パターン)の場合：4ピクセル表現

d0	d3	d4	d7	d8	d11	d12	d15	d16	d19
0	0	0	0	ピクセルデータ	ピクセルデータ	ピクセルデータ	ピクセルデータ	ピクセルデータ	Comp

(b) ラン連続8以下の圧縮を有する場合：(8+3)ピクセル以下の表現

d0	d3	d4	d7	d8	d11	d12	d15	d16	d19	d20	d23
0	0	0	0	ピクセルデータ	0	カウンタ	ピクセルデータ	ピクセルデータ	ピクセルデータ	ピクセルデータ	ランレンジングス圧縮されたピクセルデータ

Ext

Comp

(c) ラン連続9以上128以下の圧縮を有する場合：(128+3)ピクセル以下の表現

d0	d3	d4	d7	d8	d11	d12	d15	d16	d19	d20	d24	d27
1	0	0	0	ピクセルデータ	1	カウンタ	拡張カウンタ Counter(Ext)	ピクセルデータ	ピクセルデータ	ピクセルデータ	ピクセルデータ	ピクセルデータ

Ext

Comp

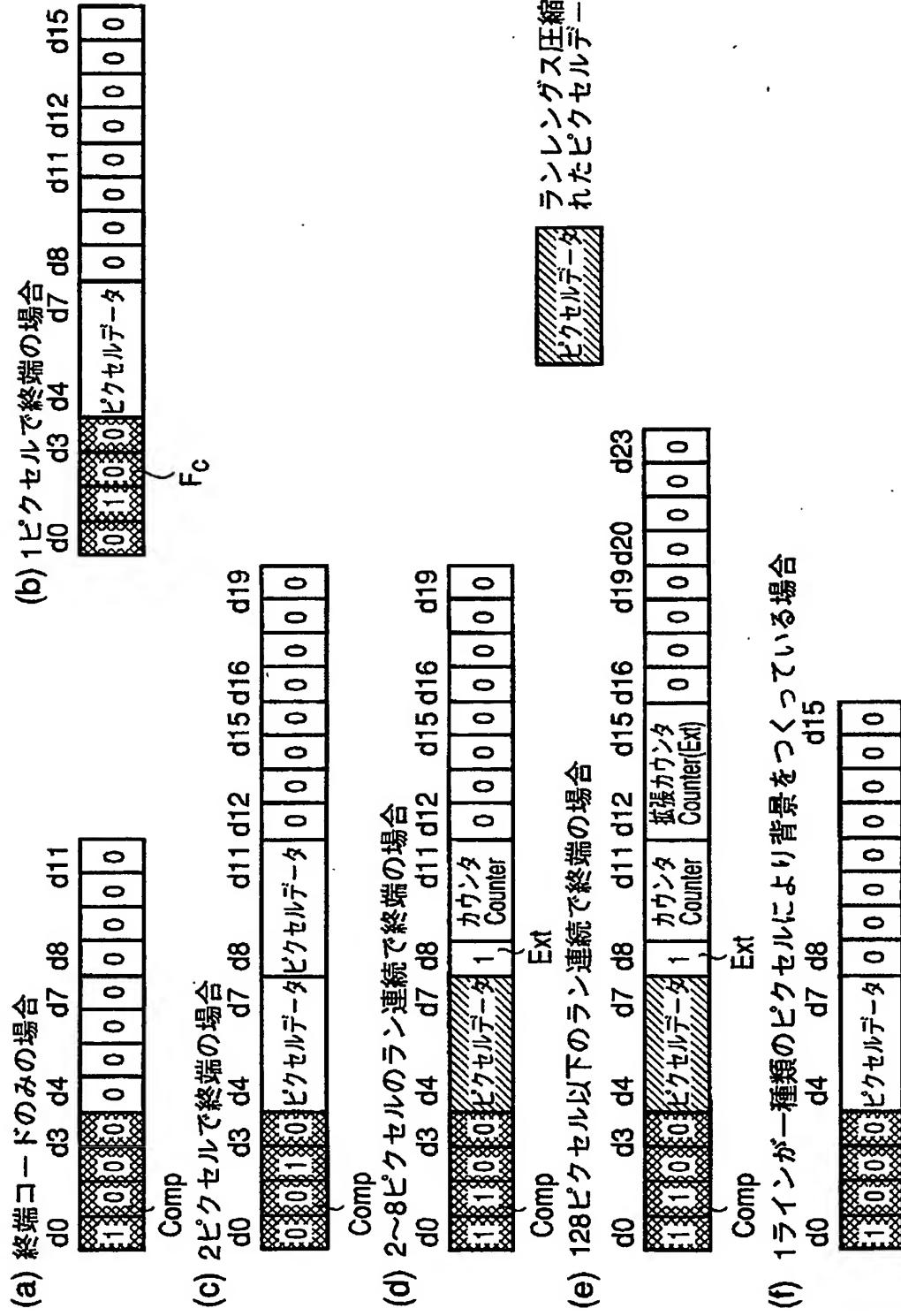
(d) 全て圧縮最長パターン)の場合：(128+128+128+128)ピクセル以下の表現

d0	d3	d4	d7	d8	d11	d12	d15	d16	d19	d20	d24	d27
1	1	1	1	ピクセルデータ	1	カウンタ	拡張カウンタ Counter(Ext)	ピクセルデータ	1	カウンタ	拡張カウンタ Counter(Ext)	ピクセルデータ

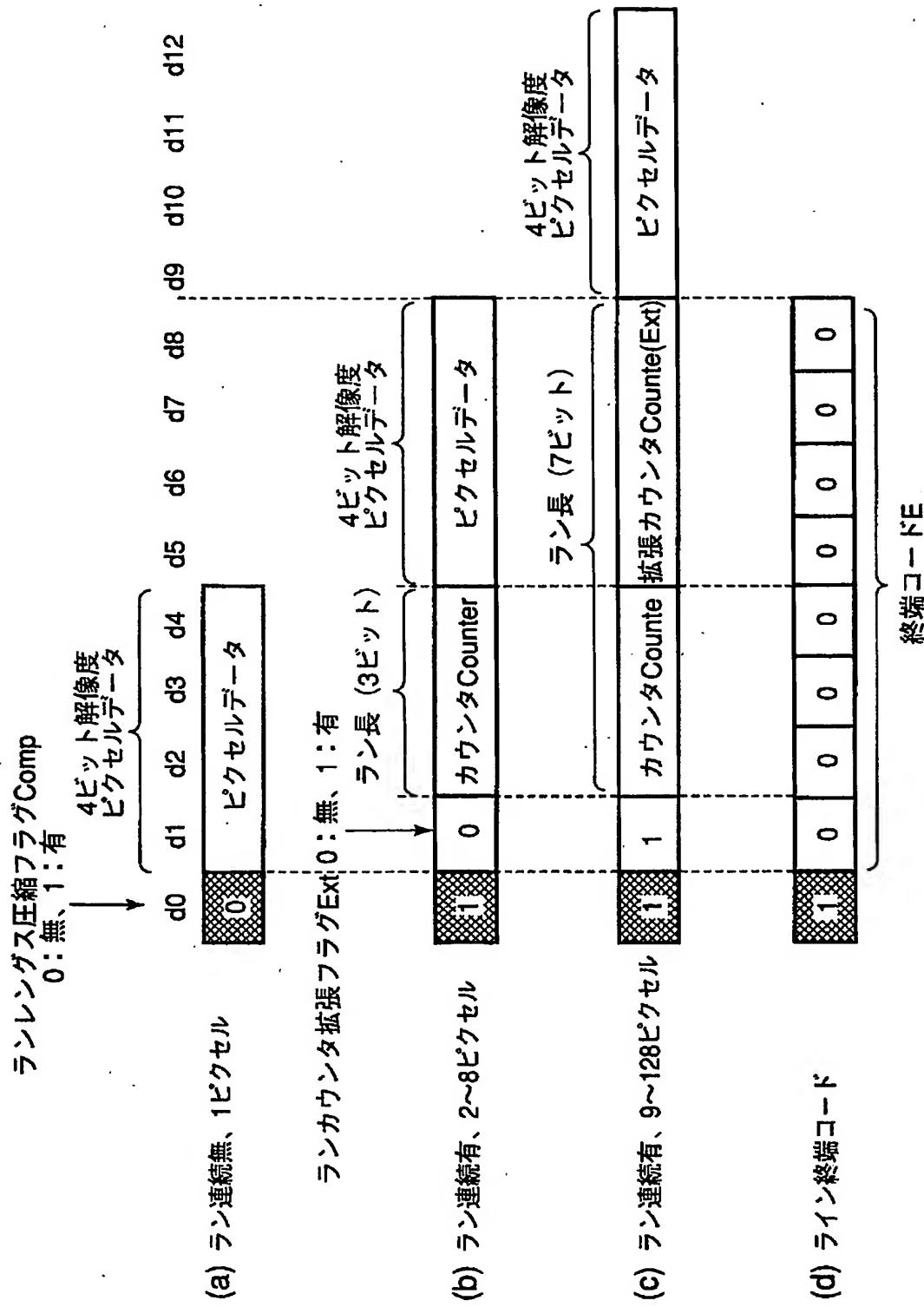
Ext

Comp

【図17】



【図18】



【図19】

(A)

## 表示制御シーケンステーブル(SP\_DCSQT)

記述順

	内容
SP_DCSQ # 0	表示制御シーケンス # 0
SP_DCSQ # 1	表示制御シーケンス # 1
:	
:	
SP_DCSQ # n	表示制御シーケンス # n

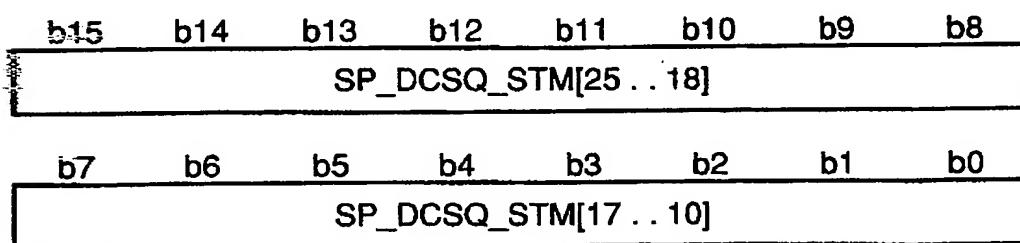
(B)

## 表示制御シーケンス(SP\_DCSQ)

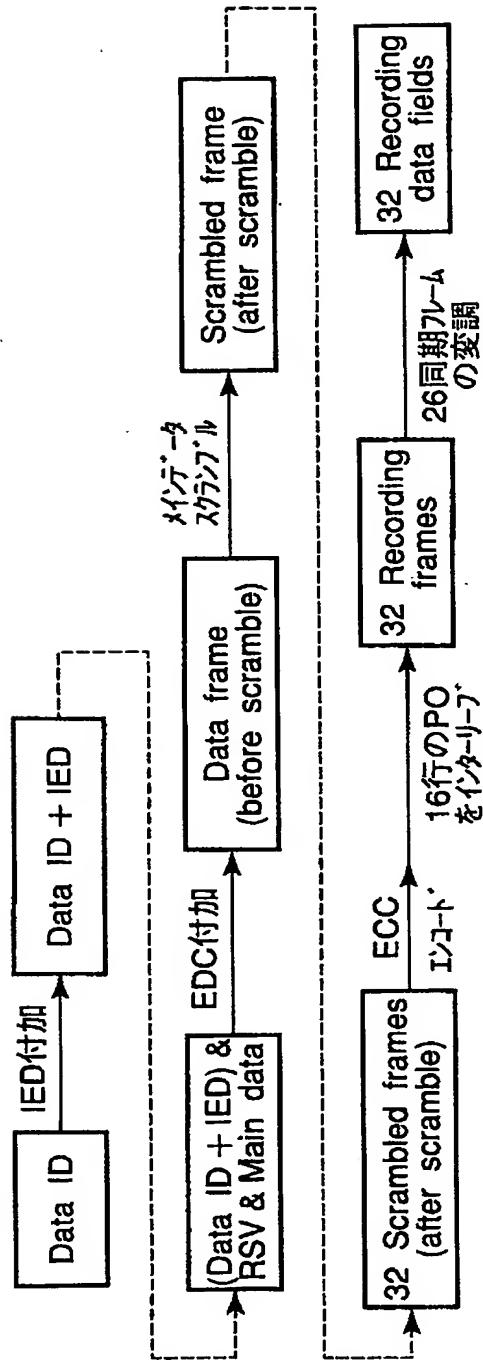
記述順

	内容	バイト数
(1)SP_DCSQ_STM	SP_DCSQの開始時刻	2バイト
(2)SP_NXT_DCSQ_SA	次のSP_DCSQの開始アドレス	4バイト
(3)SP_DCCMD # 1	表示制御コマンド # 1	
:	:	
SP_DCCMD # n	表示制御コマンド # n	

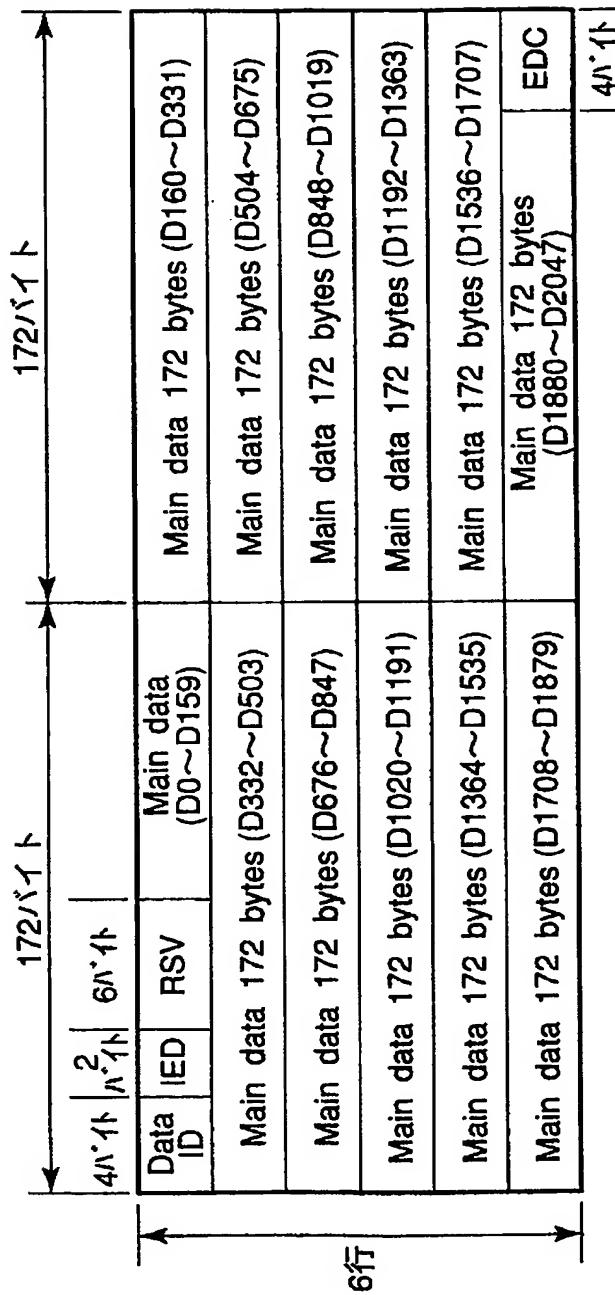
(C)



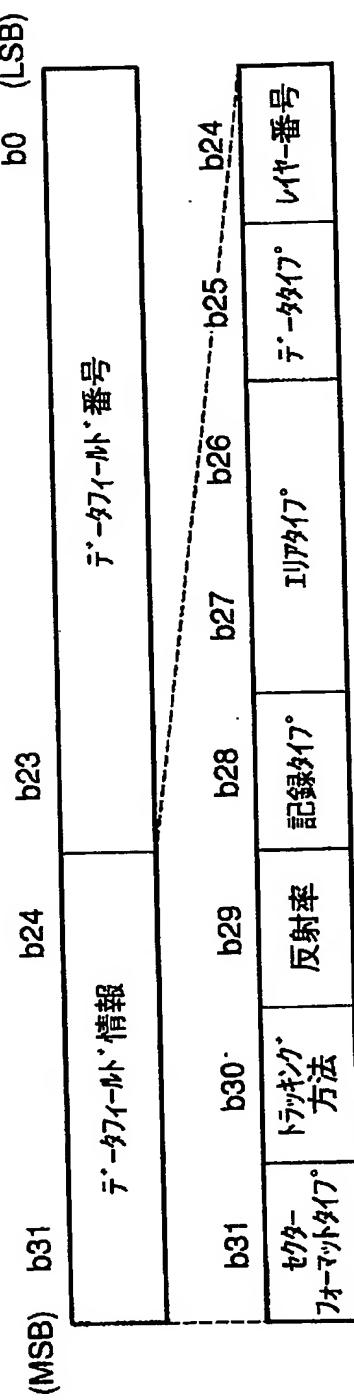
【図20】



【図21】



【図22】



【図23】

エリア	内容
エンボスドデータゾーン	セクタ番号
欠陥管理エリア	セクタ番号
ディスク識別ゾーン	セクタ番号
データエリアの使用ブロック	LSN + 031000h
データエリアの不使用ブロック	状態1 最初3ビット0、続きはインクリメント 状態2 00 0000hから00 00Hhの間 状態3 未記録 のいずれか

【図24】

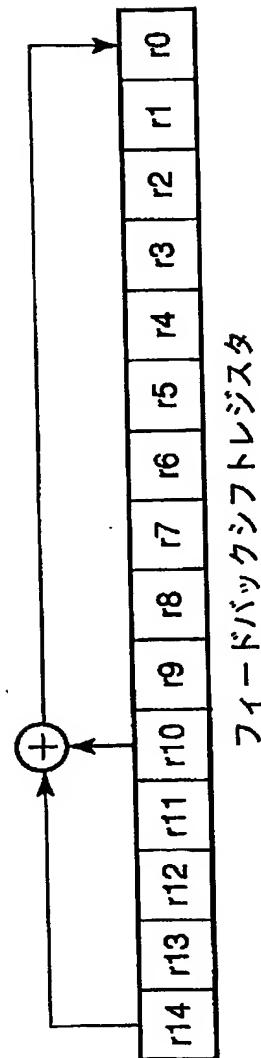
エリア	内容	
エンボスドデータゾーン	予約	
リライタブルデータゾーン	リードインエリア リードアウトエリア	予約
	データエリア	0b: ジェネラルデータ 1b: リアルタイムデータ

【図25】

初期プリセット番号	初期プリセット値	初期プリセット番号	初期プリセット値
0h	0001h	8h	0010h
1h	5500h	9h	5000h
2h	0002h	0Ah	0020h
3h	2A00h	0Bh	2001h
4h	0004h	0Ch	0040h
5h	5400h	0Dh	4002h
6h	0008h	0Eh	0080h
7h	2800h	0Fh	0005h

シフトレジスタの初期値

(A)



(B)

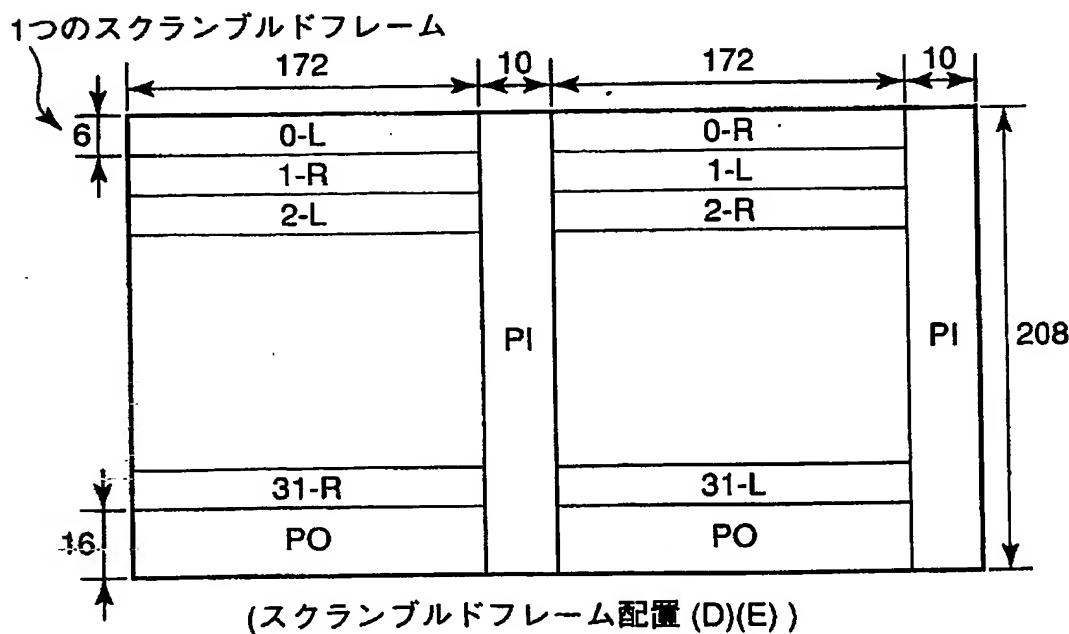
フィードバックシフトレジスタ  
出証特2003-3029470

【図26】

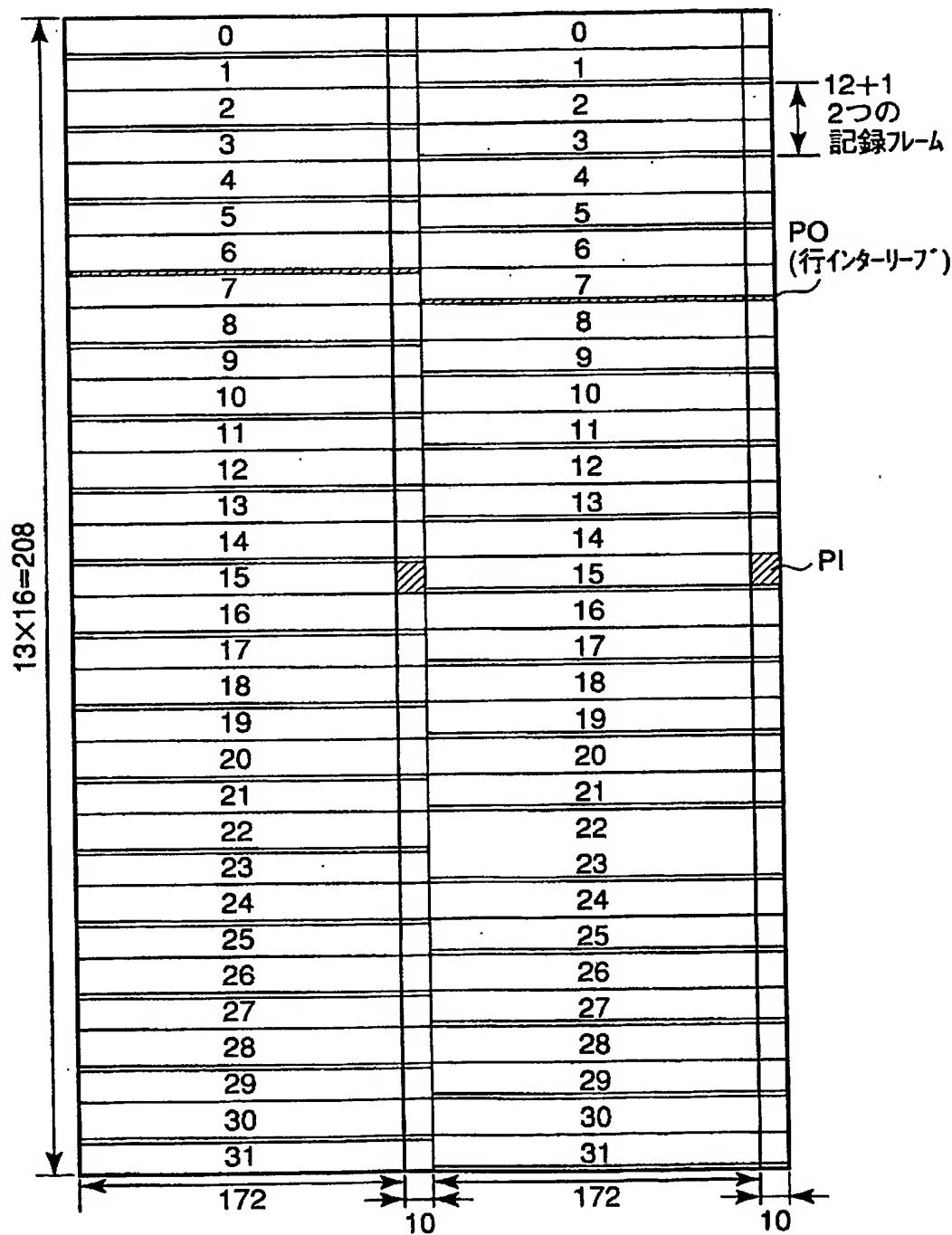
B0,0		B0,171	B0,172		B0,181	B0,182		B0,353	B0,354	B0,363
B1,0		B1,171	B1,172		B1,181	B1,182		B1,353	B1,354	B1,363
B2,0		B2,171	B2,172		B2,181	B2,182		B2,353	B2,354	B2,363
B189,0		B189,171	B189,172		B189,181	B189,182		B189,353	B189,354	B189,363
B190,0		B190,171	B190,172		B190,181	B190,182		B190,353	B190,354	B190,363
B191,0		B191,171	B191,172		B191,181	B191,182		B191,353	B191,354	B191,363
B192,0		B192,171	B192,172		B192,181	B192,182		B192,353	B192,354	B192,363
B207,0		B207,171	B207,172		B207,181	B207,182		B207,353	B207,354	B207,363

(ECCブロック構造 (D,E))

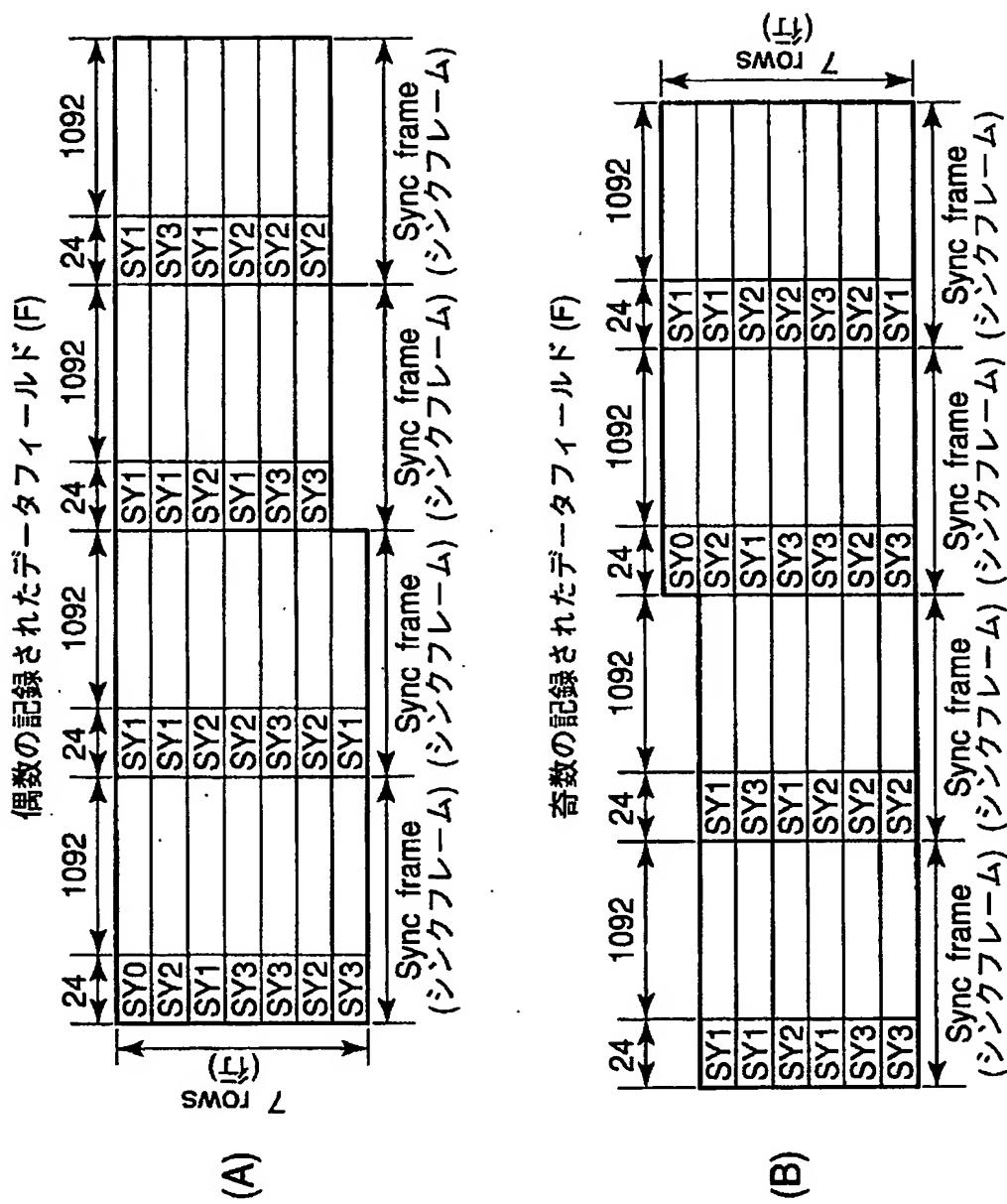
【図27】



【図28】



【図29】



【図30】

State0

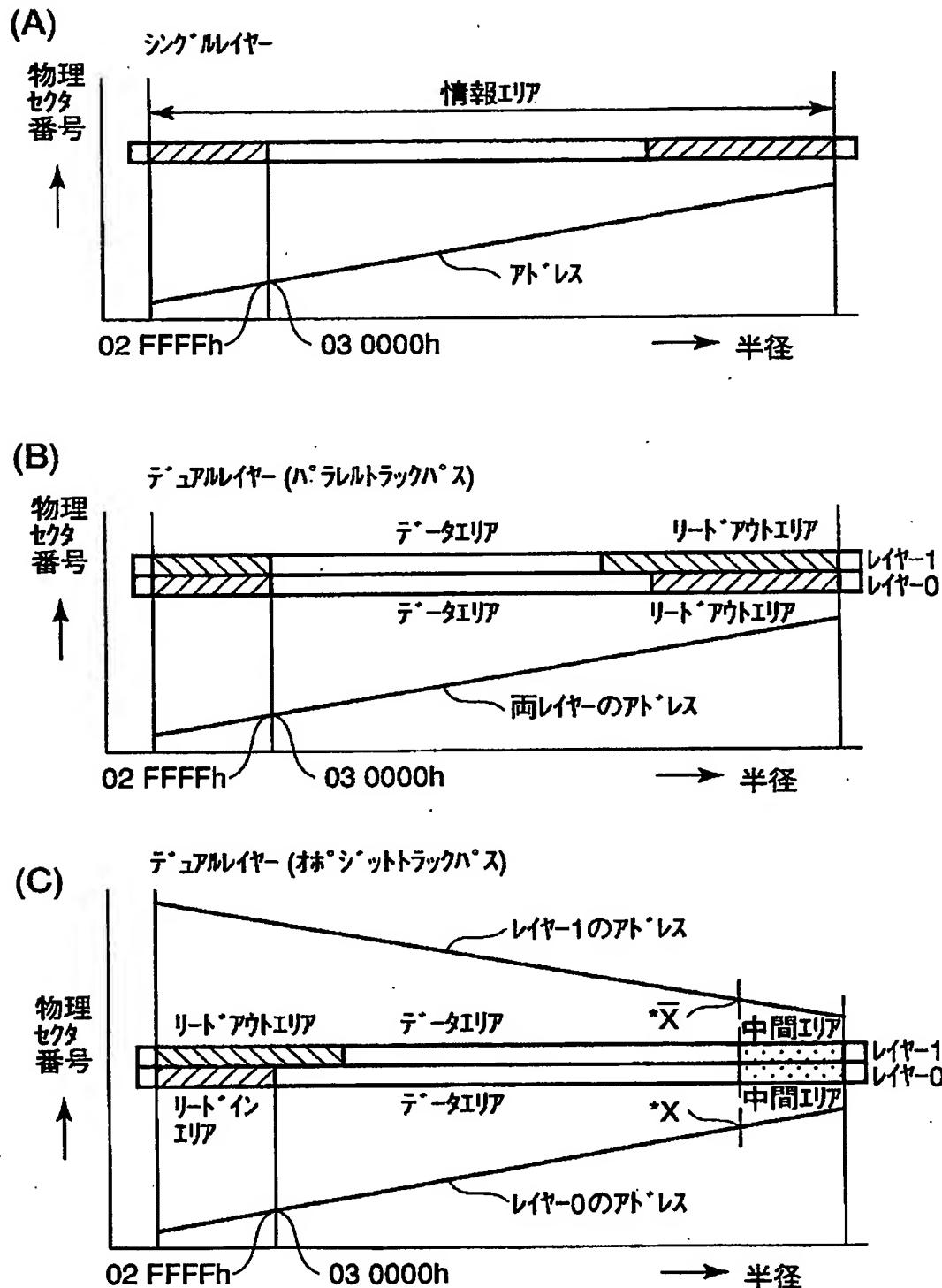
	(MSB)	Primary SYNC codes (LSB)	(MSB)	Secondary SYNC codes (LSB)
SY0 =	000010	101000 000000 001001 /	000010	001000 000000 001001
SY1 =	100001	001000 000000 001001 /	100010	101000 000000 001001
SY2 =	100100	001000 000000 001001 /	101000	101000 000000 001001
SY3 =	101000	001000 000000 001001 /	101010	001000 000000 001001

State1

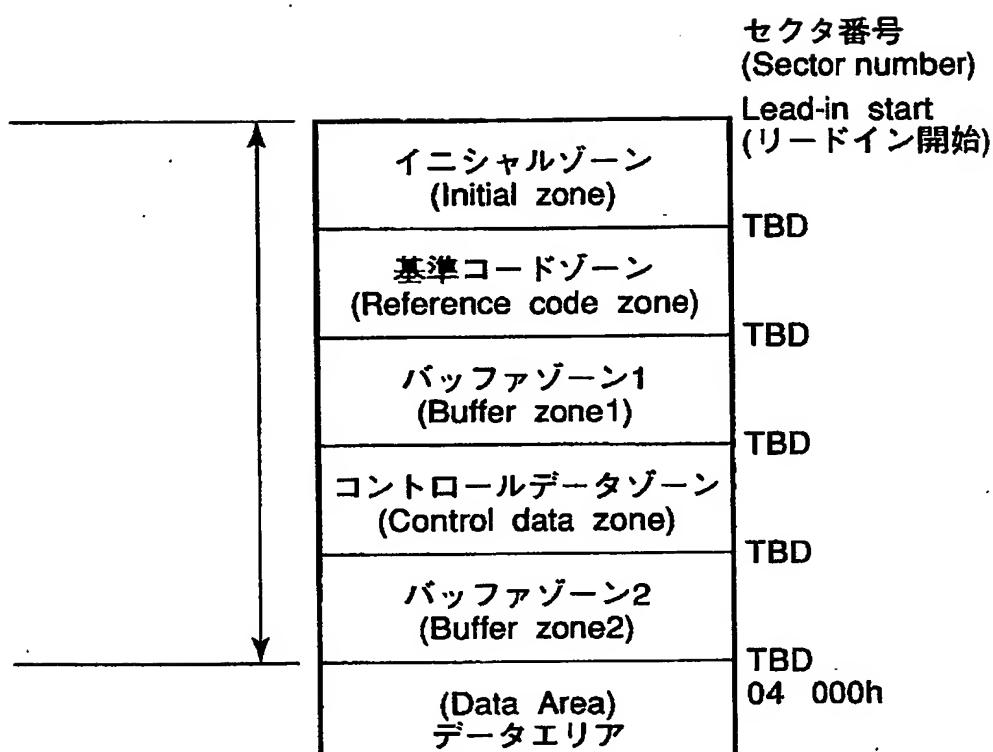
	(MSB)	Primary SYNC codes (LSB)	(MSB)	Secondary SYNC codes (LSB)
SY0 =	000100	101000 000000 001001 /	000100	001000 000000 001001
SY1 =	001001	001000 000000 001001 /	001010	101000 000000 001001
SY2 =	010000	101000 000000 001001 /	010000	001000 000000 001001
SY3 =	010100	001000 000000 001001 /	010101	001000 000000 001001

(シンクロード) (SYNC code)

【図31】



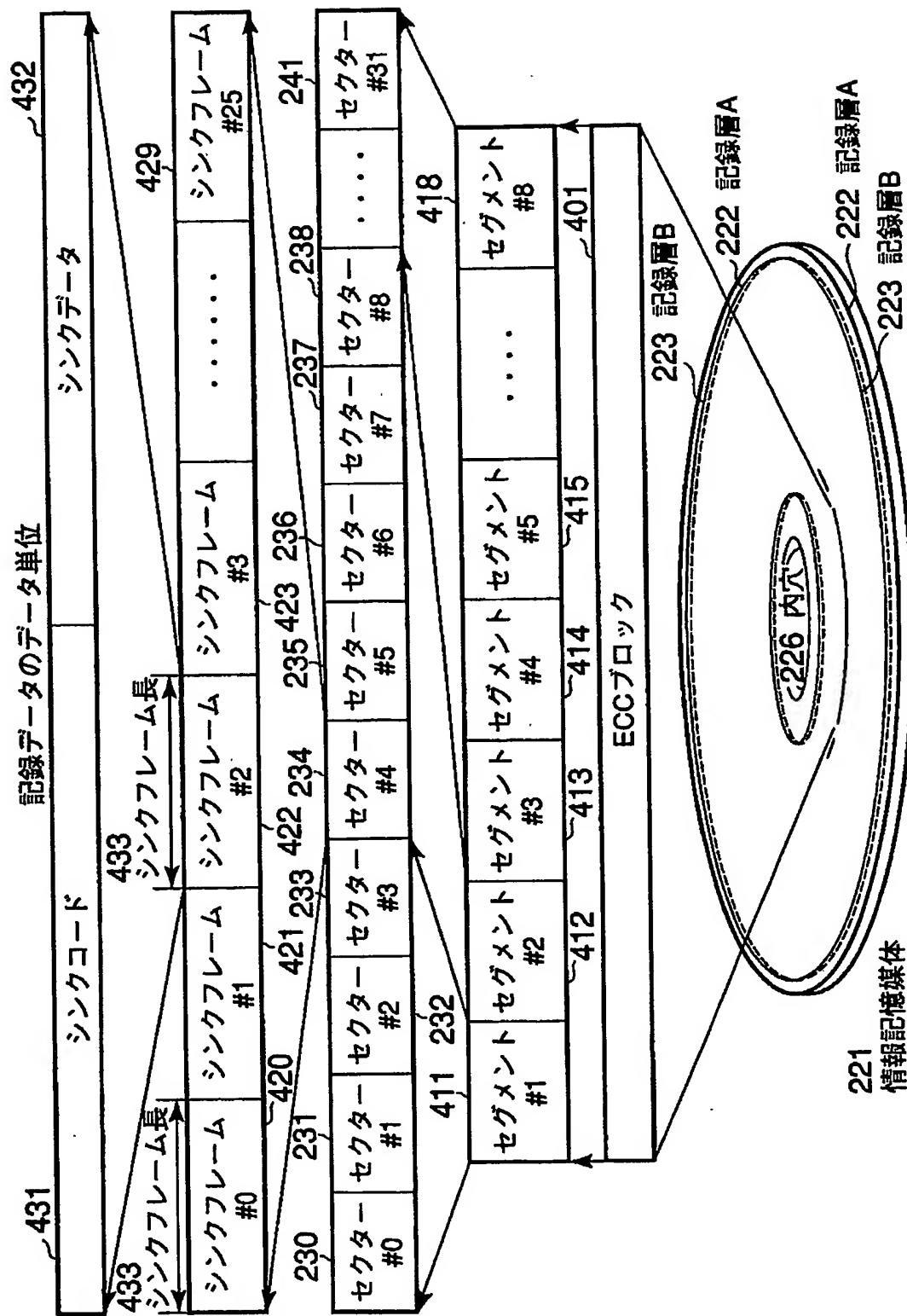
【図32】



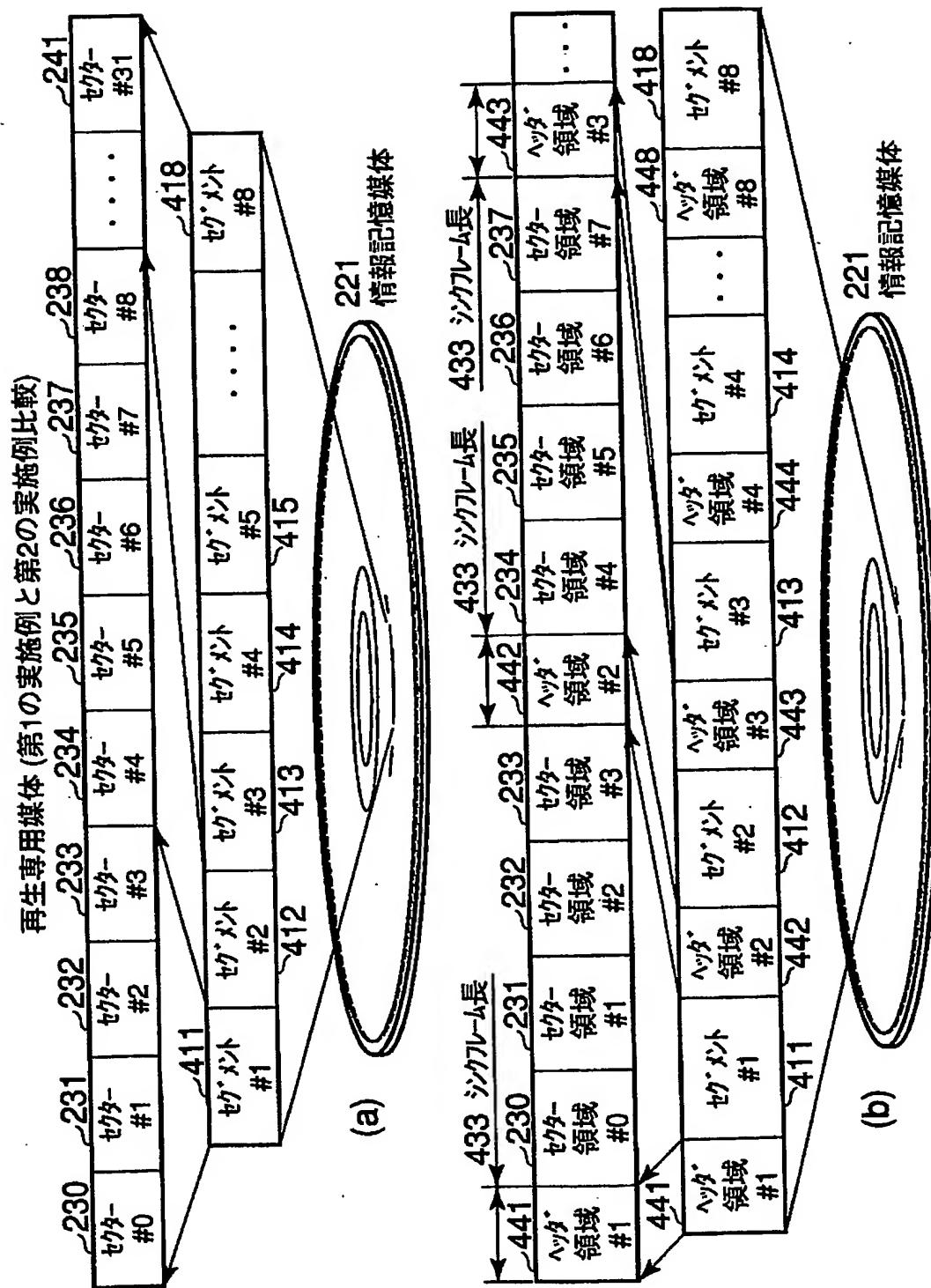
【図33】

			ノーマル半径 (mm)	1トラック当たりのセグメント数	トラック数	セクタ番号 (hex value)
リード イン エリア	インボースト データ ゾーン	インシャルゾーン リファレンスコートゾーン ハップアゾーン1 コントロールデータゾーン ハップアゾーン2	22.59 max. ~23.996	8.000	1848min	~ 02 FFFF
	ミラーゾーン	コネクションゾーン	23.996~24.000			
	リライタブル ゾーン	カート・トラックゾーン ディスクテストゾーン トライブ・テストゾーン カート・トラックゾーン ディスク識別ゾーン DMA1 & DMA2	24.000~	12.009	3000	03 0000 ~
データエリア (リライタブル ゾーン)	Zone0	~25.140	12.009			
	Zone1	25.140~27.072	13.009	5084		
	Zone2	27.072~29.004	14.009	5084		
	Zone3	29.004~30.936	15.009	5084		
	Zone4	30.936~32.868	16.009	5084		
	Zone5	32.868~34.800	17.009	5084		
	Zone6	34.800~36.732	18.009	5084		
	Zone7	36.732~38.663	19.009	5084		
	Zone8	38.663~40.595	20.009	5084		
	Zone9	40.595~42.527	21.009	5084		
	Zone10	42.527~44.459	22.009	5084		
	Zone11	44.459~46.391	23.009	5084		
	Zone12	46.391~48.323	24.009	5084		
	Zone13	48.323~50.255	25.009	5084		
	Zone14	50.255~52.187	26.009	5084		
	Zone15	52.187~54.119	27.009	5084		
	Zone16	54.119~56.051	28.009	5084		
	Zone17	56.051~57.888	29.009	4836		
リード・アウト エリア (リライタブル データゾーン)	DMA1 & DMA2 ディスク識別ゾーン カート・トラックゾーン トライブ・テストゾーン ディスクテストゾーン カート・トラックゾーン	57.888~58.496	29.009	1600		

【図34】

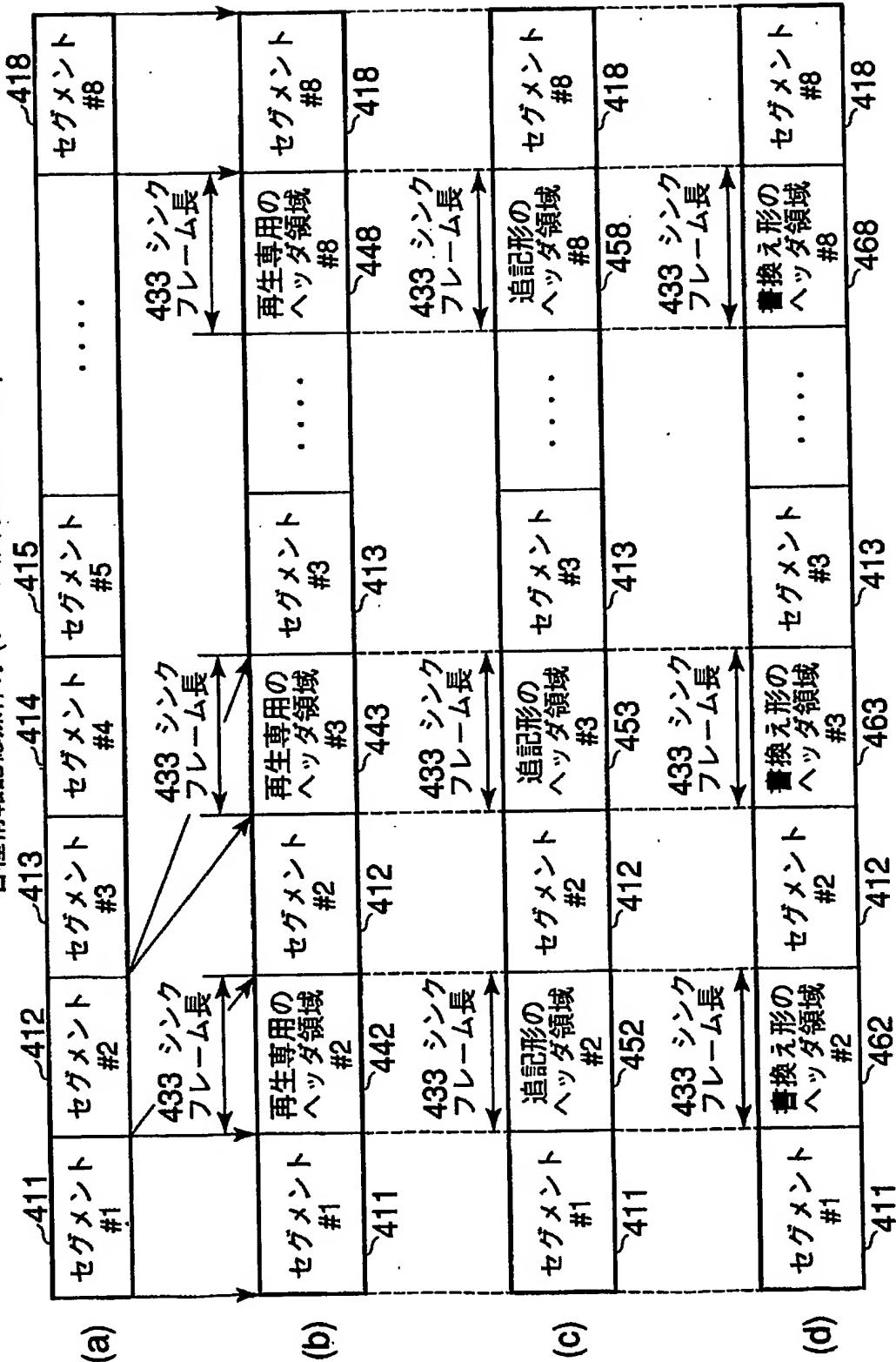


【図35】

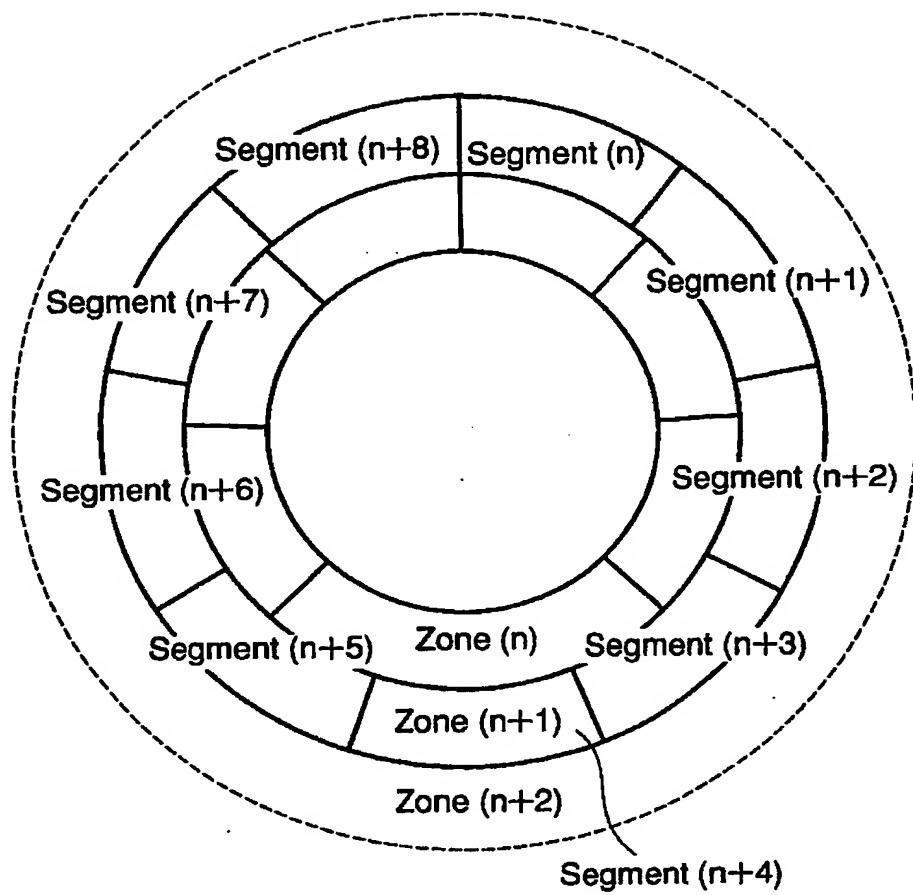


【図36】

## 各種情報記憶媒体毎(データ記録形式の比較)

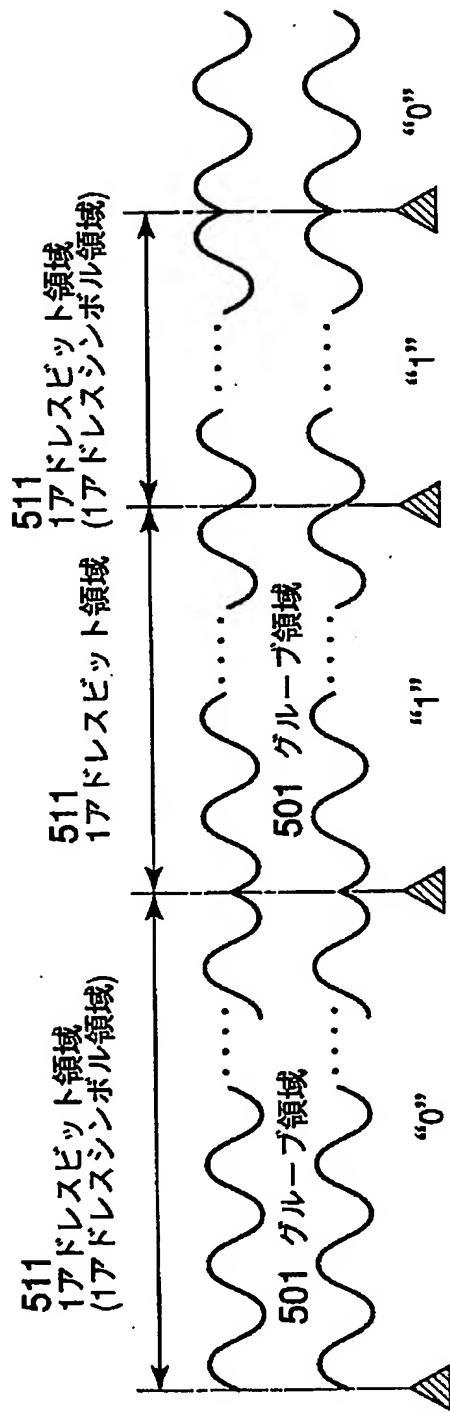


【図37】



【図38】

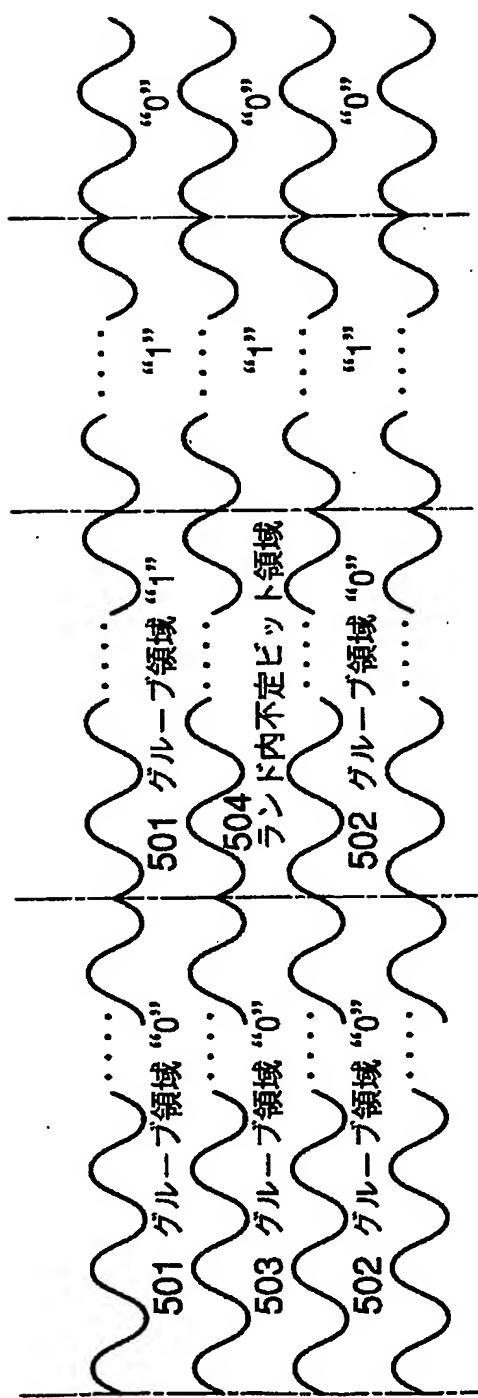
## ウォーブル変調(180度位相変調とNRZ法)



☆ 1アドレスビット領域511(8ウォーブルまたは12ウォーブルで表現)  
☆ 1アドレスビット領域内のウォーブルの周波数・振幅・位相=至る所一定  
☆ 1アドレスビット領域511の境界部(位相が180度または0度シフト)

【図39】

## UG記録でウォーブル変調(不定ビット発生の原理)



【図40】

グレーコード例

10進数の数	従来の2進数表示	グレーコード(Gray Code)表示
0	0000	0000
1	0001	0001
2	0010	0011
3	0011	0010
4	0100	0110
5	0101	0111
6	0110	0101
7	0111	0100
8	1000	1100
9	1001	1101
10	1010	1111
11	1011	1110
12	1100	1010
13	1101	1011
14	1110	1001
15	1111	1000

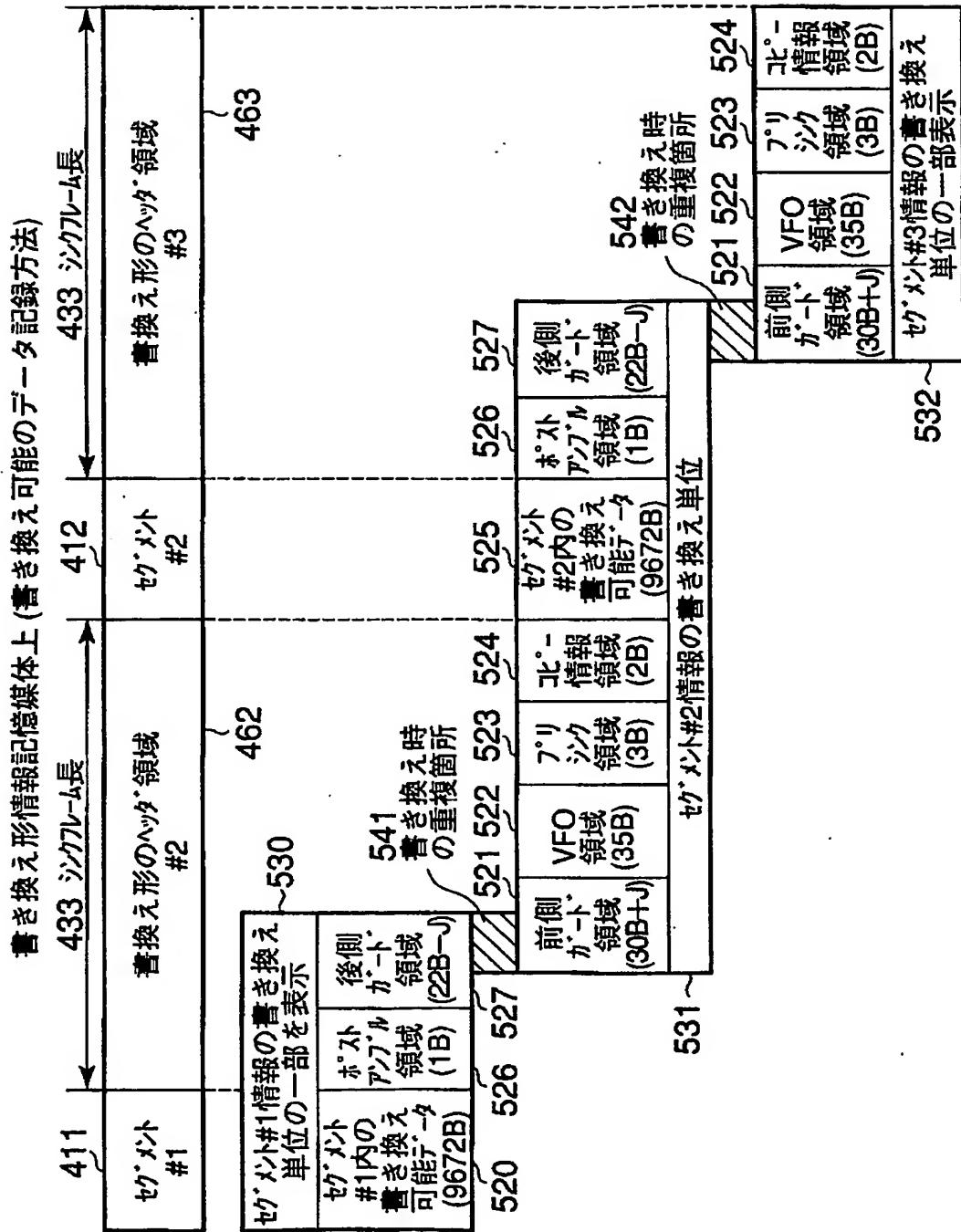
【図4-1】

## 特殊トラックコード(本発明)

10進法の数	従来の2進法表示	特殊トラックコード	10進法の数	従来の2進法表示	特殊トラックコード
0	00000	00 … 00000	1	00001	10 … 00000
2	00010	00 … 00001	3	00011	10 … 00001
4	00100	00 … 00011	5	00101	10 … 00011
6	00110	00 … 00010	7	00111	10 … 00010
8	01000	00 … 00110	9	01001	10 … 00110
10	01010	00 … 00111	11	01011	10 … 00111
12	01100	00 … 00101	13	01101	10 … 00101
14	01110	00 … 00100	15	01111	10 … 00100
16	10000	00 … 01100	17	10001	10 … 01100
18	10010	00 … 01101	19	10011	10 … 01101
20	10100	00 … 01111	21	10101	10 … 01111
22	10110	00 … 01110	23	10111	10 … 01110
24	11000	00 … 01010	25	11001	10 … 01010
26	11010	00 … 01011	27	11011	10 … 01011
28	11100	00 … 01001	29	11101	10 … 01001
30	11110	00 … 01000	31	11111	10 … 01000

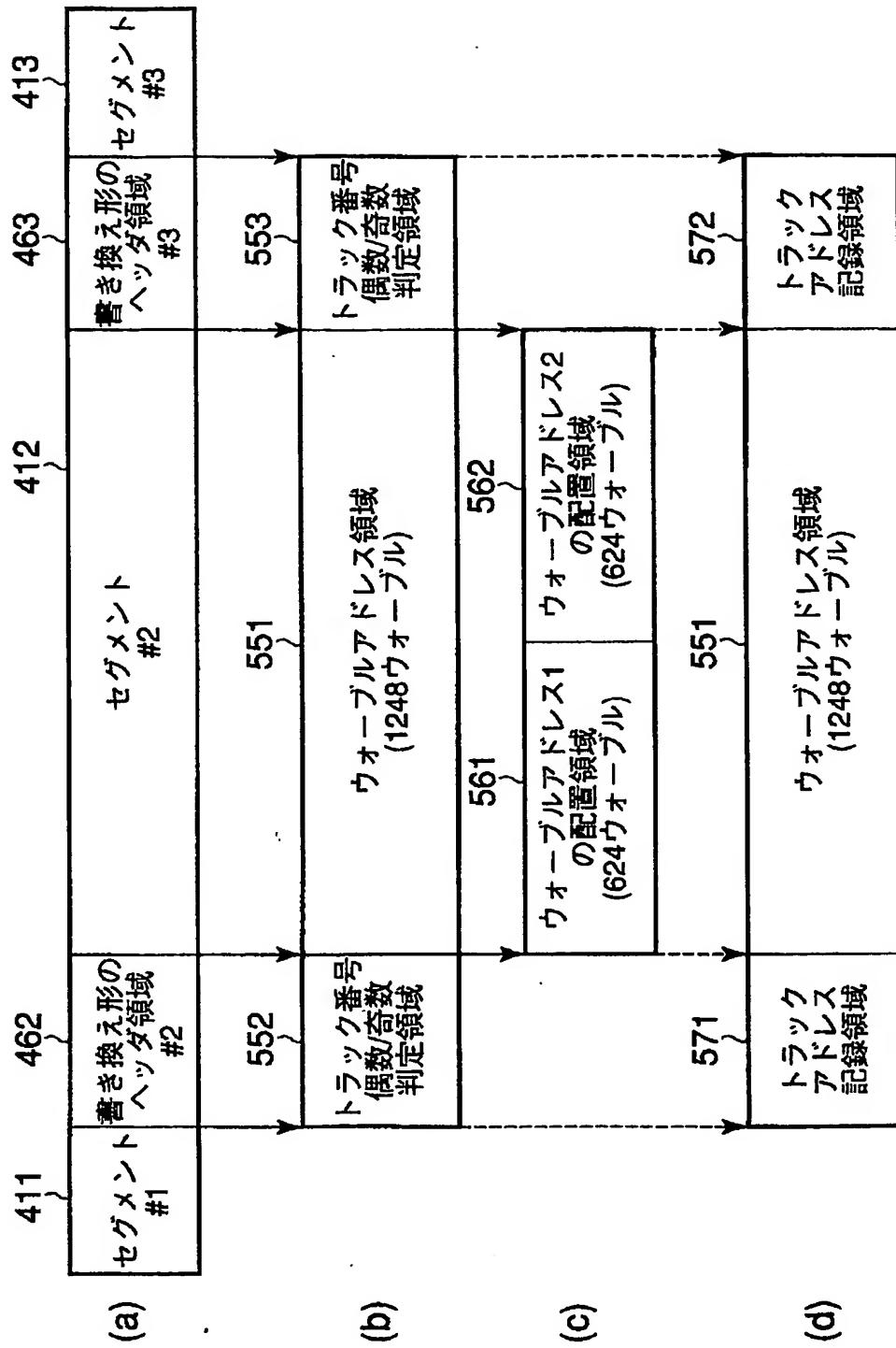
注] “ $2^n$ (n:整数值)と“ $2n+1$ ”は最上位ビットのみ異なり、他の下位ビットは全て一致

【図42】

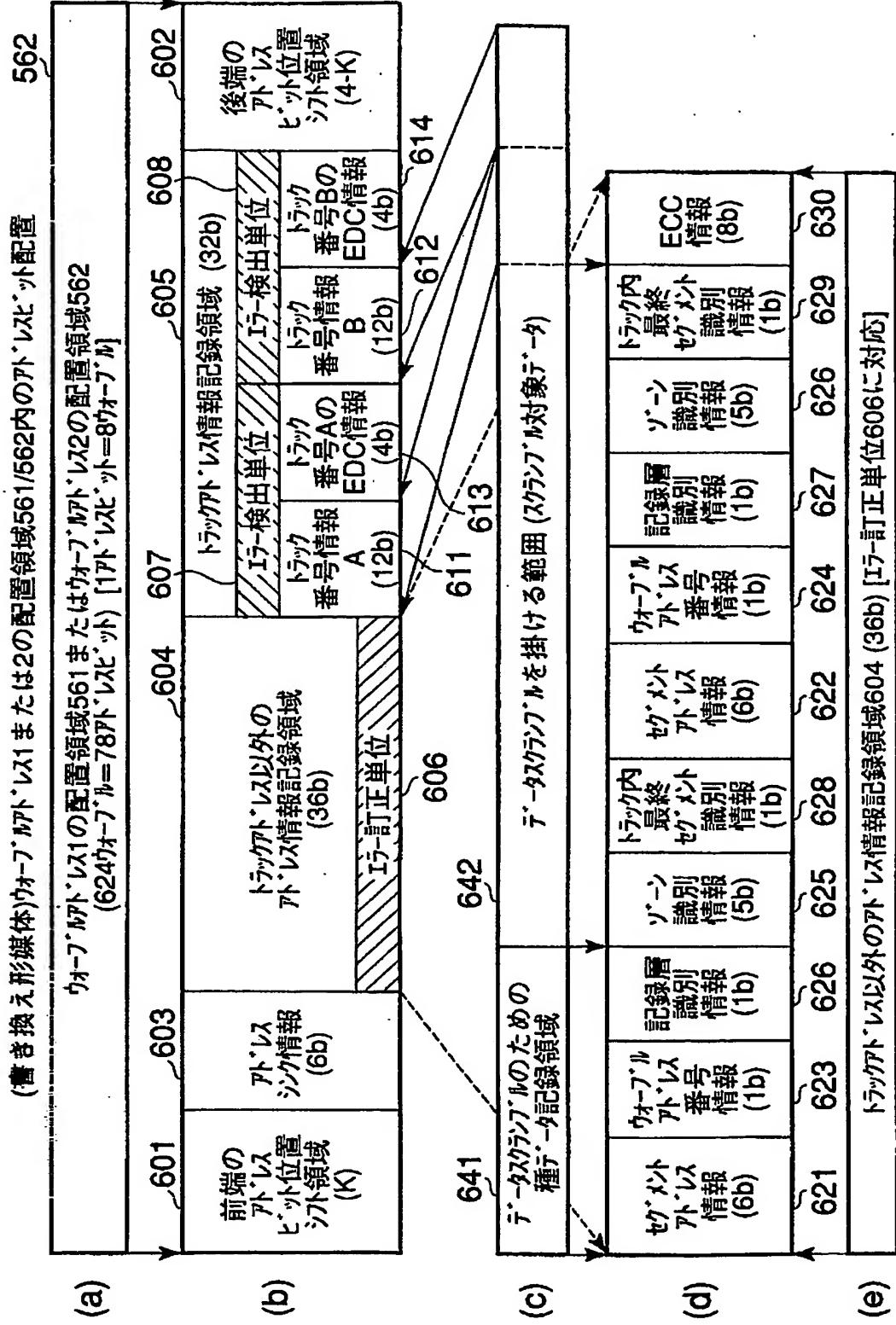


[図4-3]

## 書き換え形情報記憶媒体上(ウォーブル情報)

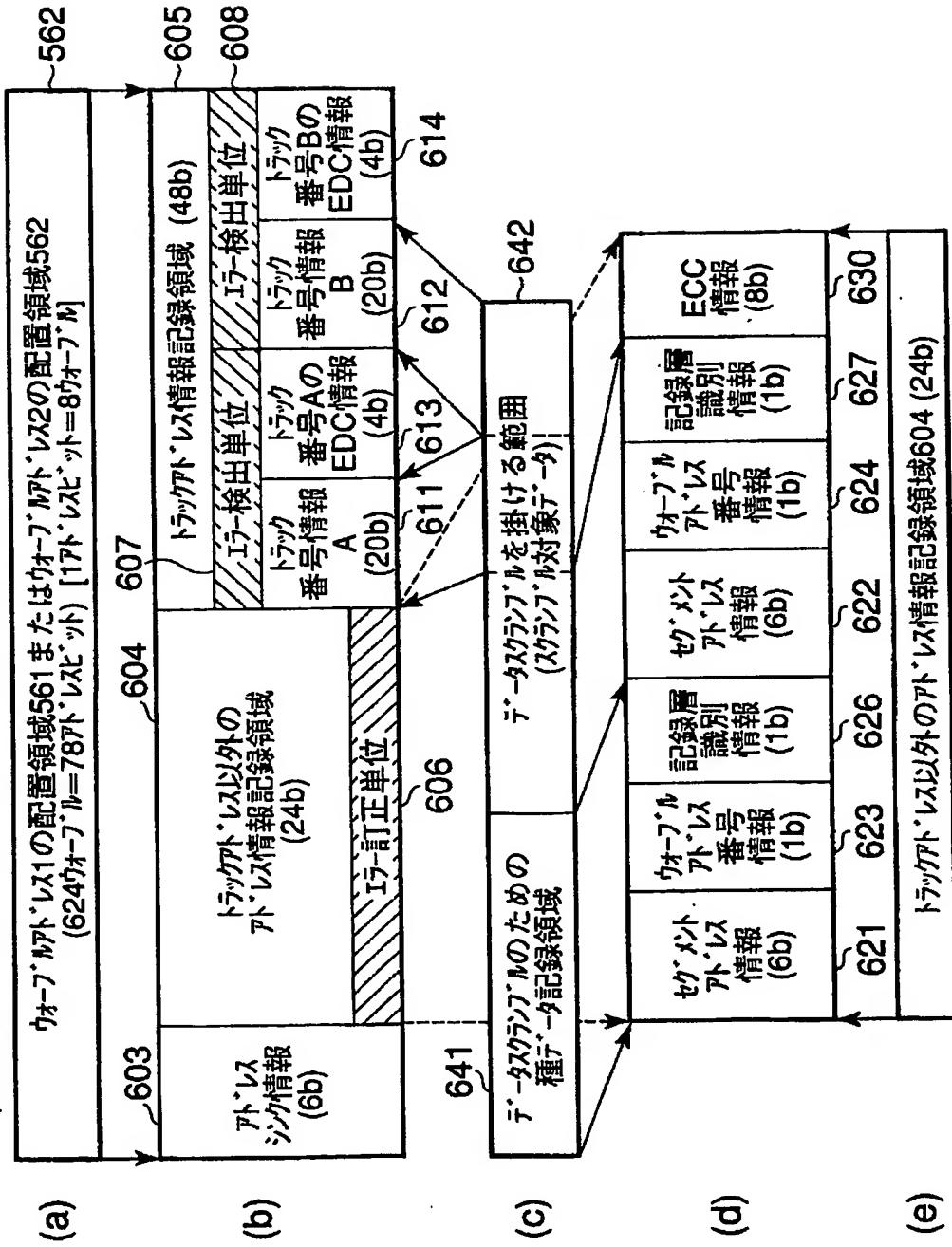


【図44】



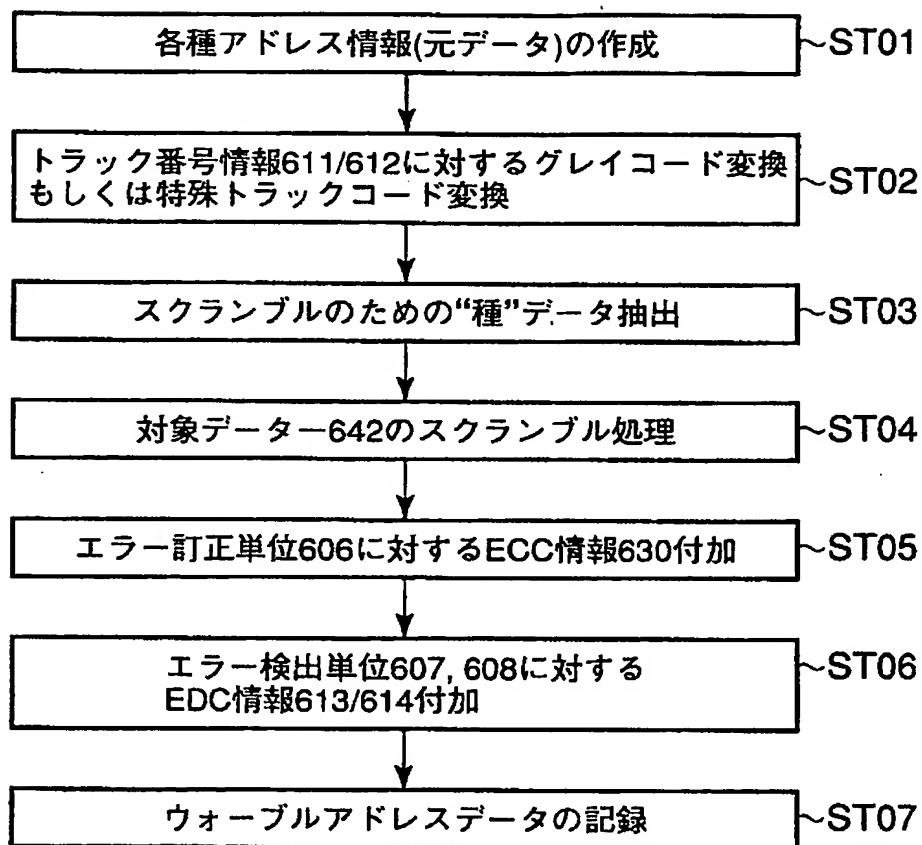
【図45】

(追記形媒体)カーブアンドレス1または2の配置領域561/562内のアドレス配置

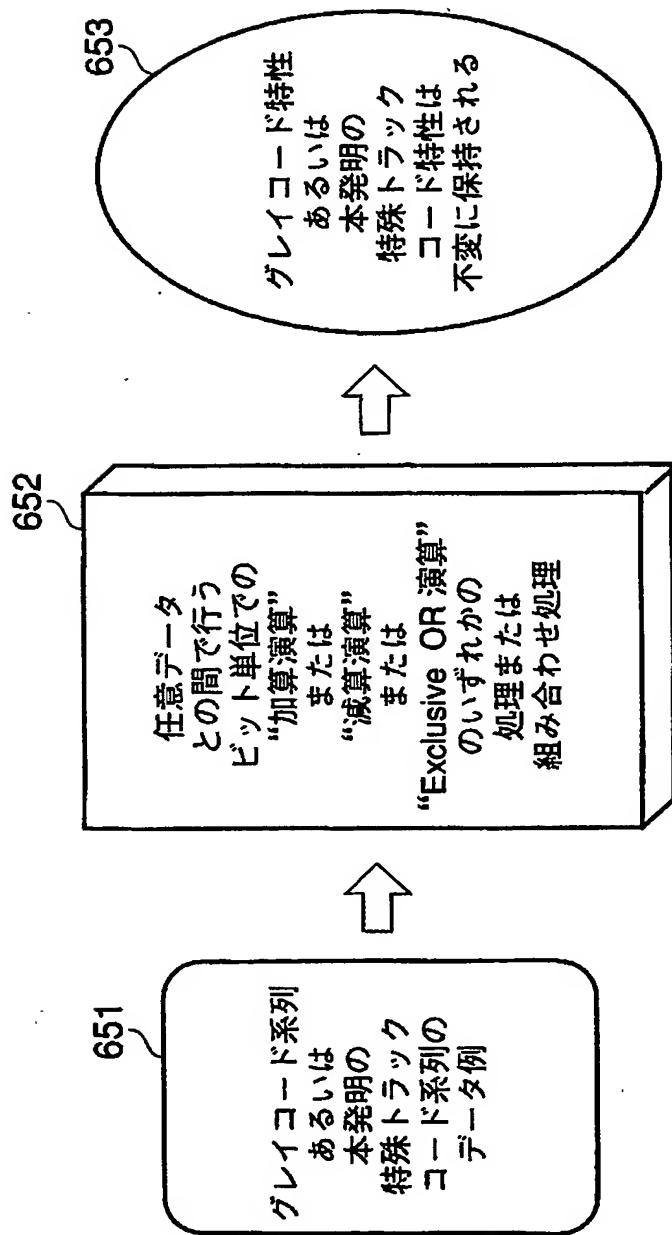


【図46】

記録可能形情報記憶媒体  
(ウォーブルアドレスデータの作成プロセス順)

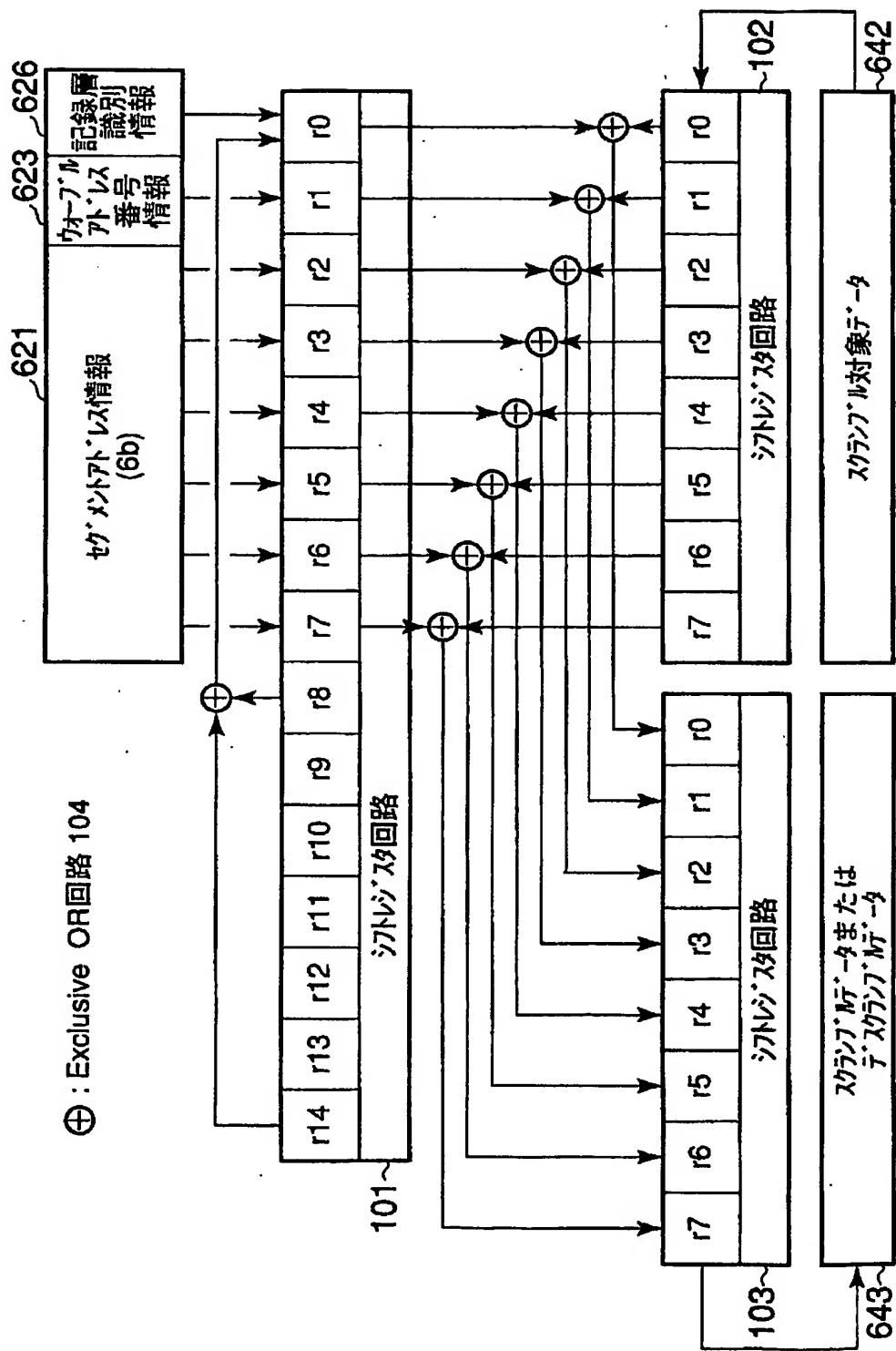


【図47】



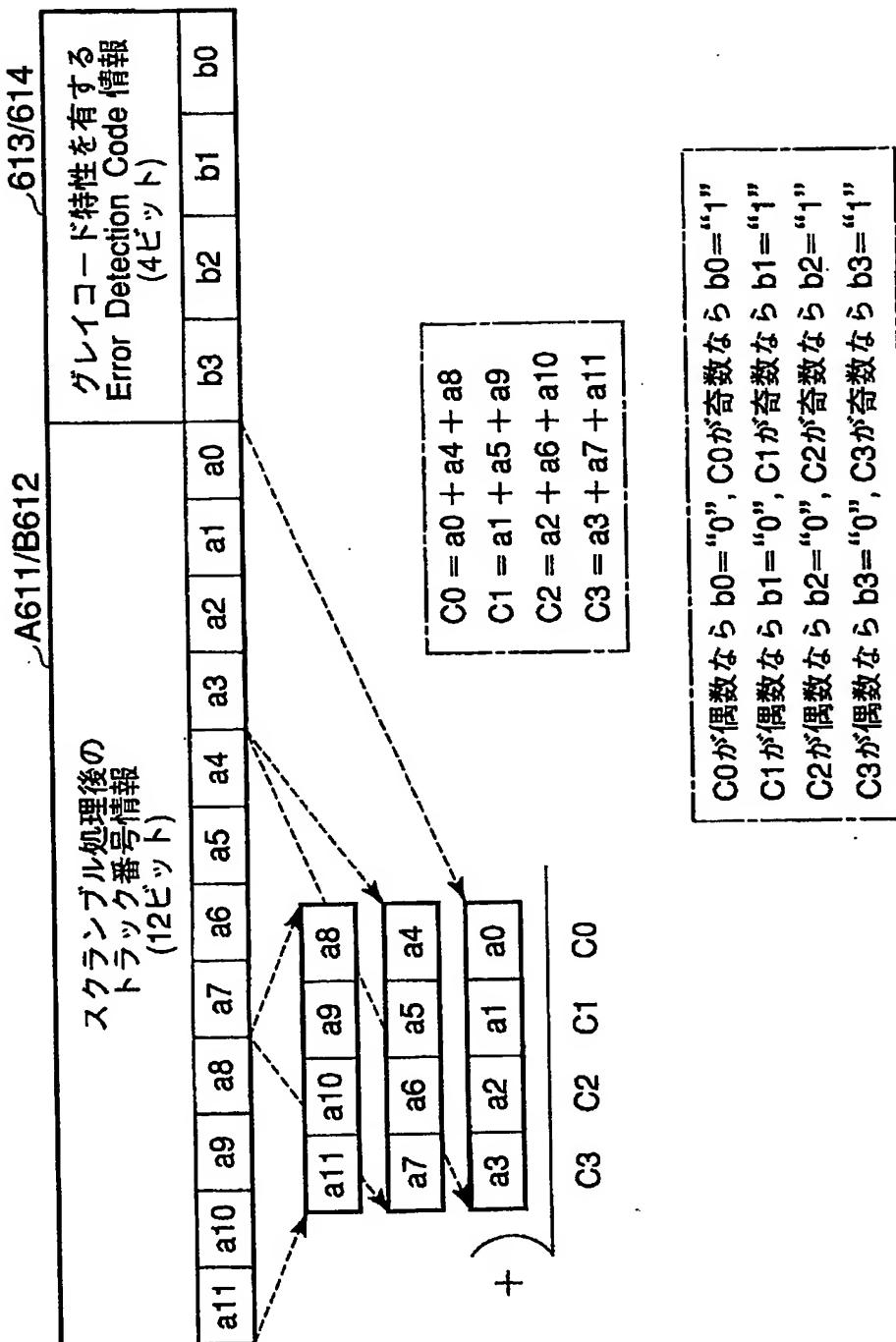
### 【図48】

再生装置あるいは記録再生装置内（オーディオ・システム内）に対するスクランブル・スクリプト回路



【図49】

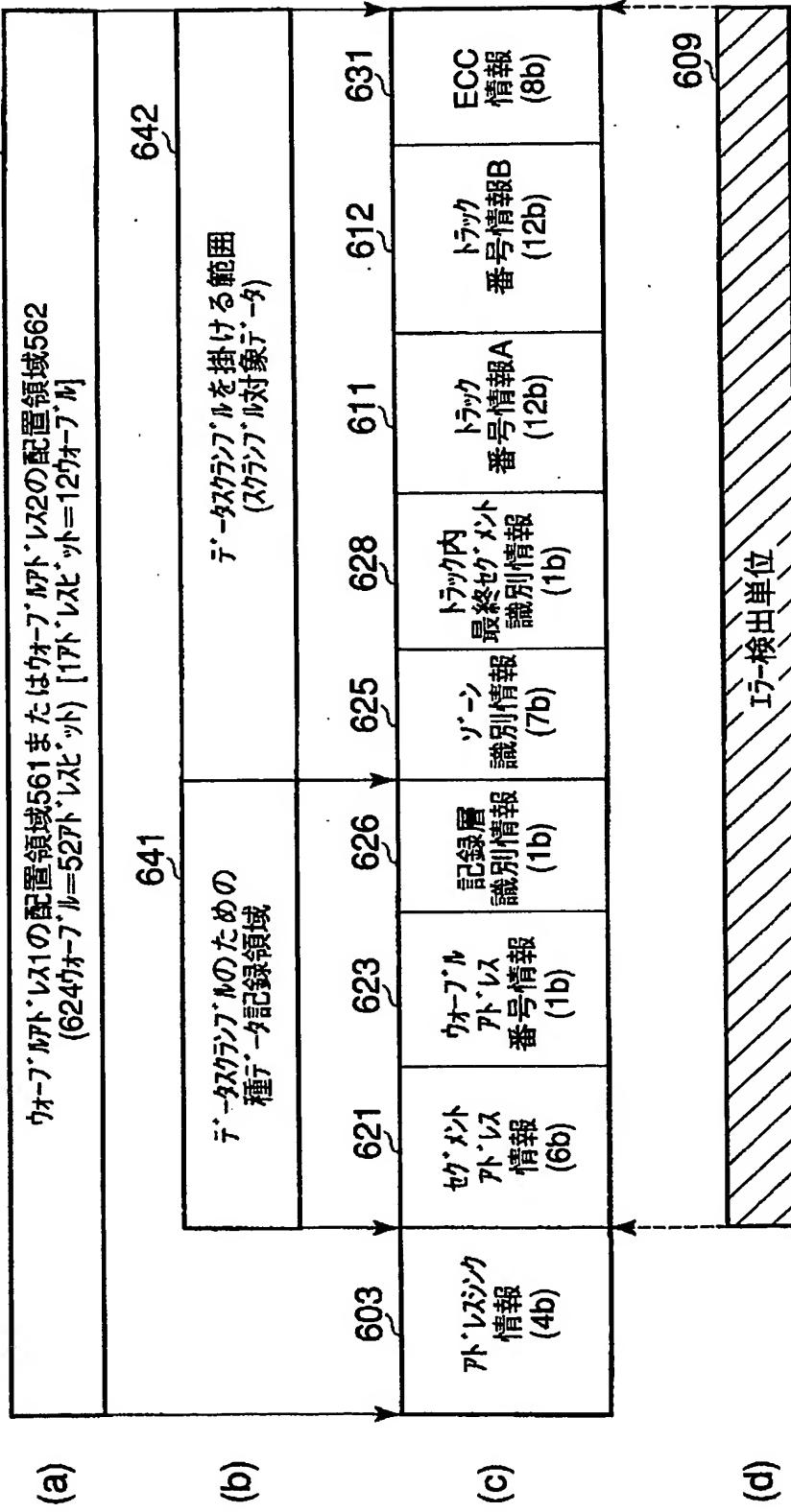
## グレイコード特性特殊トラックコード特性を持ったEDC情報の設定方法



【図 50】

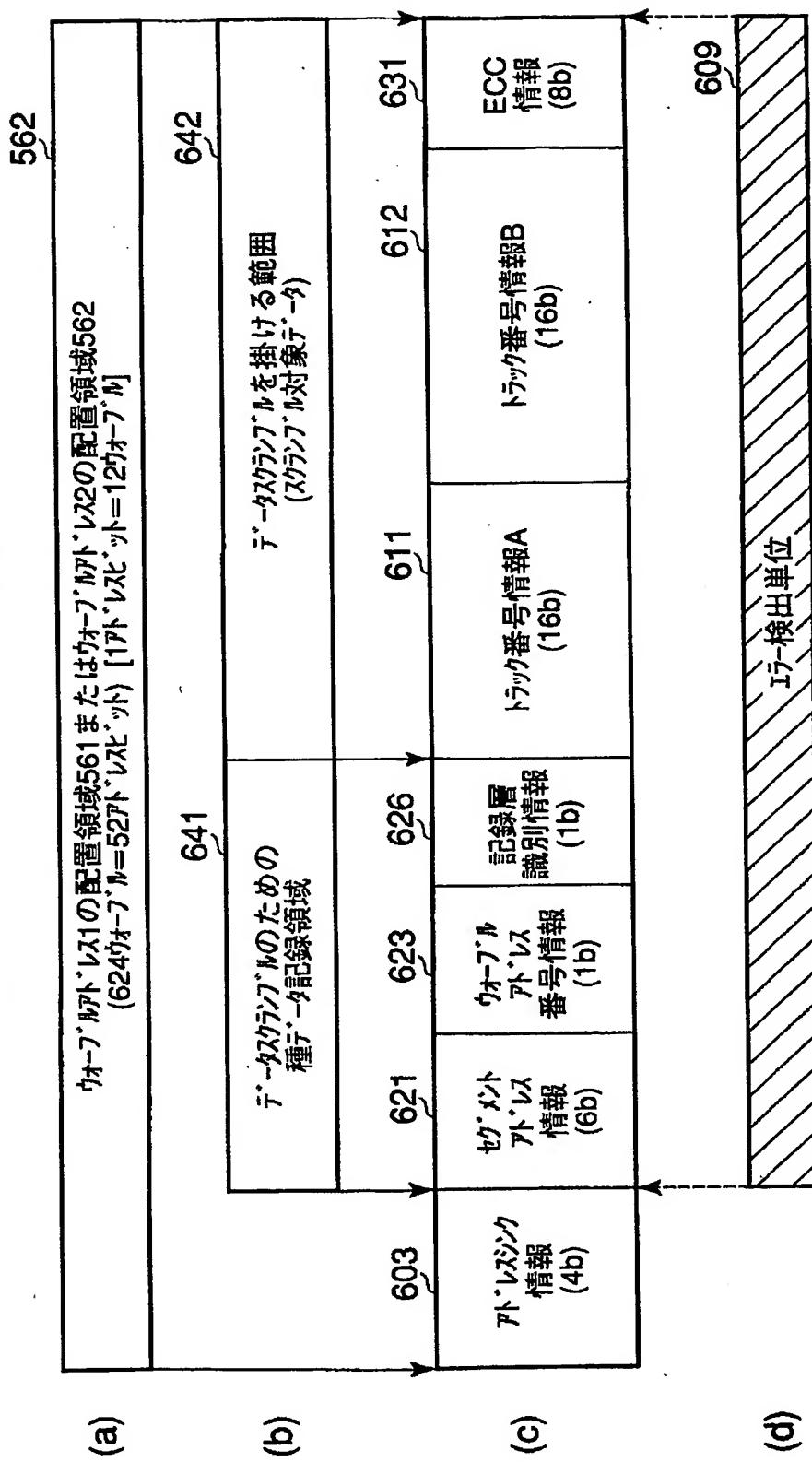
換形情報記憶媒体(オーバルトレス1または2の配置領域561/562内のアドレス・セット配置)

562

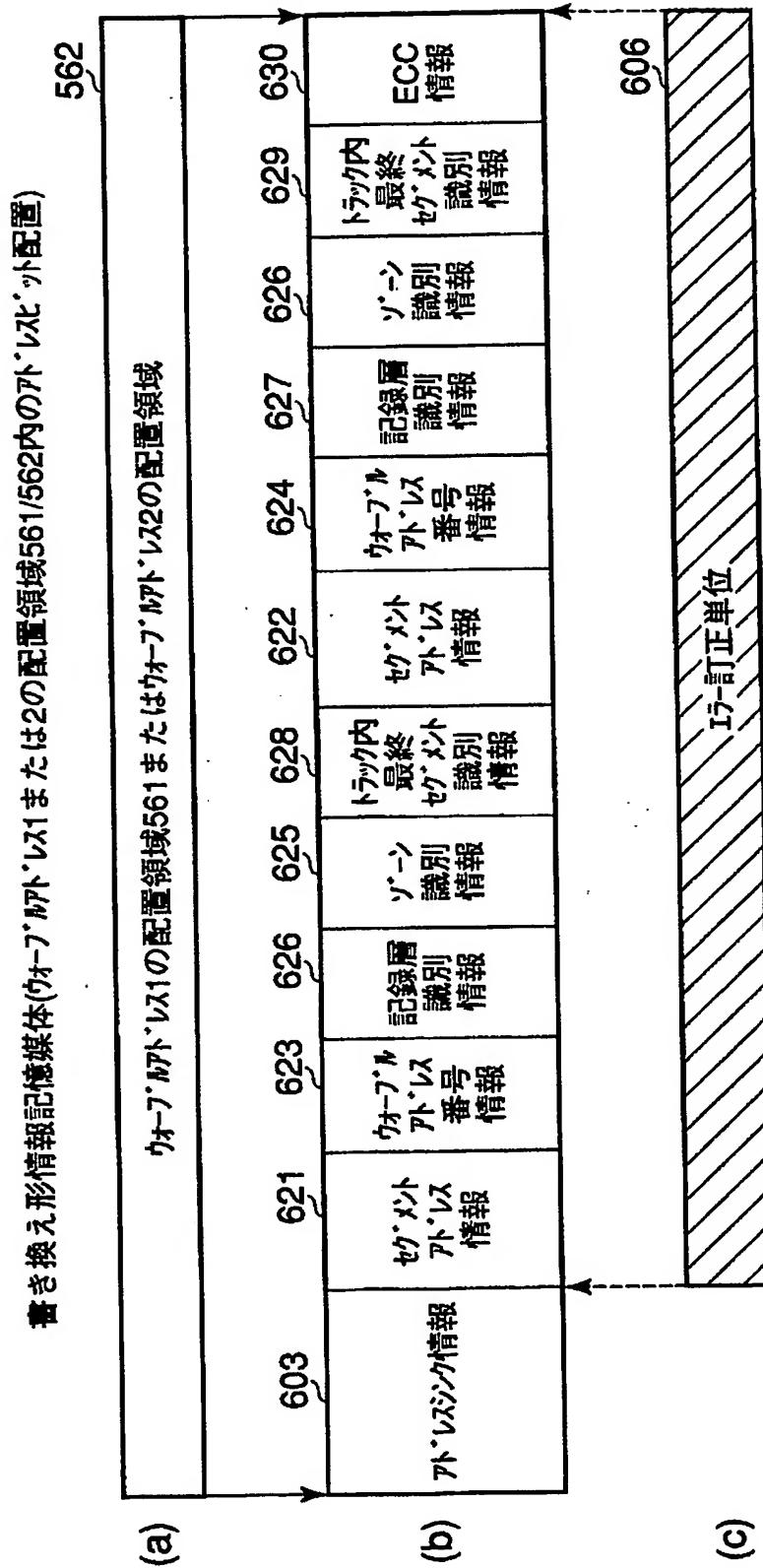


【図51】

## 追記形情報記憶媒体(ウォーフ・ルアト・レス1または2の配置領域561/562内のアドレス・リピット配置)

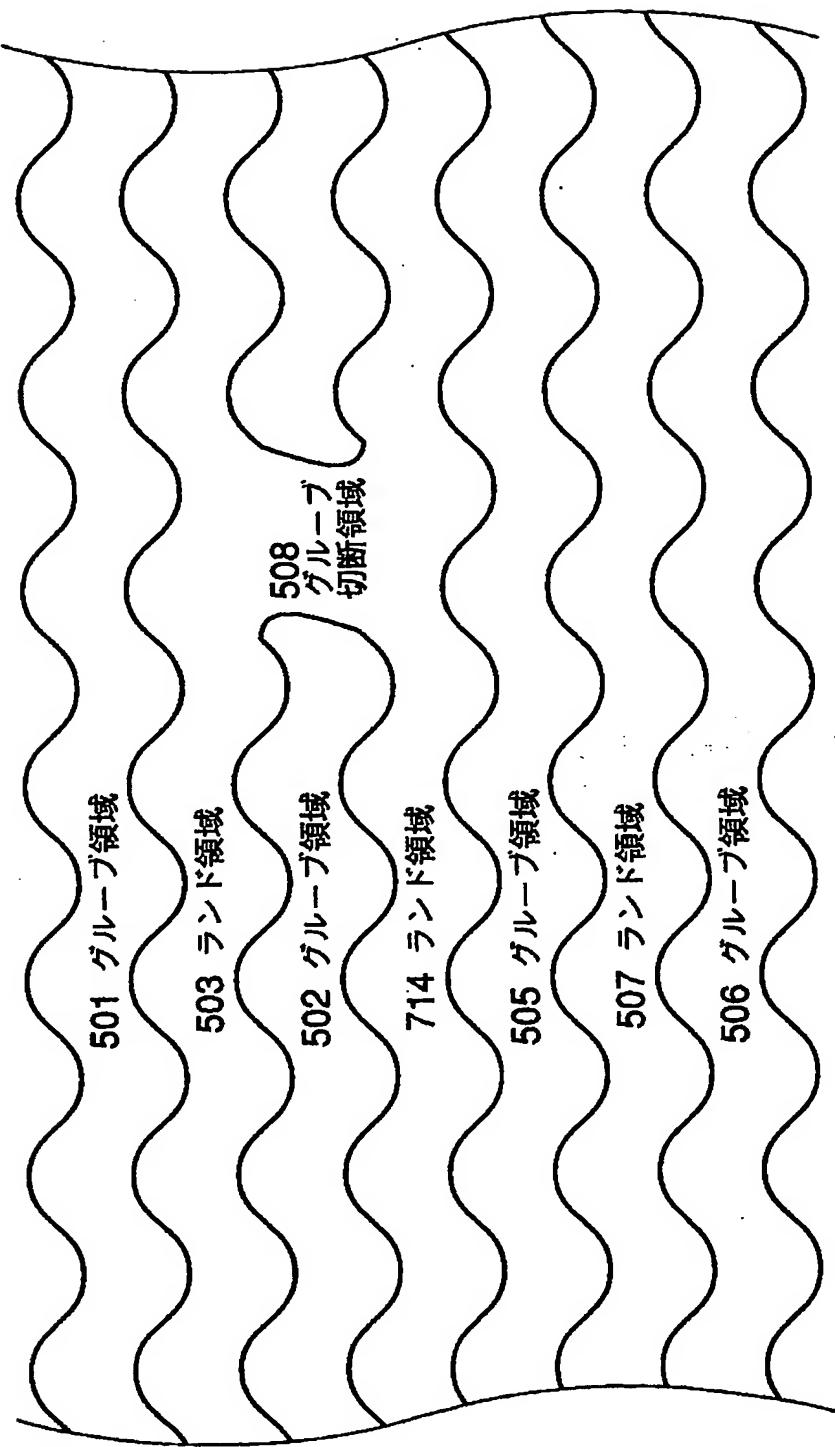


【図52】



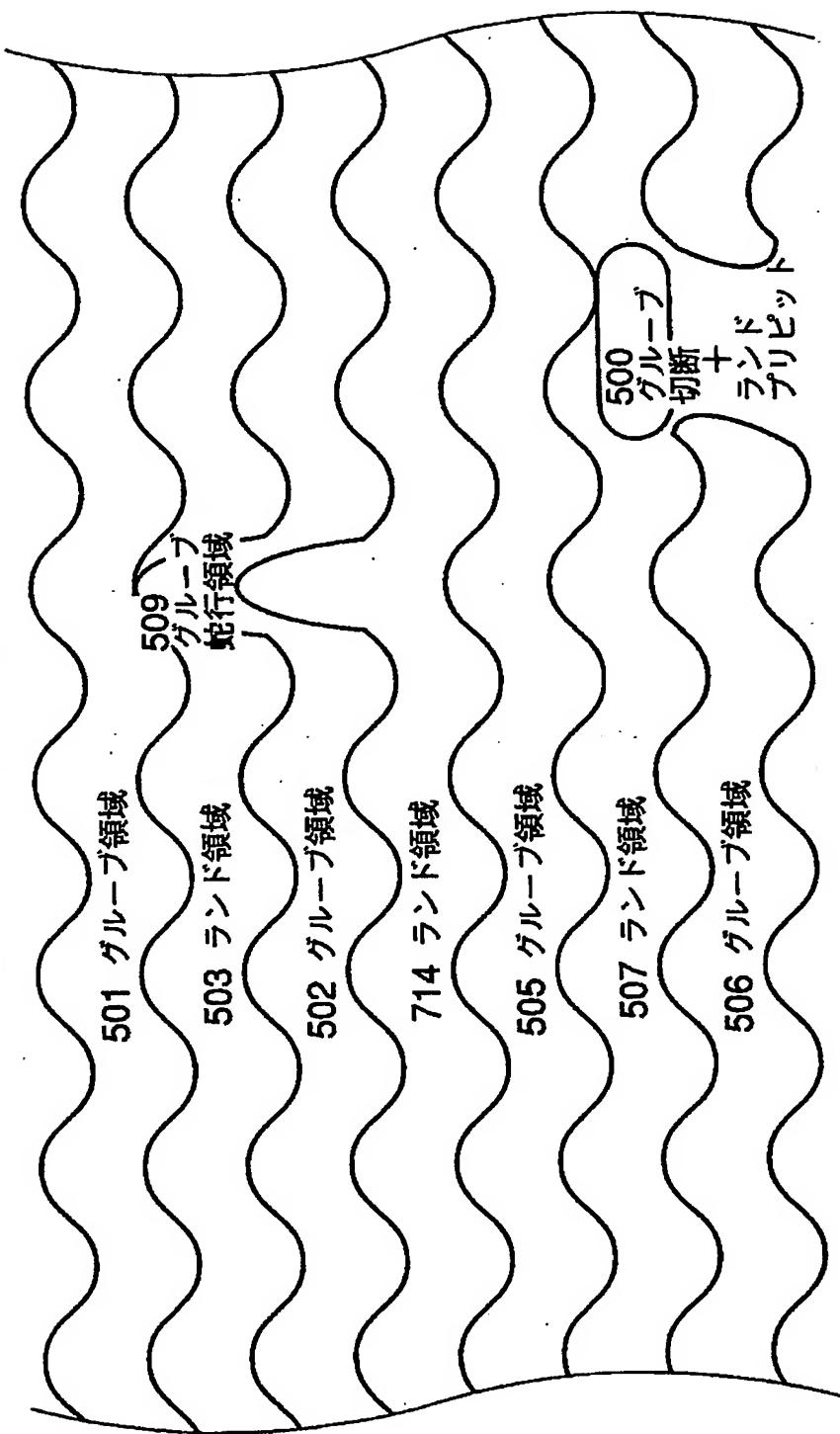
【図53】

UG記録（ランドの奇数/偶数識別情報の設定方法）



【図54】

L/G記録（ランドの奇数/偶数識別情報の設定方法）

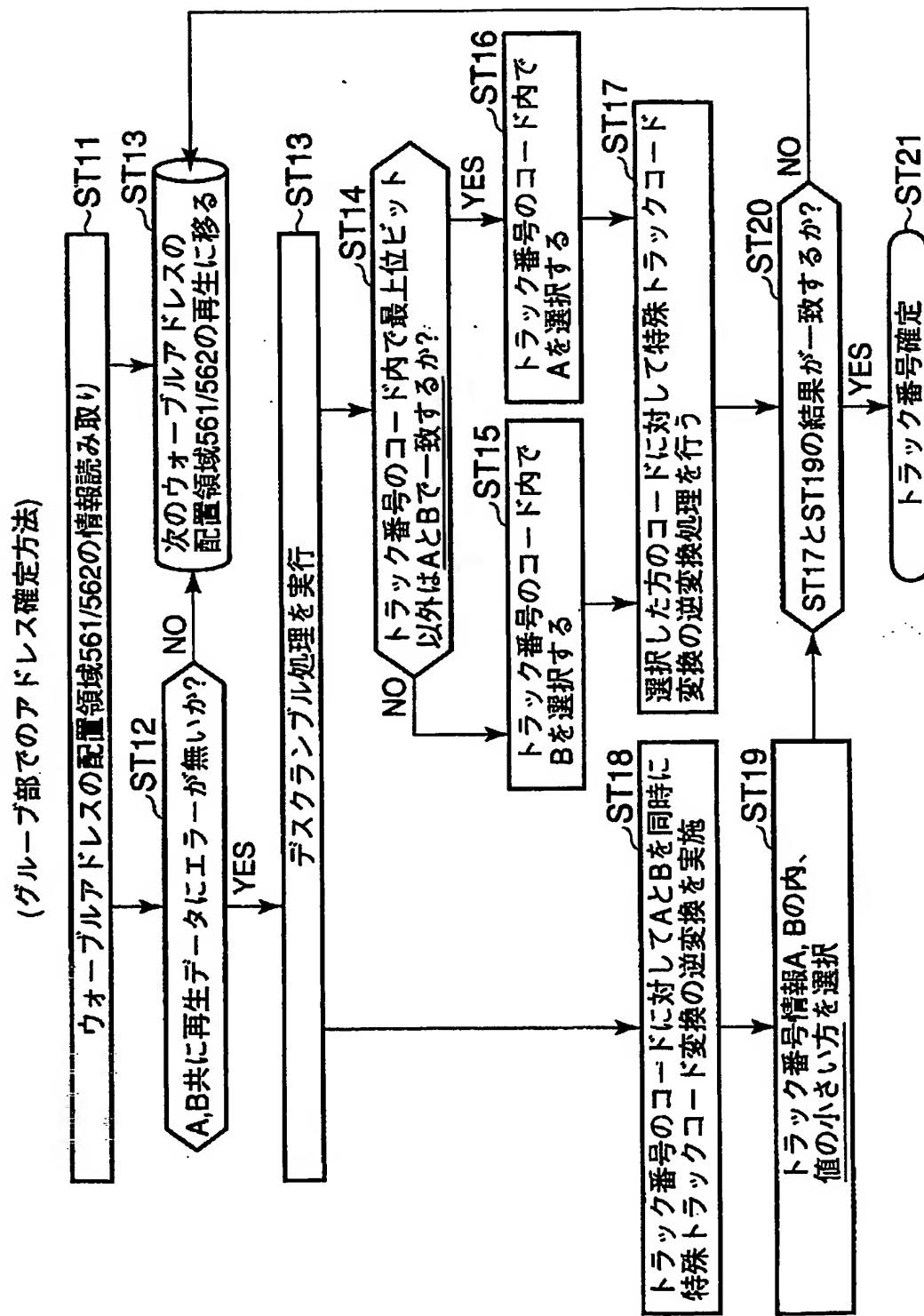


【図55】

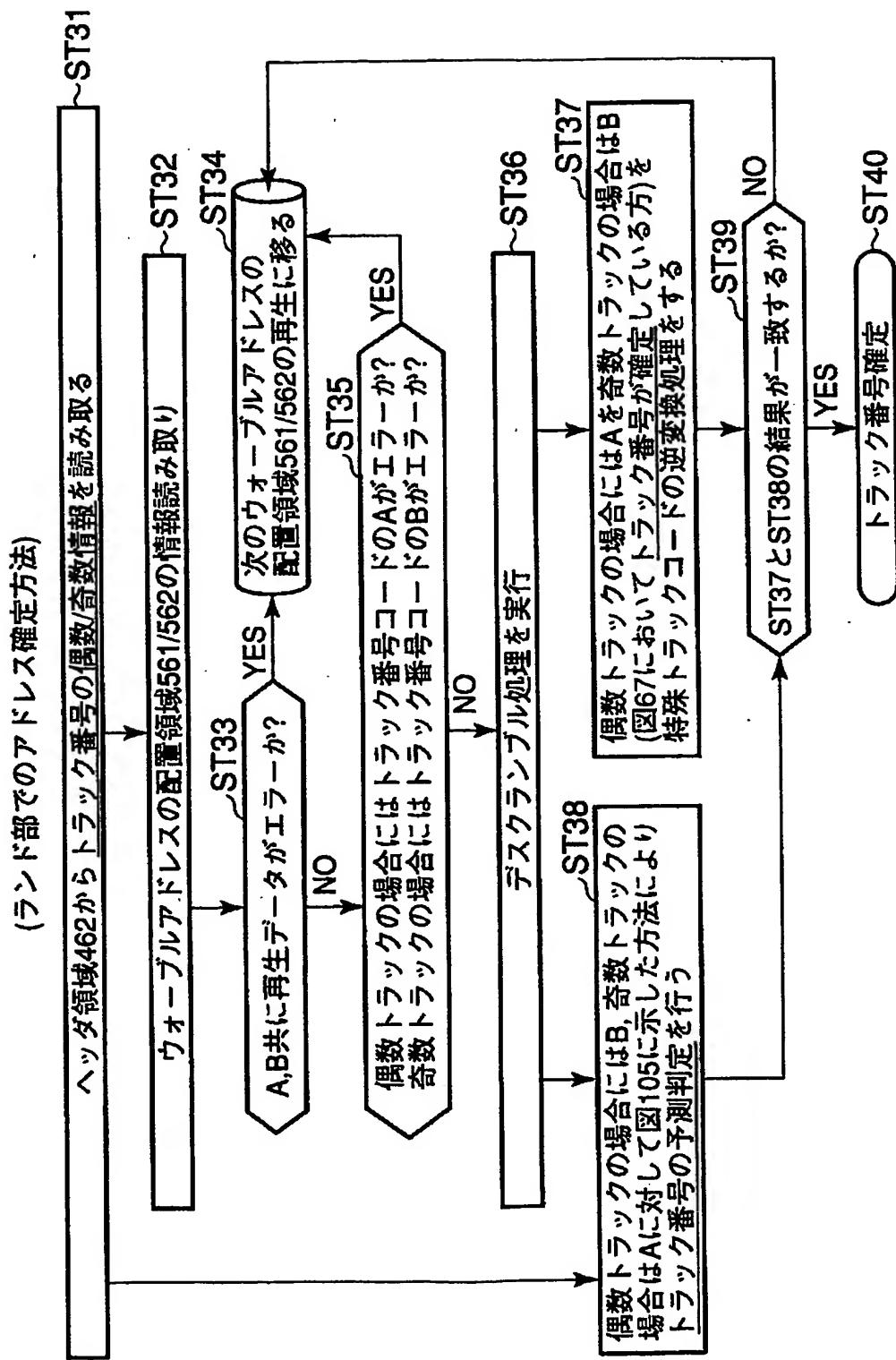
## 書き換え形情報記憶媒体(トラック番号情報の設定方法)

L/G識別	トラック番号	トラック番号情報 A611	トラック番号情報 B612
グループ	$2n+3$	$2n+4$	$2n+3$
ランド	$2n+3$	不確定 ( $2n+2$ or $2n+3$ )	$2n+3$
グループ	$2n+2$	$2n+2$	$2n+3$
ランド	$2n+2$	$2n+2$	不確定 ( $2n+1$ or $2n+3$ )
グループ	$2n+1$	$2n+2$	$2n+1$
ランド	$2n+1$	不確定 ( $2n$ or $2n+2$ )	$2n+1$
グループ	$2n$	$2n$	$2n+1$

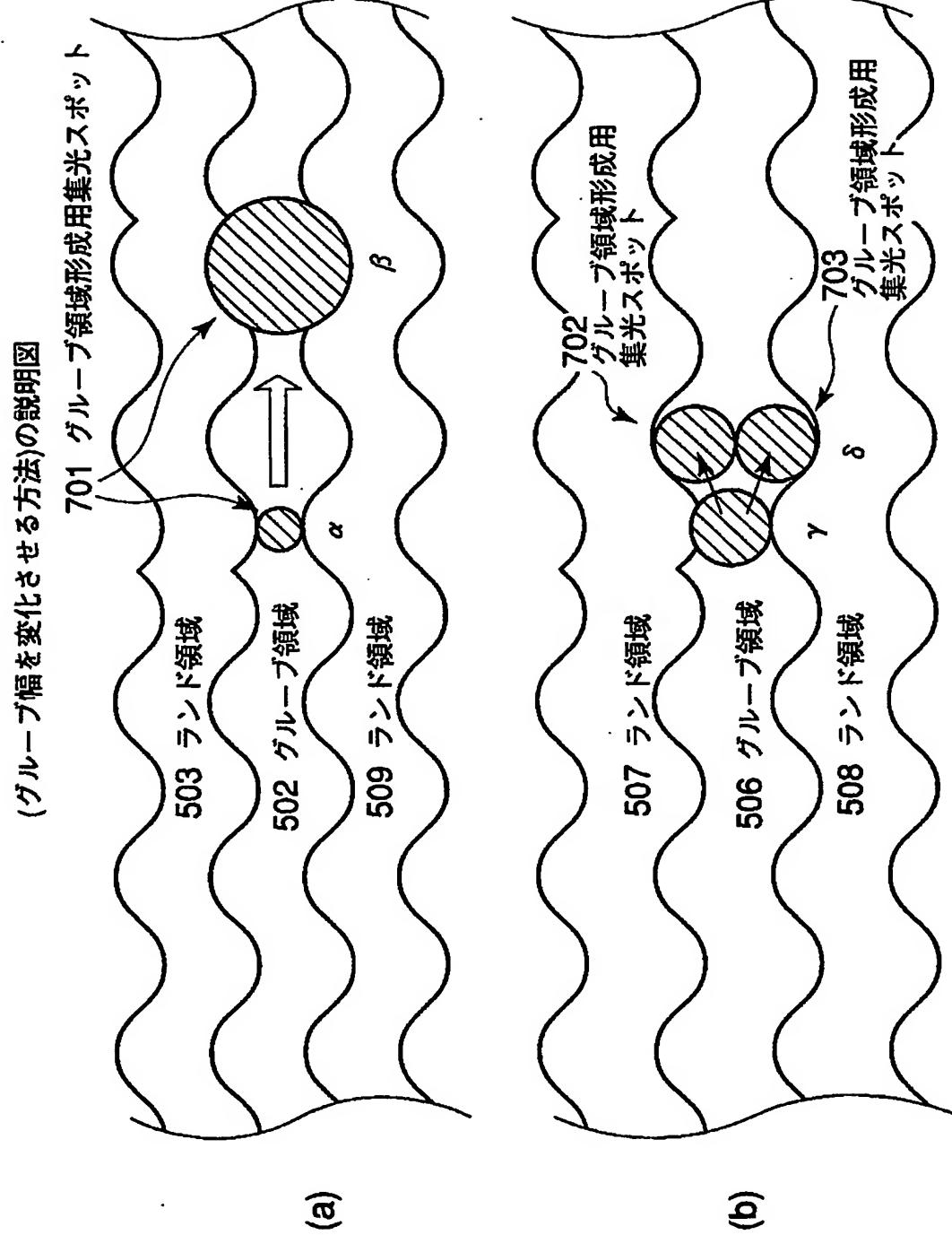
【図56】



【図57】

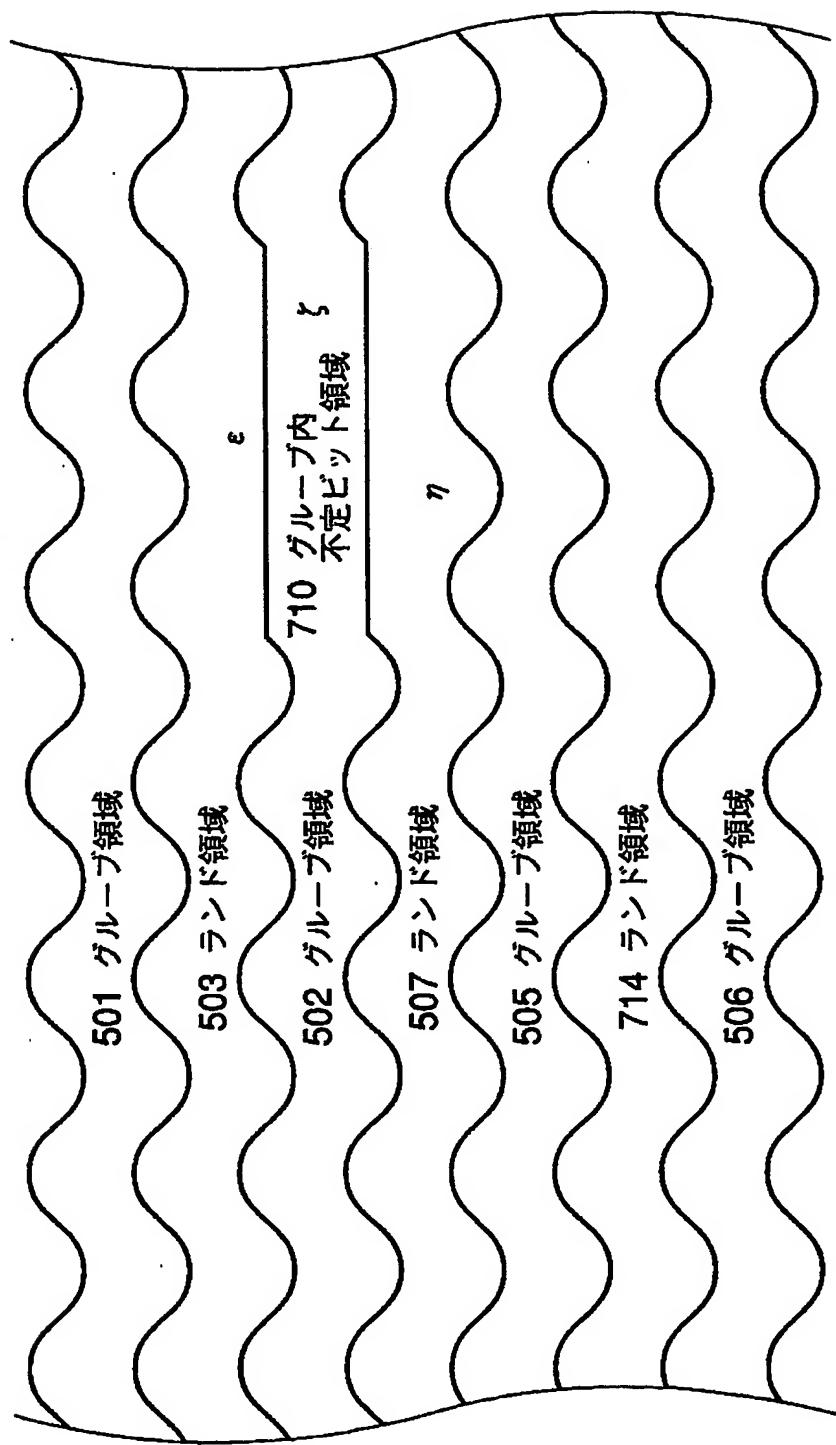


【図58】



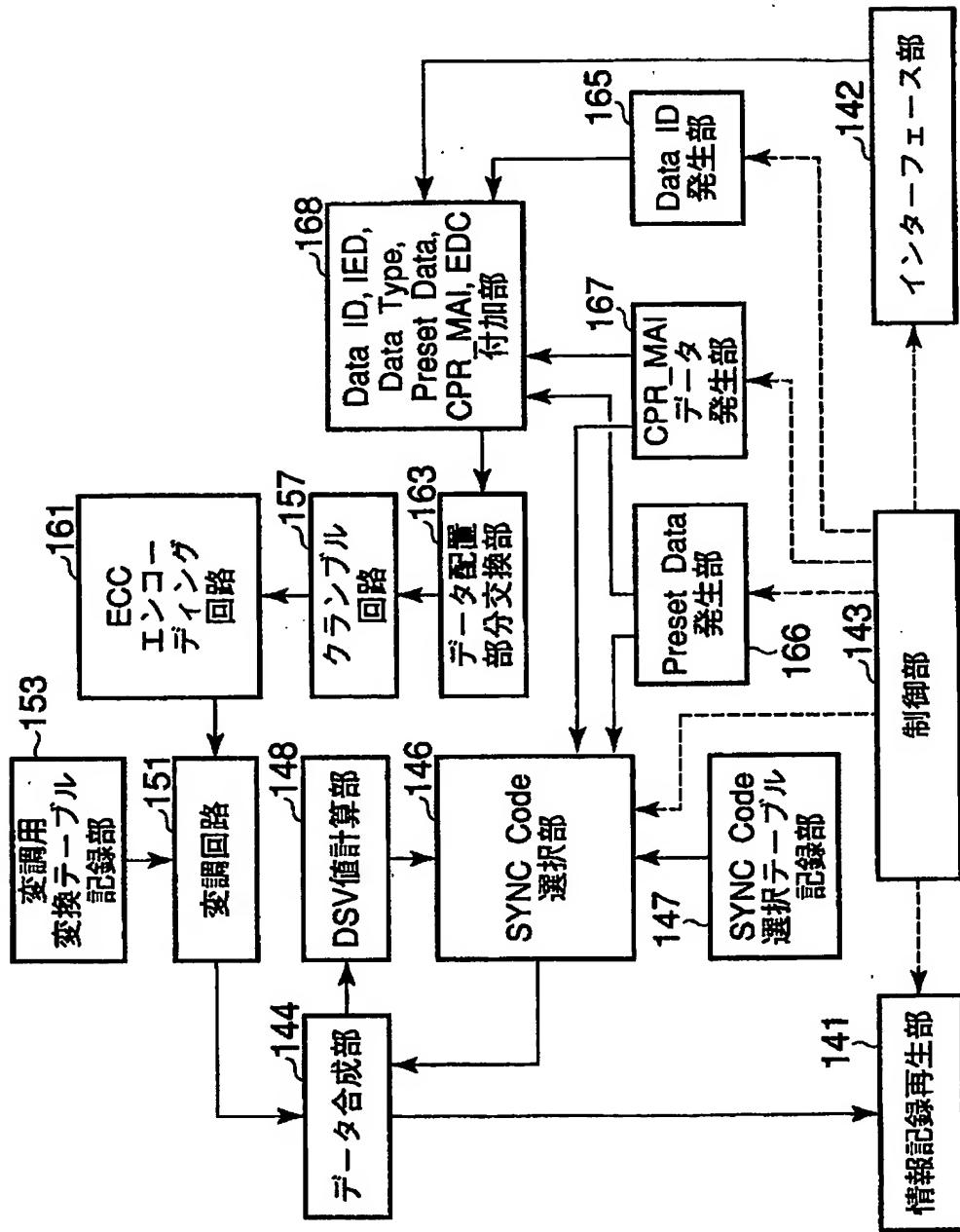
【図59】

U/G記録（グループ領域内に不定ビットを配置する他の実施例）



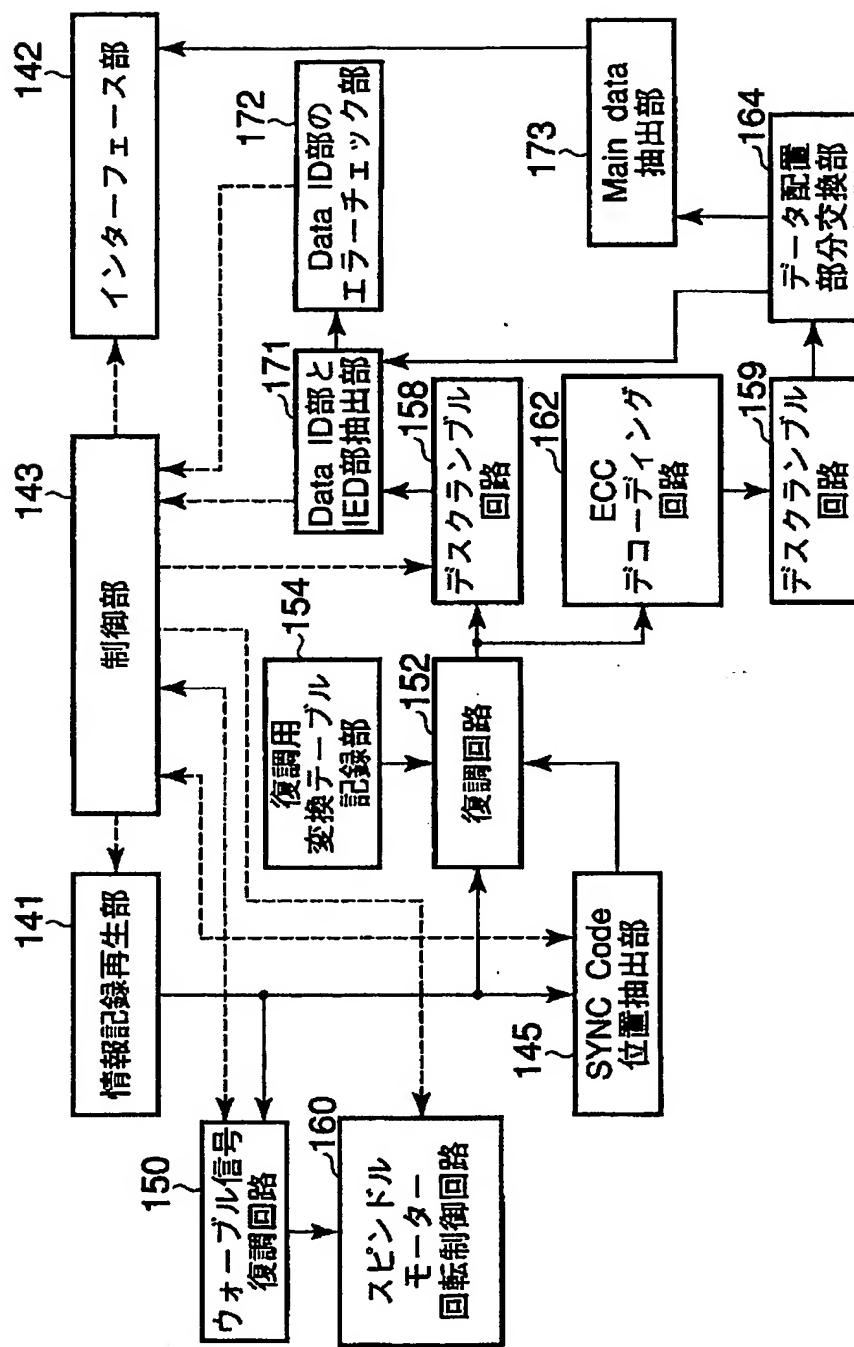
【図60】

(情報記録再生装置内の構造) (記録系に関する部分)

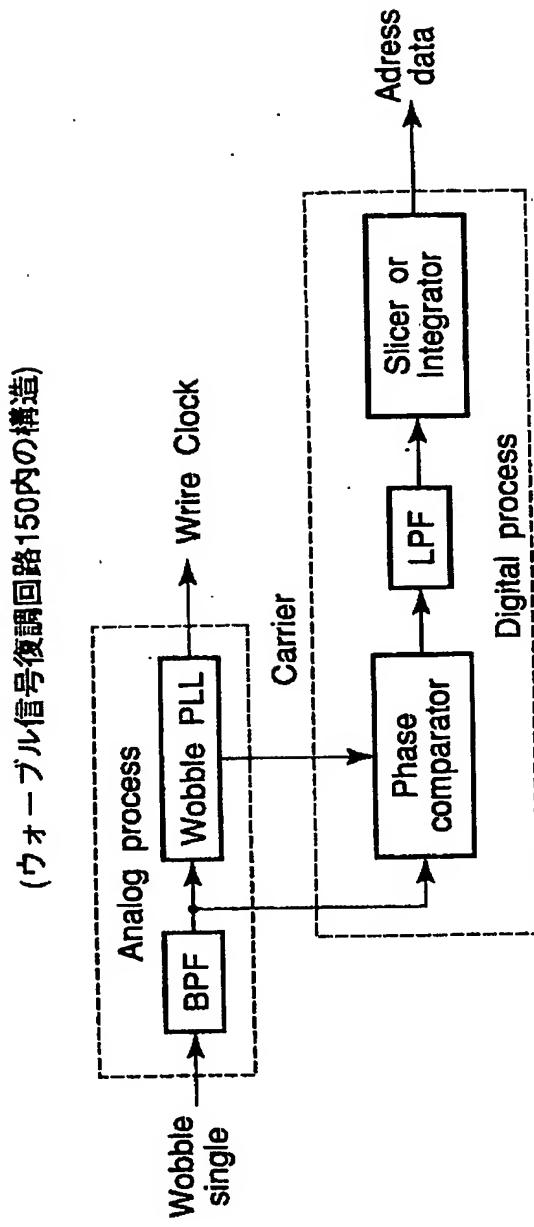


【図61】

(情報記録再生装置内の構造)(再生系に関する部分)

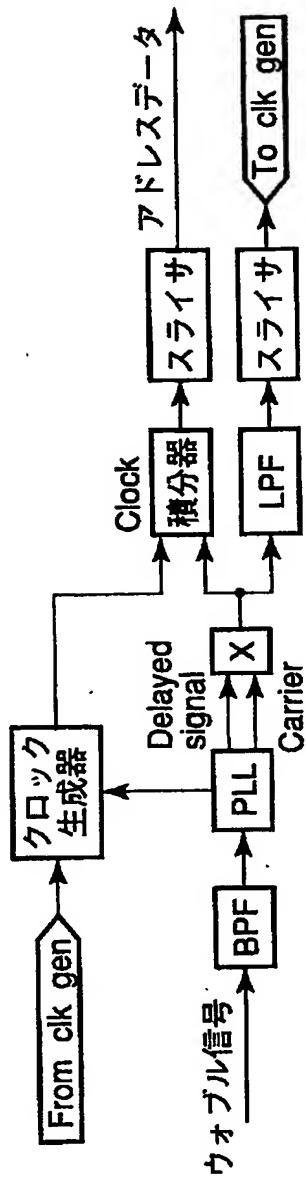


【図62】



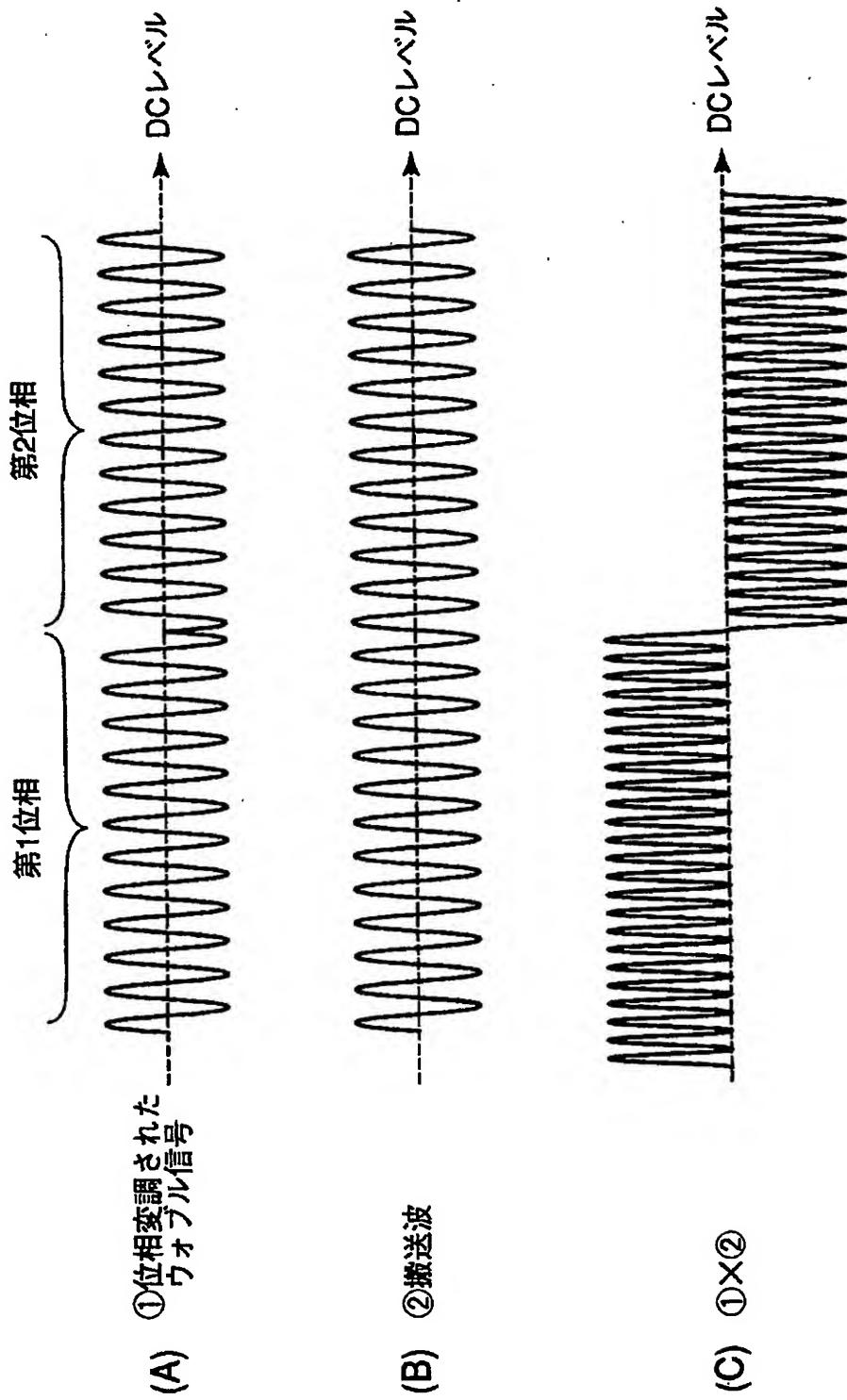
【図63】

(情報再生装置または情報記録再生装置における検出器)

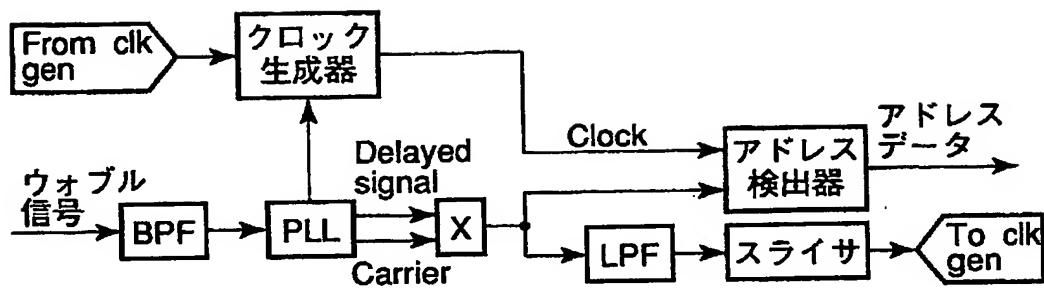


【図64】

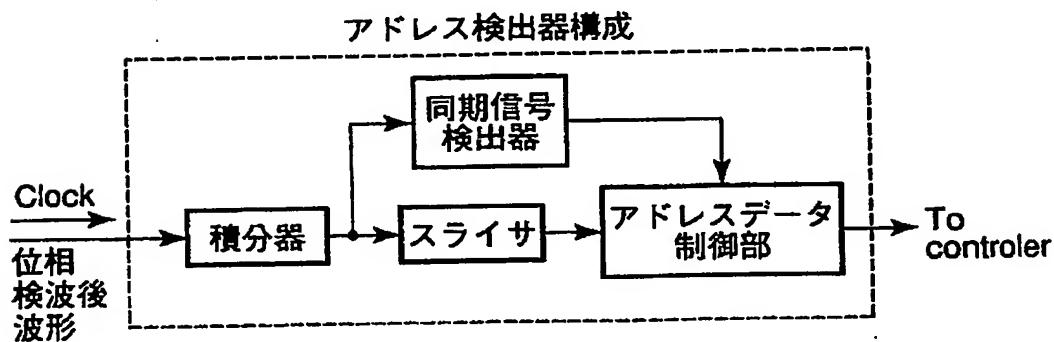
(情報再生装置または情報記録再生装置) (ウォーブル信号波形処理方法)



【図65】

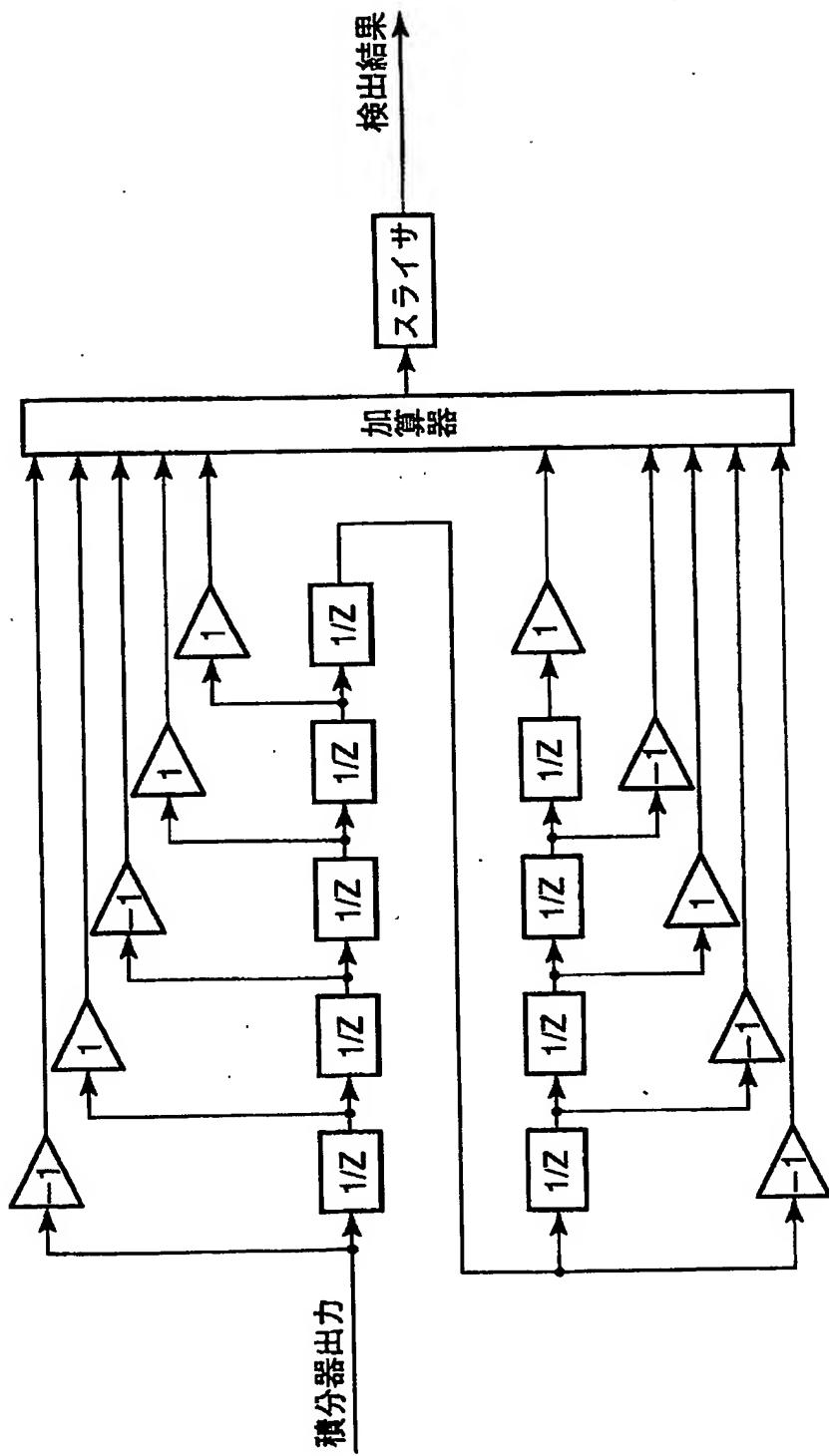


【図66】

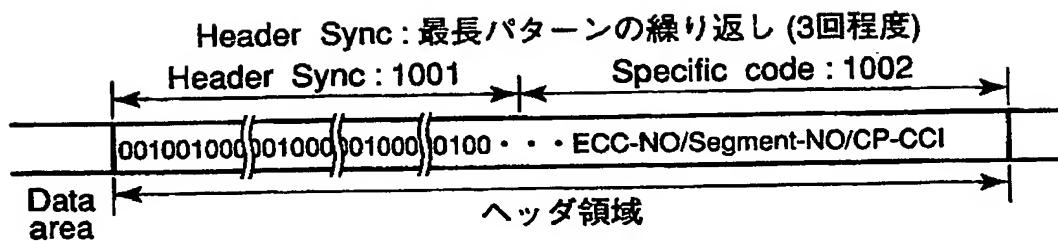


【図67】

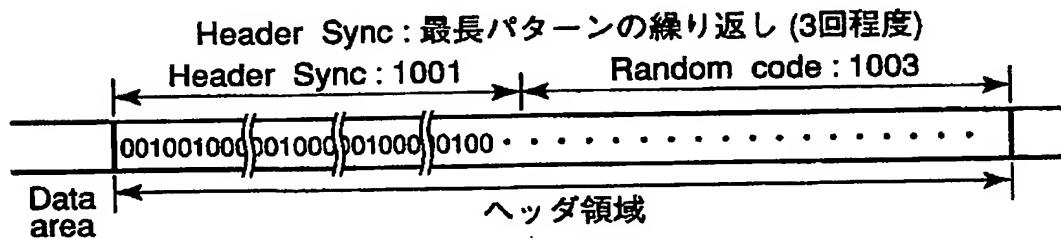
同期信号が0101100101の時の同期信号検出フィルタ例



【図68】

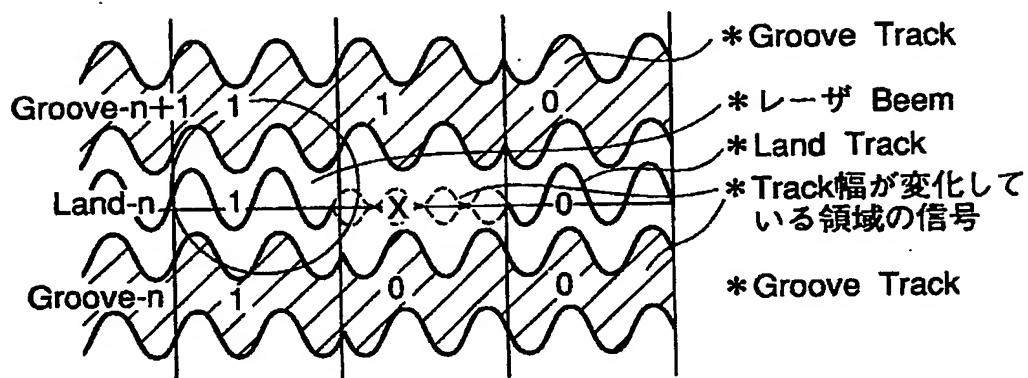


【図69】



【図70】

## Land Trackでのウォブル検出信号



【図71】

グルーブウォーブリングにおける  
ランドトラックでのアドレス検出値の関係

トラック形態	検出されるトラック番号
Groove	n+3
Even-Land (n+2)	(n+2) or (n+3)
Groove	n+2
Even-Land (n+1)	(n+1) or (n+2)
Groove	n+1
Even-Land (n)	(n) or (n+1)
Groove	n

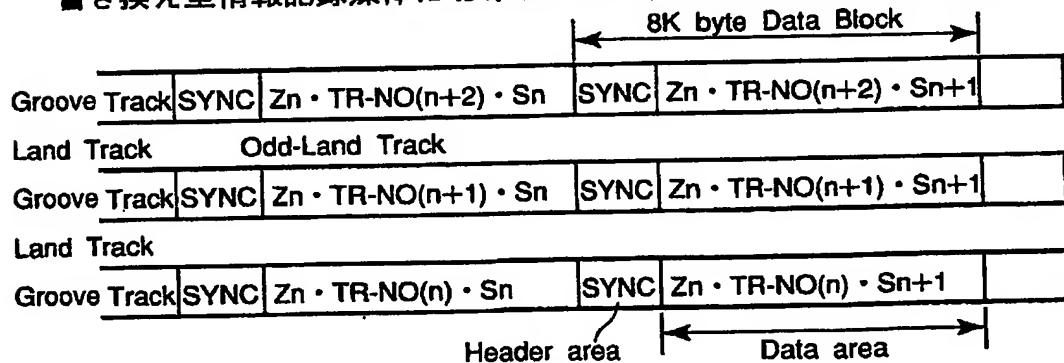
【図72】

グループウォーリングによるトラック番号と  
ランドトラックでの検出データ

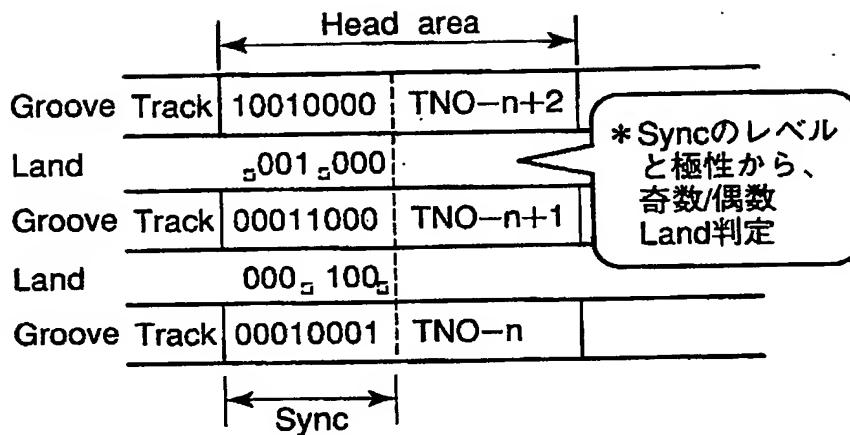
G/L Track	Track番号	トラック番号判定基準
Groove : G(n+2)	1101	
Odd-Land : L(n+1)	110*	1101 or 1100 何れも Odd-Landではここのみ
Groove : G(n+1)	1100	
Even-Land : L(n)	* 100	1100 or 0100 何れも Even-Landではここのみ
Groove : G(n)	0100	

【図73】

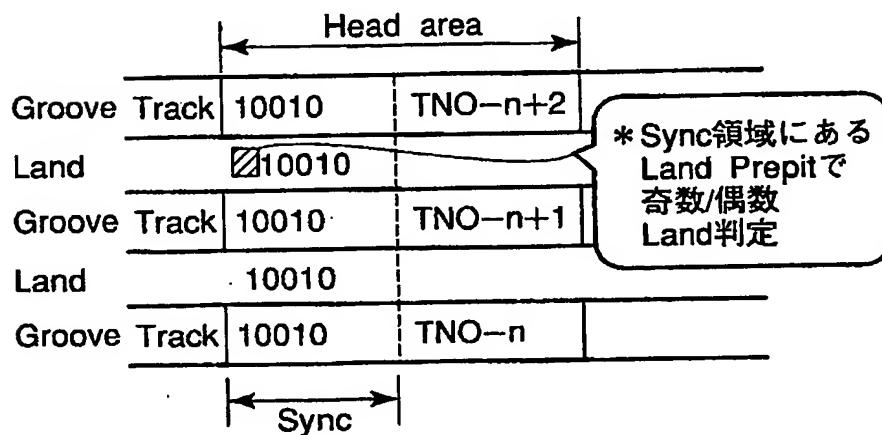
書き換え型情報記録媒体におけるアドレッシングフォーマット例



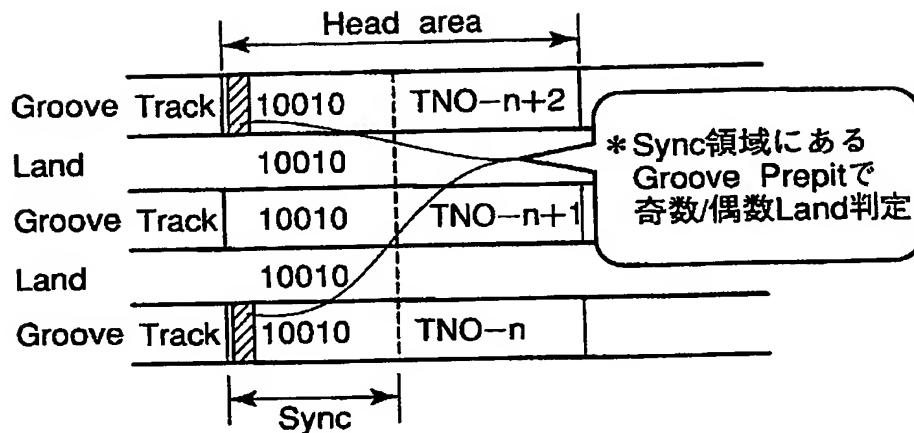
【図74】



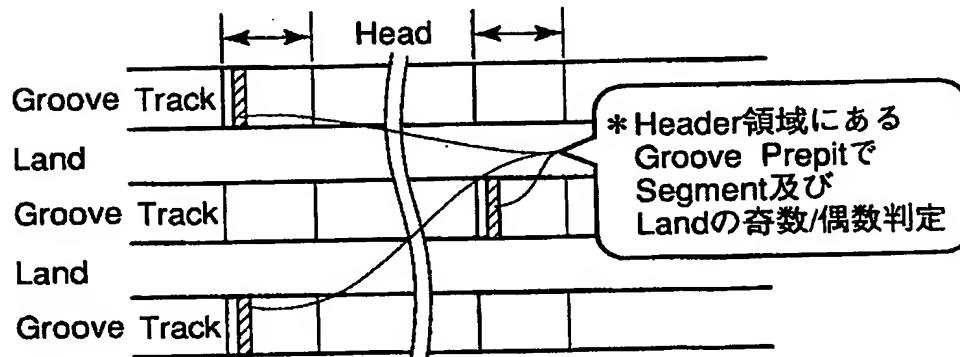
【図75】



【図76】



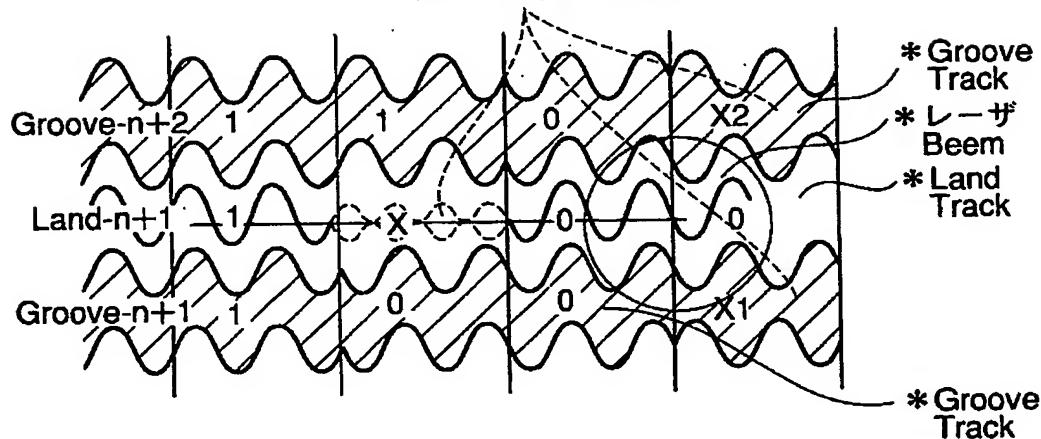
【図77】



【図78】

一部のグループ幅を変化させて  
ランドトラックのアドレス情報埋め込み例

\* Track幅が変化  
している領域の信号



【図79】

一部のグループ幅を変化させてランドアドレスを形成した例

Groove	Track	G-S 1101	L-S 11X1	G-S 1101	L-S 11X1	
Land	Track		L-S 1101		L-S 1100	
Groove	Track	G-S 1100	L-S X100	G-S 1100	L-S X100	
Land	Track		L-S 0101		L-S 0100	
Groove	Track	G-S 0101	L-S 010X	G-S 0100	L-S 010X	

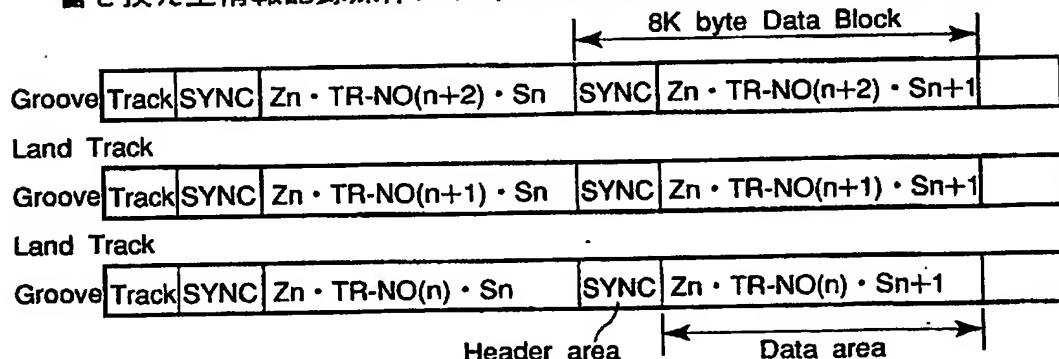
【図80】

グループ幅を一部変化させてランドトラックの  
奇数/偶数検出をさせた一例

G/L Track	Track番号	トラック番号判定基準
Groove : G(n+2)	1101X	グループは先頭4ビットのみ有効
Odd-Land : L(n+1)	110X0	11010 or 11000 何れも Odd-Landではここのみ
Groove : G(n+1)	1100X	グループは先頭4ビットのみ有効
Even-Land : L(n)	X1001	11001 or 01001 何れも Even-Landではここのみ
Groove : G(n)	0100X	グループは先頭4ビットのみ有効

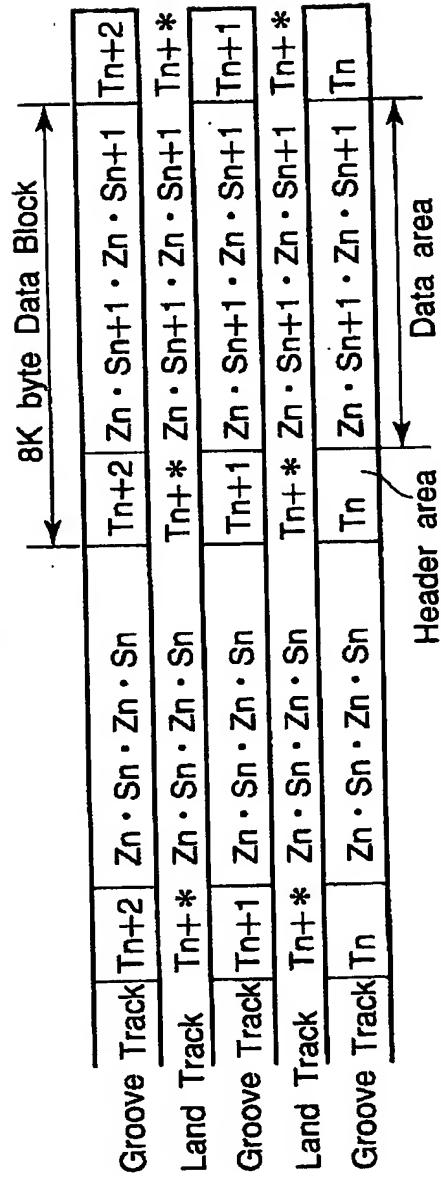
【図81】

書き換え型情報記録媒体におけるアドレッシングフォーマット例

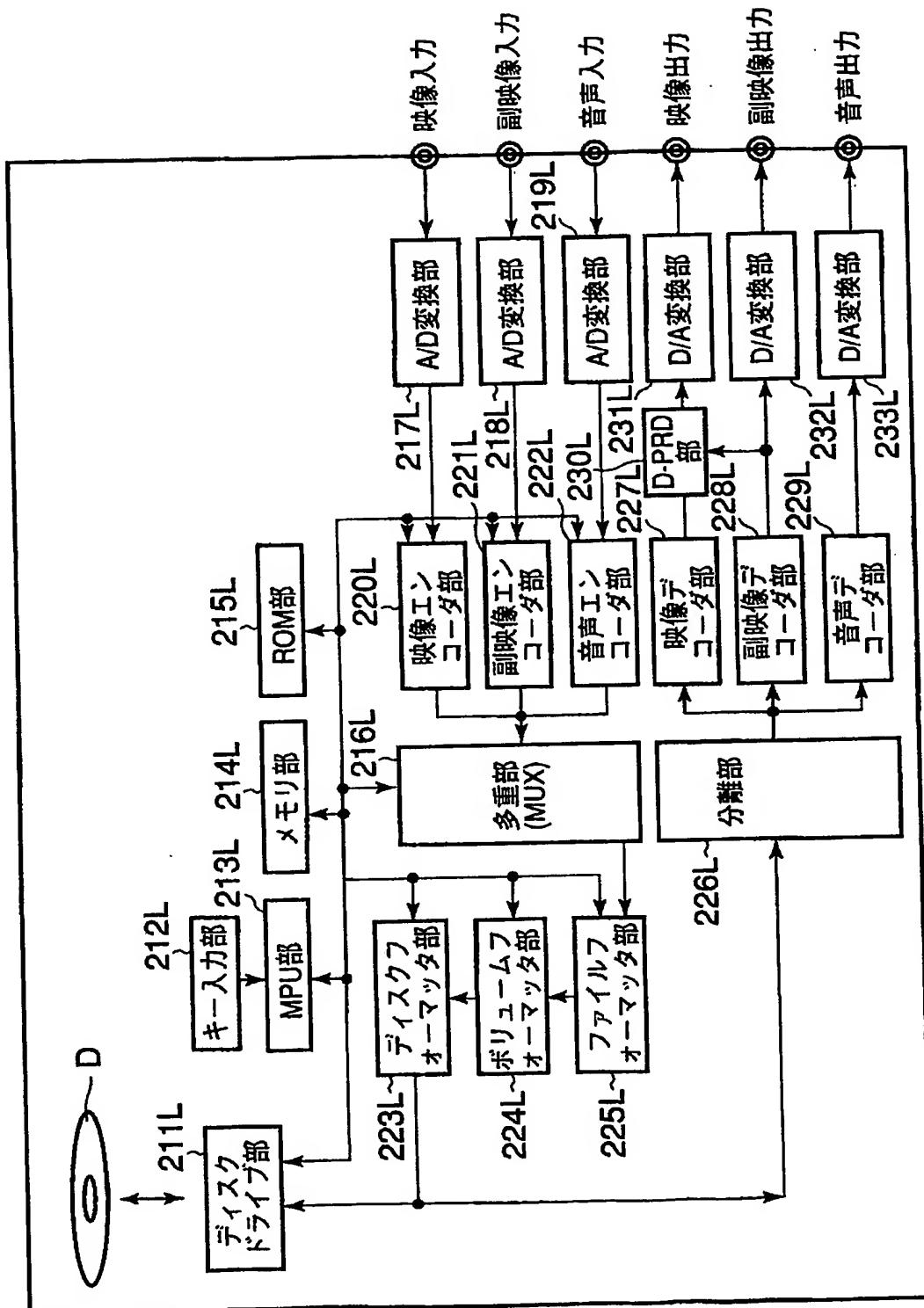


【図82】

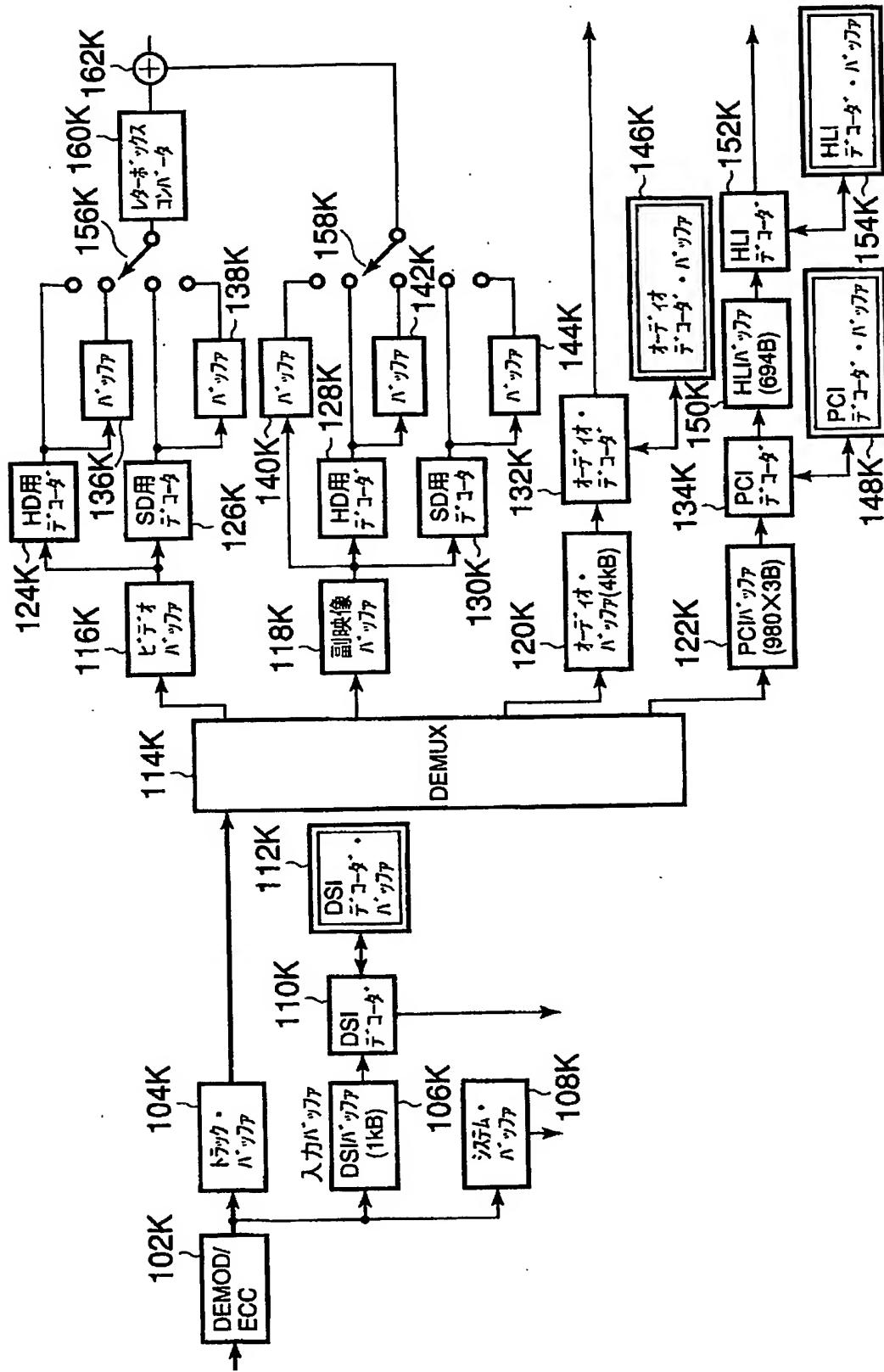
## アドレス配置構造の一実施例



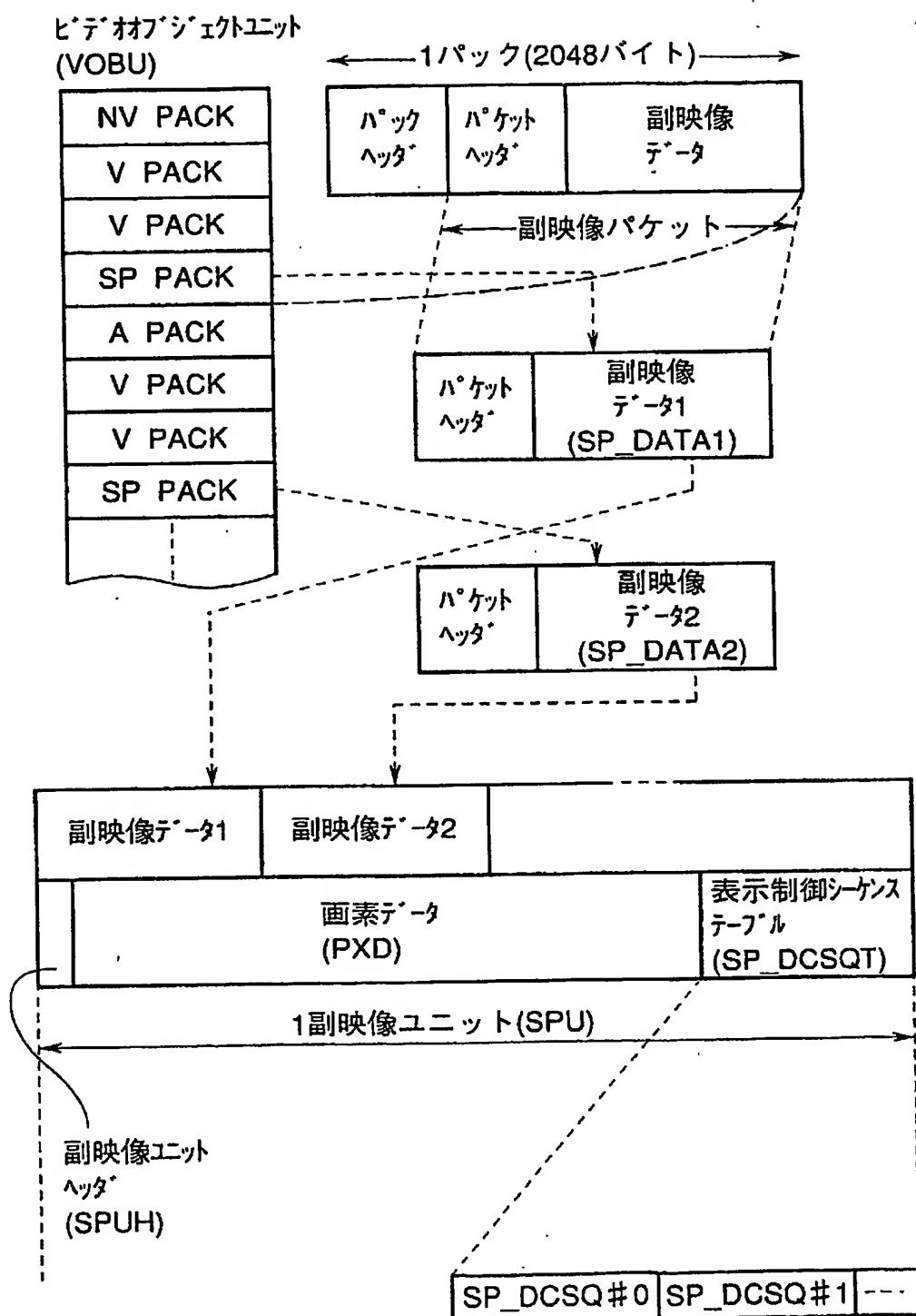
【図83】



【図84】



【図85】



【書類名】 要約書

【要約】

【課題】 高精細な主映像、高画質な副映像の表示、大容量化、フォーマットの高い互換性確保、PCデータの追記または書き換え、アドレス情報の再生に対する高信頼化、ウォーブル信号からの基準クロック抽出精度の向上、高速アクセスの保証、片面2記録層構造への拡張性の保証、を得る。

【解決手段】 情報記録媒体に記録可能なデータ及び前記情報記録媒体に記録されたデータが第1のデータ単位（ECCブロック）を有し、前記第1のデータ単位は第2のデータ単位（セグメント）から構成され、前記第2のデータ単位は第3のデータ単位（セクター）から構成され、

前記第3のデータ単位は第4のデータ単位（シンクデータ）から構成され、かつ前記第1のデータ単位内でデータのエラー検出もしくはエラー訂正ができる。

【選択図】 図29

出願人履歴情報

識別番号 [000003078]

1. 変更年月日 2001年 7月 2日

[変更理由] 住所変更

住 所 東京都港区芝浦一丁目1番1号

氏 名 株式会社東芝

**This Page is Inserted by IFW Indexing and Scanning  
Operations and is not part of the Official Record**

## **BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- BLACK BORDERS**
- IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- FADED TEXT OR DRAWING**
- BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- SKEWED/SLANTED IMAGES**
- COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- GRAY SCALE DOCUMENTS**
- LINES OR MARKS ON ORIGINAL DOCUMENT**
- REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- OTHER:** \_\_\_\_\_

**IMAGES ARE BEST AVAILABLE COPY.**

**As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.**